

XC2408A816UR-G

1.6GHz ON/OFF 機能付き LNA

■概要

XC2408A816UR-G は CMOS プロセスを用いて低電源電圧、低 NF、低消費電流を実現した GPS 帯域(1.6GHz)対応の高周波増幅器 (LNA) です。

本製品は ON/OFF 機能を備えており、CE 端子に L レベル電圧を入力することにより、スタンバイ状態に移行します。その結果、回路電流を大幅に低減することが可能です。

また、LDO 等の外部電源による ON/OFF コントロールが不要となります。

電源電圧は自己バイアス機能により外付け抵抗 R_{BIAS} にて、1.71V ~ 3.63V の範囲での調節が可能です。

標準電源電圧 3.45V、3.00V、2.85V、1.80V となります。

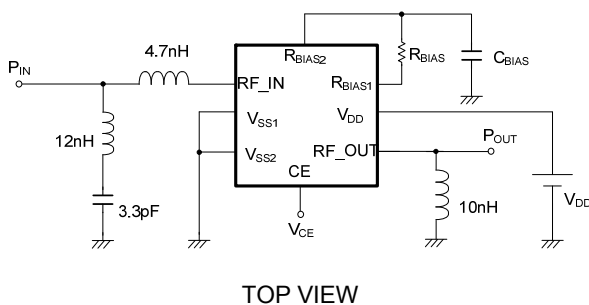
■用途

GPS 帯域 RF 信号増幅

■特長

低雑音特性	: NF=0.96dB (TYP.) (@ 1.575GHz)
低消費電力	: 12.6mW (TYP.) ($V_{DD}=1.80V$, $R_{BIAS}=92\Omega$)
高利得	: $S_{21}=22.0dB$ (TYP.) (@ 1.575GHz)
CE 機能付き	: CE "H" 1.1V ~ V_{DD} ($1.71V \leq V_{DD} \leq 3.15V$) CE "L" 0V ~ 0.4V
動作電圧範囲	: 1.71V ~ 3.63V
出力形態	: CMOS 出力 50 Ω ドライバ内蔵
動作周囲温度	: -40°C ~ +85°C
パッケージ	: USP-8A01
環境への配慮	: EU RoHS 指令対応、鉛フリー

■代表標準回路図

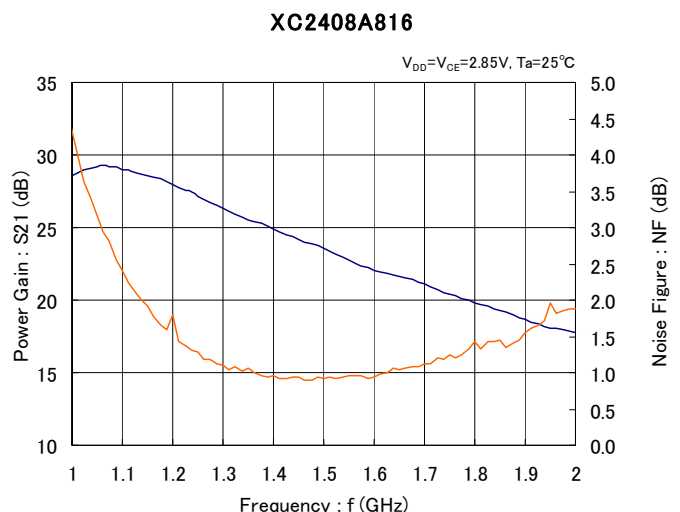


V_{DD} [V] (TYP.)	R_{BIAS} [Ω]
3.45	360
3.00	270
2.85	240
1.80	92

* R_{BIAS} は抵抗誤差 $\pm 1\%$ 、抵抗温度係数 $\pm 200\text{ppm}/^\circ\text{C}$ 以下を使用。

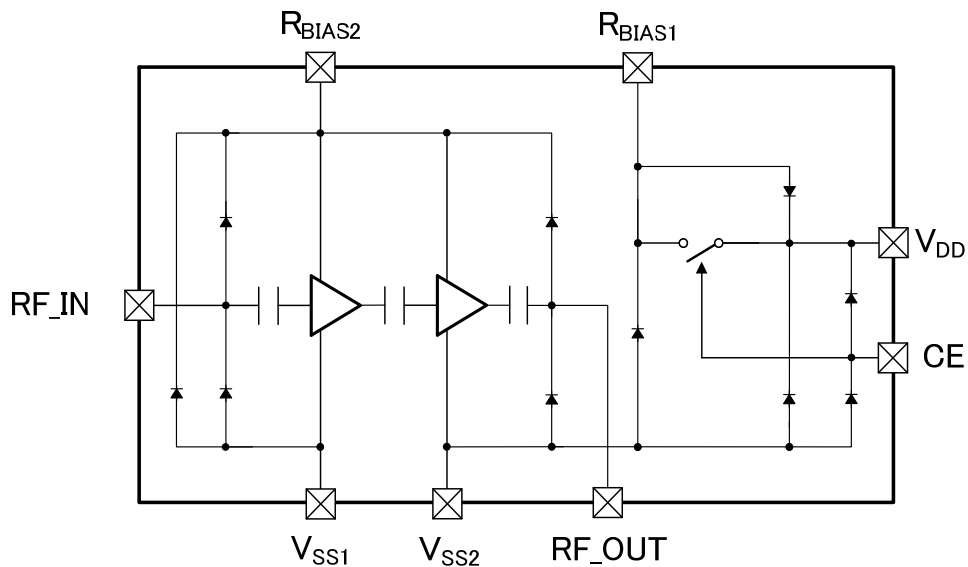
■代表特性例

電力利得/雑音指数 - 周波数特性例



XC2408A816UR-G

■ブロック図



* 上図のダイオードは、静電保護用のダイオードです。

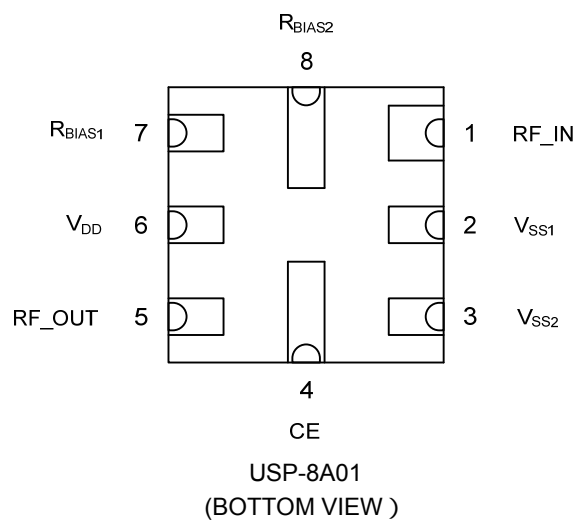
■製品分類

品番ルール

PRODUCT NAME	PACKAGE	ORDER UNIT
XC2408A816UR-G ^(*)	USP-8A01	3,000 / Reel

^(*) “-G” は、ハロゲン&アンチモンフリーかつ RoHS 対応製品です。

■ 端子配列



■ 端子説明

PIN NUMBER	PIN NAME	FUNCTION
1	RF_IN	RF Signal Input
2	V _{SS1}	Ground
3	V _{SS2}	Ground
4	CE	ON/OFF Control Pin
5	RF_OUT	RF Signal Output
6	V _{DD}	Power Supply
7	R _{BIAS1}	R _{BIAS} Connect Pin
8	R _{BIAS2}	R _{BIAS} Connect Pin

■ 機能表

PIN NAME	SIGNAL	STATUS
CE	CE High	Active
	CE Low	Stand-by
	CE OPEN	Undefined State

XC2408A816UR-G

■絶対最大定格

Ta=25

PARAMETER	SYMBOL	RATINGS	UNITS
Power Supply Voltage	V _{DD}	-0.3 ~ 4.0	V
CE Input Voltage	V _{CE}	-0.3 ~ V _{DD} +0.3 or 4.0 ^(*)	V
Current Circuit	I _{DD}	42	mA
R _{BIAS1} Input Voltage	R _{BIAS1}	-0.3 ~ V _{DD} +0.3 or 4.0 ^(*)	V
R _{BIAS2} Input Voltage	R _{BIAS2}	-0.3 ~ +1.6	V
RF Input Power	P _{IN}	10	dBm
RF_IN Input Voltage	V _{RF_IN}	-0.3 ~ R _{BIAS2} +0.3 or +1.6 ^(**)	V
RF_OUT Input Voltage	V _{RF_OUT}	-0.3 ~ R _{BIAS2} +0.3 or +1.6 ^(**)	V
Power Dissipation	P _d	120	mW
Operating Ambient Temperature	Topr	-40 ~ +85	
Storage Temperature	Tstg	-55 ~ +125	

各電圧定格は V_{SS1}, V_{SS2} を基準とします。

また、V_{SS1} 端子と V_{SS2} 端子は必ず外部にてショートして使用してください。

^(*) 最大値は V_{DD}+0.3V と +4.0V のいずれか低い方になります。

^(**) 最大値は R_{BIAS2}+0.3V と +1.6V のいずれか低い方になります。

■電気的特性

DC Characteristics

Ta=25

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Power Supply Voltage	V _{DD}	R _{BIAS} =360Ω ^(*)	3.278	3.450	3.630	V	①
		R _{BIAS} =270Ω ^(*)	2.850	3.000	3.150	V	①
		R _{BIAS} =240Ω ^(*)	2.708	2.850	2.992	V	①
		R _{BIAS} =92Ω ^(*)	1.710	1.800	1.890	V	①
Current Circuit	I _{DD}	1.71V V _{DD} 3.63V ^(*) V _{CE} =V _{DD}	-	7.0	9.6	mA	①
Stand-by Current	I _{STBY}	1.71V V _{DD} 3.63V ^(*) V _{CE} =0V	-	-	0.1	μA	①
CE "H" Level Voltage	V _{CEH}	1.71V V _{DD} 3.15V	1.1	-	V _{DD}	V	①
		3.15V<V _{DD} 3.63V	1.3	-	V _{DD}	V	①
CE "L" Level Voltage	V _{CEL}	-	0	-	0.4	V	①

(*) V_{DD} 及び、R_{BIAS} 条件は"電源電圧-R_{BIAS} 抵抗値一覧表"を参照して下さい。

(*) R_{BIAS} は抵抗誤差 ±1%、温度特性 200ppm/ 以内の抵抗を使用して下さい。

AC Characteristics

V_{DD}=V_{CE}=2.85V, R_{BIAS}=240Ω, Ta=25

PARAMETER	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS	CIRCUIT
Power Gain	S21	f=1.575GHz	16.0	22.0	-	dB	②
Input Return Loss	S11	f=1.575GHz	-	7.0	-	dB	②
Output Return Loss	S22	f=1.575GHz	-	17.0	-	dB	②
Isolation	S12	f=1.575GHz	-	-33.0	-	dB	②
Noise Figure ^(*)	NF	f=1.575GHz	-	0.96	-	dB	③
Input Power IP3	IIP3	f=1.575GHz, 1.576GHz	-	-15.5	-	dBm	④
Input Power IP2	IIP2	f=0.8GHz, 2.345GHz	-	13.2	-	dBm	④
Input Power @ 1dB Gain Compression	P1dB	f=1.575GHz	-	-24.0	-	dBm	②

(*) NFは基板ロスを除く値

電源電圧-R_{BIAS} 抵抗値一覧表

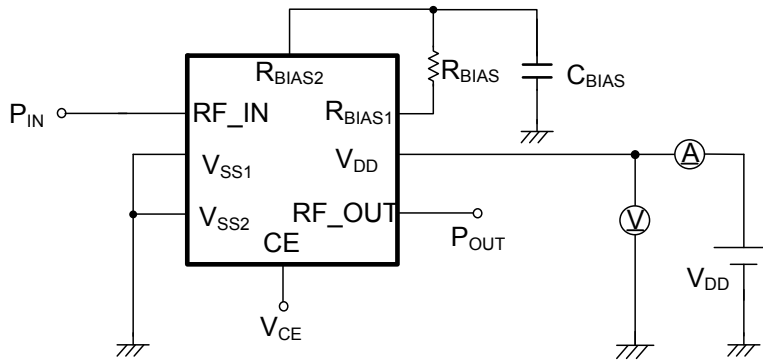
V _{DD} [V]	R _{BIAS} [Ω]
3.278~3.630	360
2.850~3.150	270
2.708~2.992	240
1.710~1.890	92

■使用上の注意

1. 一時的、過渡的な電圧降下および電圧上昇の現象について。絶対最大定格を超える場合には、劣化または破壊する可能性があります。
2. 本製品の取り扱いに際しては作業台・人・半田ごて等に対して必ず静電気対策を講じて十分に注意をお願いいたします。
3. 素子の安定動作の為、ノイズの少ない電源を使用してください。
4. C_{BIAS1} は出来るだけ、 R_{BIAS2} 端子の近傍に接続して下さい。
5. V_{SS1} 端子と V_{SS2} 端子は、必ず外部にてショートしてご使用下さい。
6. 各外付け部品については、温度依存、バイアス依存の少ないものを使用して下さい。
7. 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願い致します。

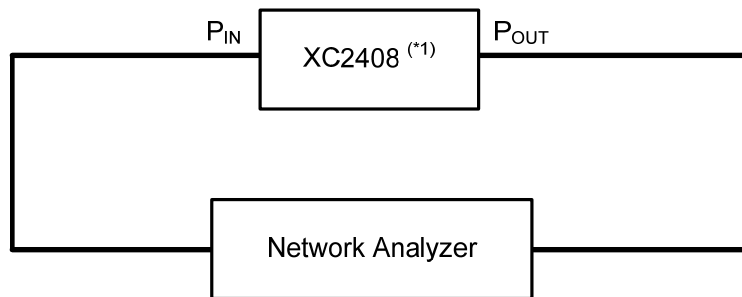
測定回路図

Circuit (DC Characteristics: Power Supply Pin Voltage, Circuit Current, Stand-by Current)



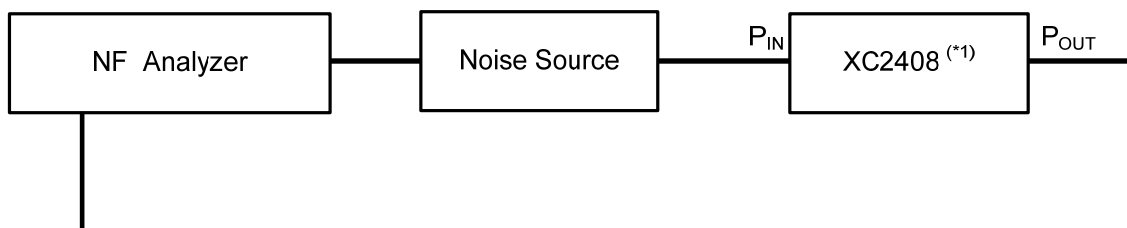
* P_{IN} / P_{OUT} is 50Ω

Circuit (Power Gain, Input Return Loss, Output Return Loss, Isolation, Input Power @ 1dB Gain Compression)



(*1) Refer to the circuit for the block detail.

Circuit (Noise Figure)

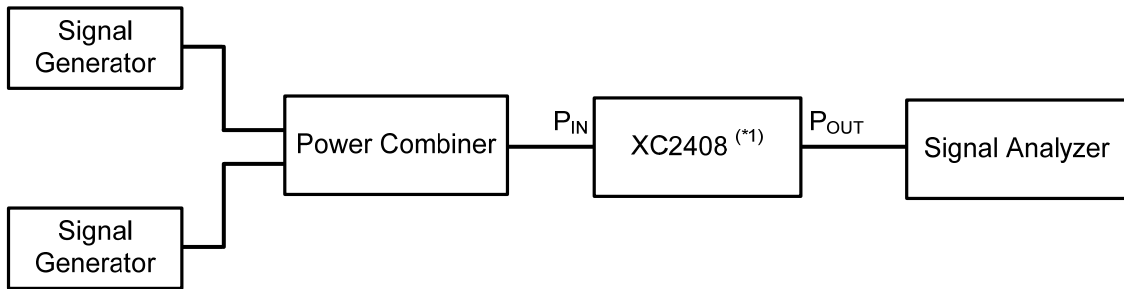


(*1) Refer to the circuit for the block detail.

XC2408A816UR-G

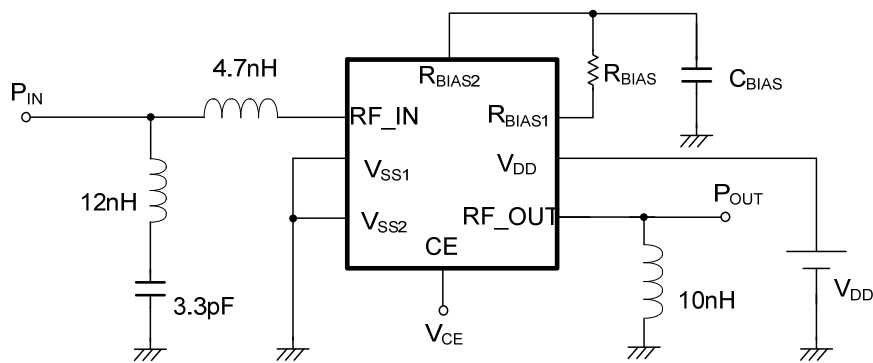
測定回路図

Circuit (Input Power IP3, Input Power IP2)



(**1) Refer to the circuit for the block detail.

Circuit (XC2408 series, the circuit of the block)

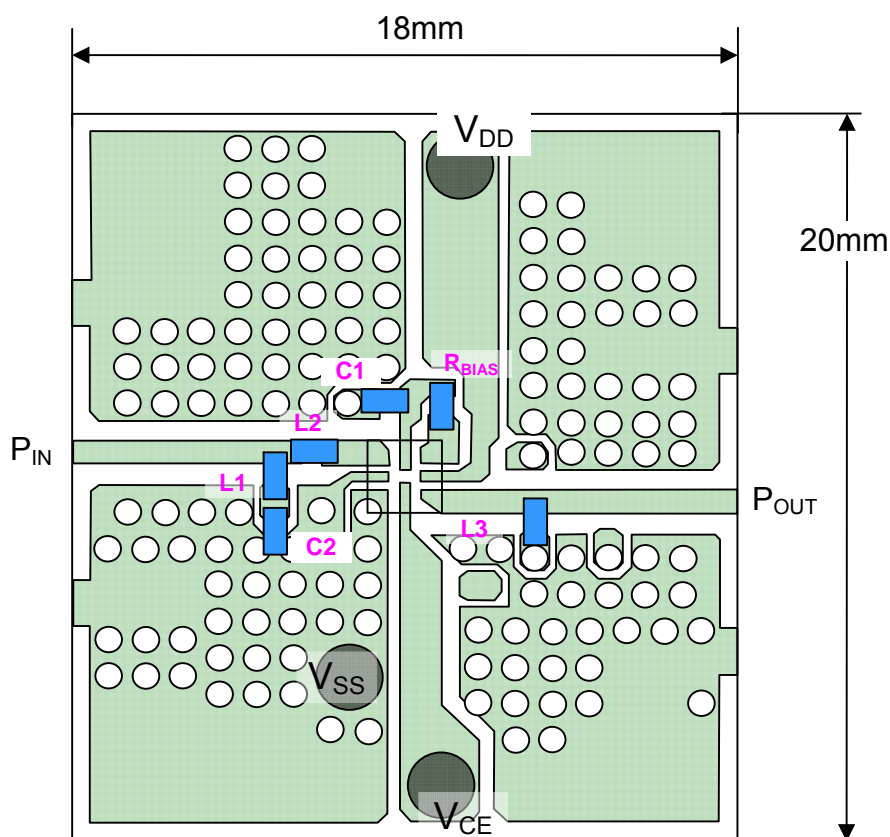


V _{DD} [V] (TYP.)	R _{BIAS} [Ω]
3.45	360
3.00	270
2.85	240
1.80	92

* R_{BIAS} は抵抗誤差±1%,抵抗温度係数±200ppm/°C以内

■測定回路図

実装基板例図



PCB (FR-4)
 MICROSTRIPLINE WIDTH=0.6mm
 $t=0.18\text{mm}$
 PCB size = 18mm × 20mm

* 各外付け部品については、温度依存、バイアス依存の少ないものを使用。

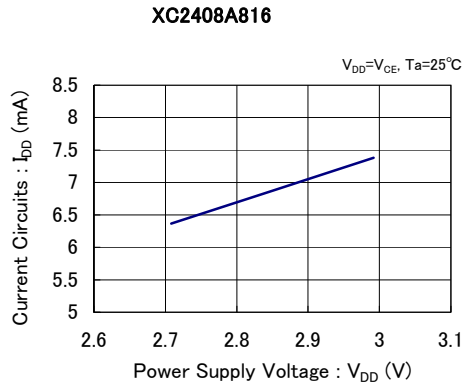
部品表

SYMBOL	SPEC	COMMENT
C1	10nF	-
C2	3.3pF	-
L1	12nH	MURATA (LQW15A12NG00D)
L2	4.7nH	MURATA (LQW15A4N7G00D)
L3	10nH	MURATA (LQW15A10NG00D)
R _{BIAS}	-	Less than $\pm 1\%$ tolerance, Less than $\pm 200\text{ppm/}$ temperature stability

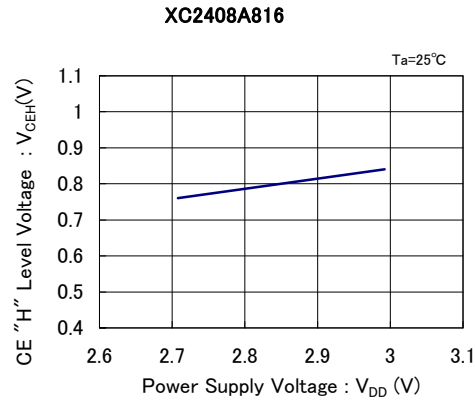
XC2408A816UR-G

■ 特性例

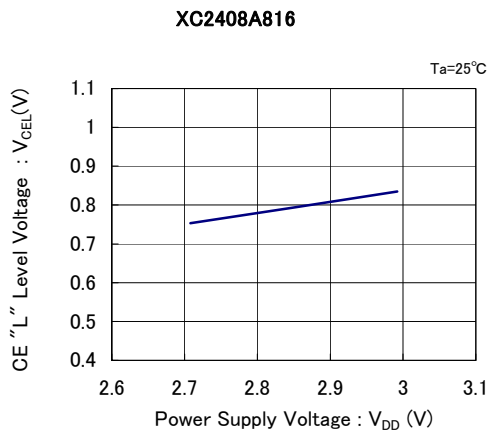
(1) 回路電流 - 電源端子電圧特性例



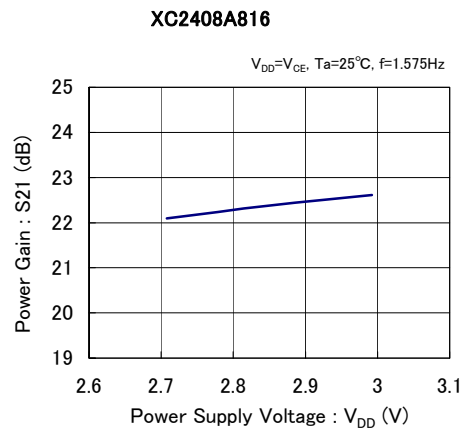
(2) CE" H"レベル電圧 - 電源端子電圧特性例



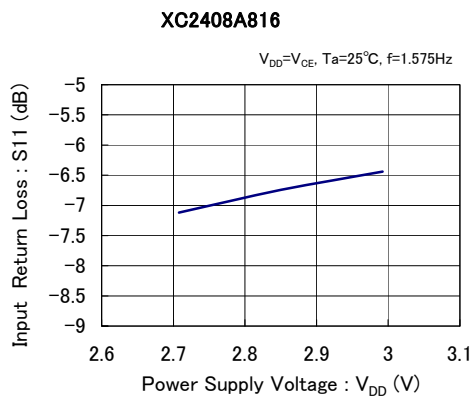
(3) CE" L"レベル電圧 - 電源端子電圧特性例



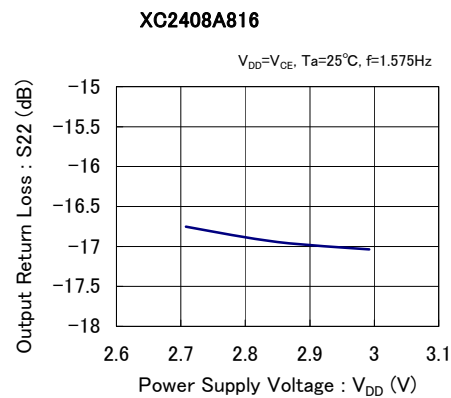
(4) 挿入電力利得 - 電源端子電圧特性例



(5) 入力側リターンロス - 電源端子電圧特性例

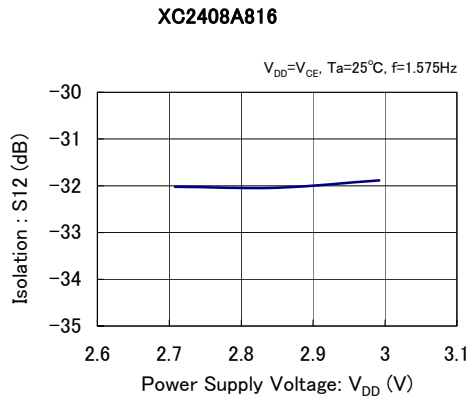


(6) 出力側リターンロス - 電源端子電圧特性例

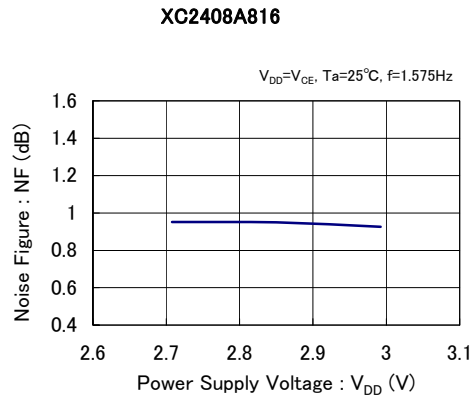


■ 特性例

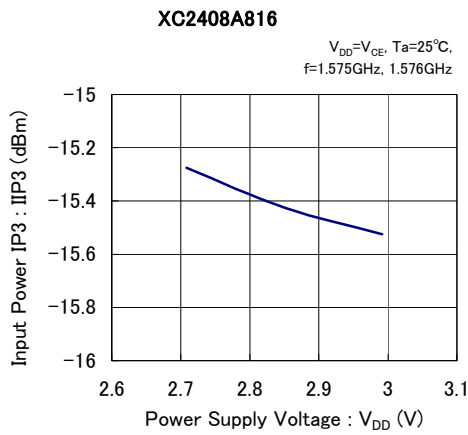
(7) アイソレーション - 電源端子電圧特性例



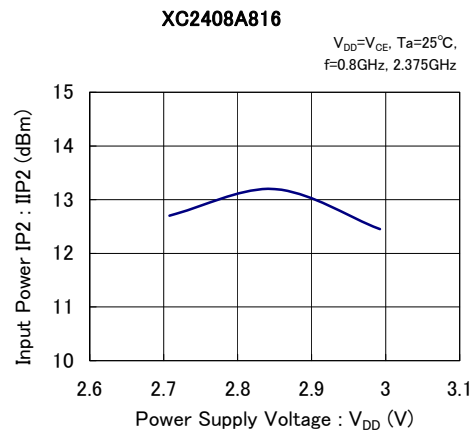
(8) 雑音指数 - 電源端子電圧特性例



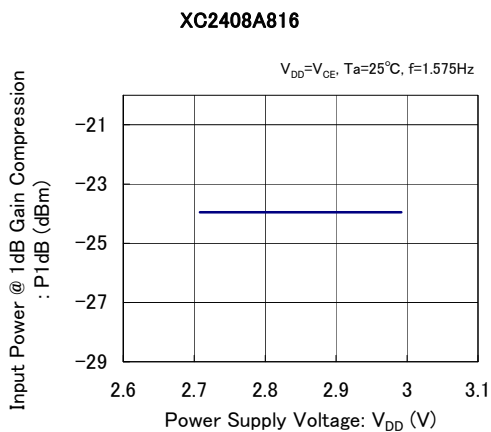
(9) 入力IP3 - 電源端子電圧特性例



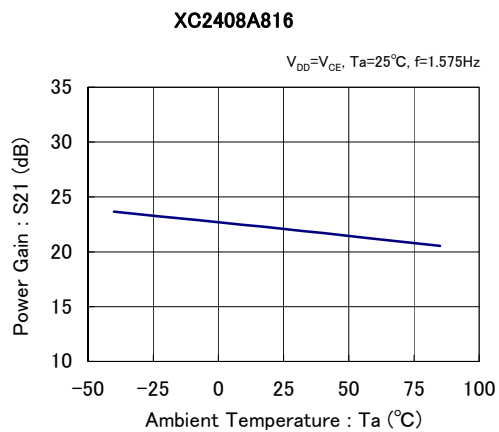
(10) 入力IP2 - 電源端子電圧特性例



(11) 1dB利得圧縮時入力電力 - 電源端子電圧特性例



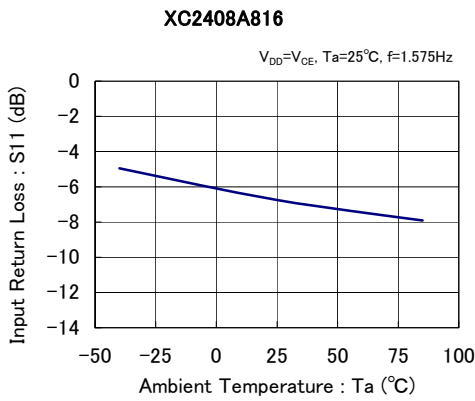
(12) 挿入電力利得 - 周囲温度特性例



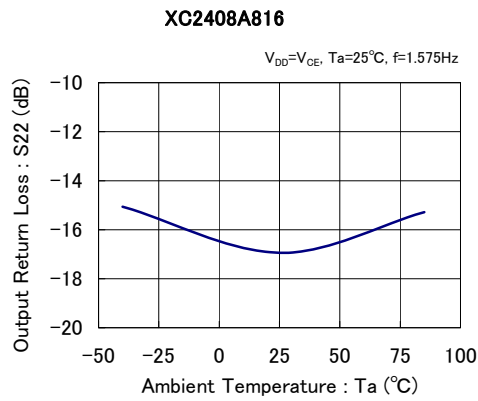
XC2408A816UR-G

■ 特性例

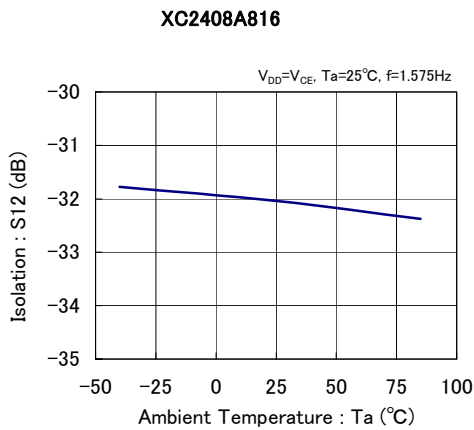
(13) 入力側リターンロス - 周囲温度特性例



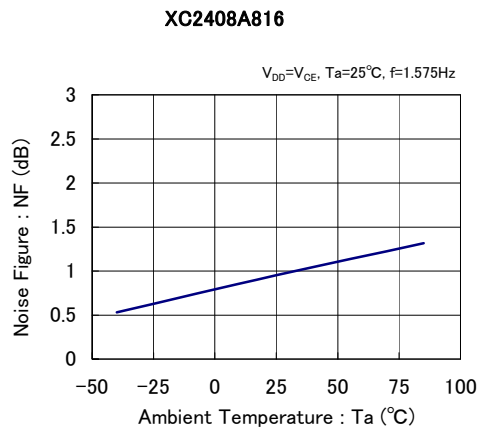
(14) 出力側リターンロス - 周囲温度特性例



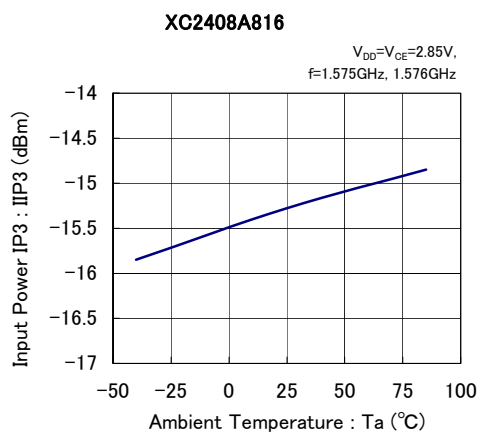
(15) アイソレーション - 周囲温度特性例



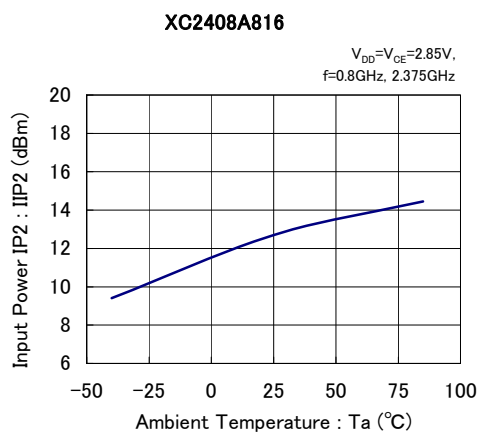
(16) 雑音指数 - 周囲温度特性例



(17) 入力IP3 - 周囲温度特性例

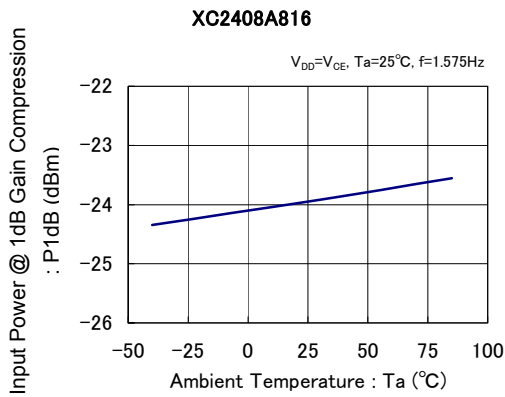


(18) 入力IP2 - 周囲温度特性例

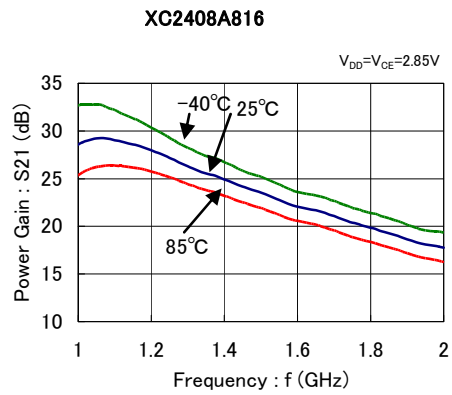


■ 特性例

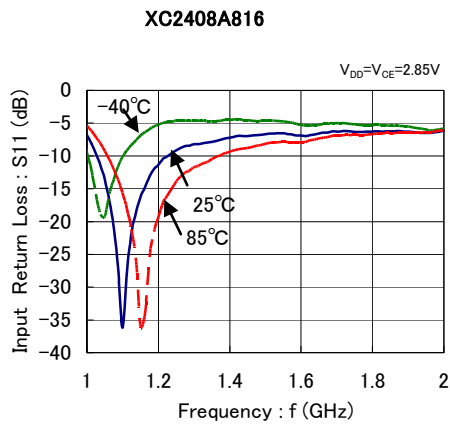
(19) 1dB利得圧縮時入力電力 - 周囲温度特性例



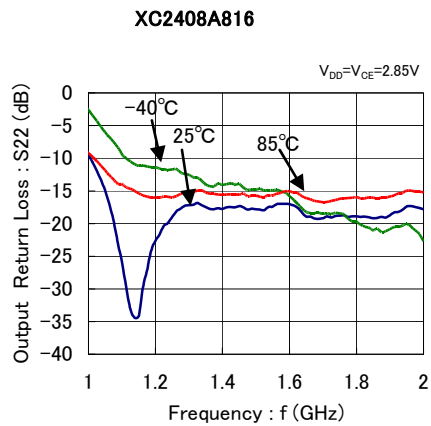
(20) 挿入電力利得 - 周波数特性例



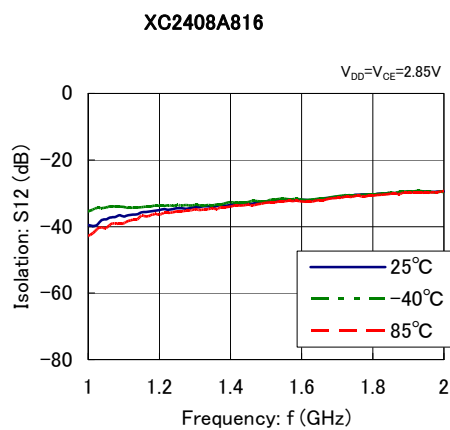
(21) 入力側リターンロス - 周波数特性例



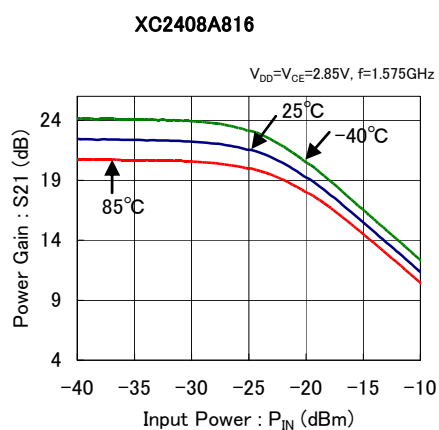
(22) 出力側リターンロス - 周波数特性例



(23) アイソレーション - 周波数特性例



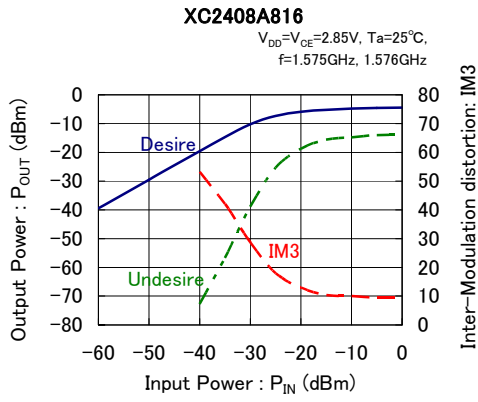
(24) 挿入電力利得 - 入力電力特性例



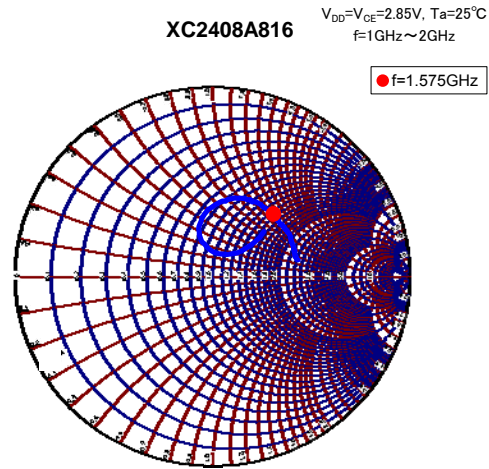
XC2408A816UR-G

■ 特性例

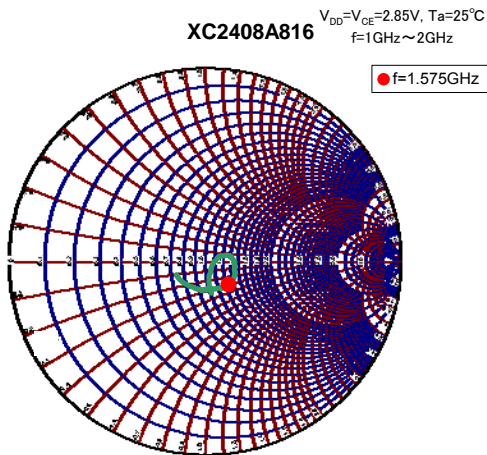
(25) 出力電力/IM3 - 入力電力特性例



(26) 入力側リターンロス - 周波数特性例 (スミス図)

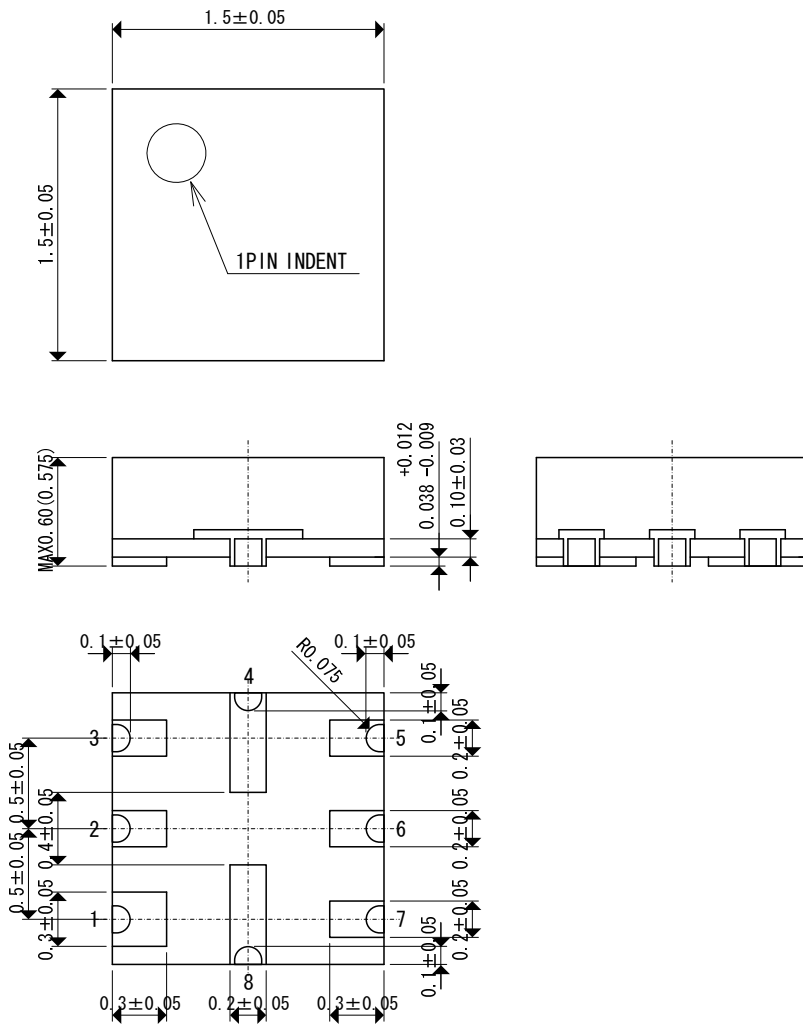


(27) 出力側リターンロス - 周波数特性例 (スミス図)



■外形寸法図

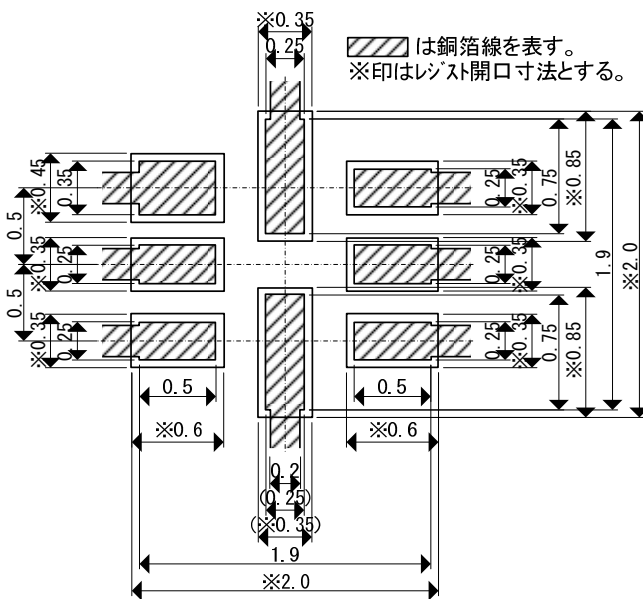
USP-8A01 (unit:mm)



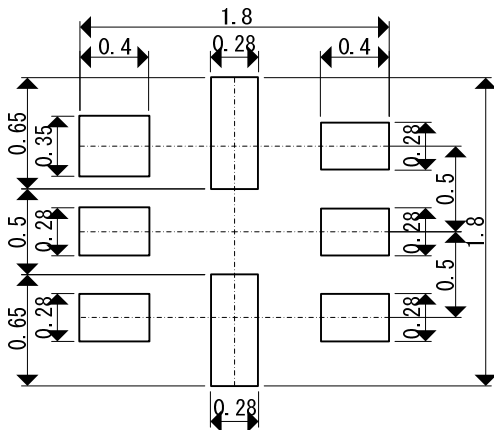
XC2408A816UR-G

■外形寸法図

USP-8A01 参考パターンレイアウト (unit:mm)

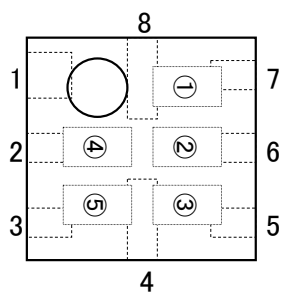


USP-8A01 参考メタルマスクデザイン (unit:mm)



■マーキング

USP-8A01



マーク①

製品シリーズを表す。

シンボル	品名表記例
8	XC2408*****-G

マーク②

製品を表す。

シンボル	品名表記例
②	
A	XC2408A*****-G

マーク③

製品を表す。

シンボル	品名表記例
③	
8	XC2408*8*****-G

マーク

製造ロットを表す。

01~09、0A~0Z、11~9Z、A1~A9、AA~AZ、B1~ZZ を繰り返す。
(但し、G、I、J、O、Q、W は除く、反転文字は使用しない。)

1. 本書に記載された内容(製品仕様、特性、データ等)は、改善のために予告なしに変更することがあります。製品のご使用にあたっては、その最新情報を当社または当社代理店へお問い合わせ下さい。
2. 本書に記載された技術情報は、製品の代表的動作・応用を説明するものであり、工業所有権、その他の権利に対する保証または許諾するものではありません。
3. 本書に記載された製品は、通常の信頼度が要求される一般電子機器(情報機器、オーディオ／ビジュアル機器、計測機器、通信機器(端末)、ゲーム機器、パーソナルコンピュータおよびその周辺機器、家電製品等)用に設計・製造しております。
4. 本書に記載の製品を、その故障や誤作動が直接人命を脅かしたり、人体に危害を脅かす恐れのある装置やシステム(原子力制御、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、生命維持装置を含む医療機器、各種安全装置など)へ使用する場合には、事前に当社へご連絡下さい。
5. 当社では製品の改善、信頼性の向上に努めております。しかしながら、万が一のためにフェールセーフとなる設計およびエージング処理など、装置やシステム上で十分な安全設計をお願いします。
6. 保証値を超えた使用、誤った使用、不適切な使用等に起因する損害については、当社では責任を負いかねますので、ご了承下さい。
7. 本書に記載された内容を当社に無断で転載、複製することは、固くお断り致します。

トレックス・セミコンダクター株式会社