

新

LC384161T-20 CMOS LSI 同期型シリコンゲート 4M(131072ワード×16ビット×2バンク)シンクロナスDRAM

概要

LC384161Tは、131072ワード×16ビット×2バンク構成の3.3V単一電源動作によるシンクロナスDRAM(同期式DRAM)である。周辺CMOS回路と同期式回路の採用により、大容量、高速、低消費電力の特長を持ち、コンピュータのメインメモリ、画像メモリから民生機器まで広範囲なアプリケーションに適している。アドレス入力はマルチプレックスしており、高密度実装が可能なTSOP 50ピンのプラスチックパッケージに納めている。リフレッシュは16ms以内に1024回行うオートリフレッシュ(CBRリフレッシュ)、チップ内部で自動的に行うセルフリフレッシュが可能である。

特長

- ・構成：131072ワード×16ビット×2バンク
- ・全ての入出力信号はシステムクロックの立上りエッジに同期している(CKEを除く)。
- ・基本的な仕様は、JEDEC標準の16MビットシンクロナスDRAMの規格に準拠している。
- ・パルスRAS方式を採用している。
- ・内部に2つのバンク(131072ワード×16ビット×2バンク)を有しており、A9(BS)を用いることにより2バンク間の連続動作が可能である。
- ・バースト長はプログラムにより設定できる(1, 2, 4, 8, Full Page)。
- ・バースト出力タイプはプログラムにより設定できる(Sequential, Interleave)。
- ・バースト出力途中で中断が可能である。
- ・アドレスキーを用いたコマンドによりCASレイテンシを設定できる(CASレイテンシ：1, 2, 3)。
- ・オートリフレッシュおよびセルフリフレッシュが可能である。
- ・CKEピンの制御によりパワーダウン動作、サスペンド動作が可能である。
- ・DQMピンの制御により入出力のバイトコントロールが可能である。
- ・CMOSプロセスを採用している。
- ・3.3Vの単一電源である。
- ・入出力レベルLVTTLコンパチブルである。
- ・低消費電力である。

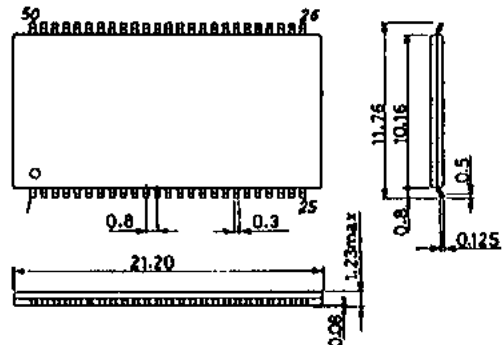
スタンバイ時 : 7.2mW

動作時 : 658mW

パッケージ

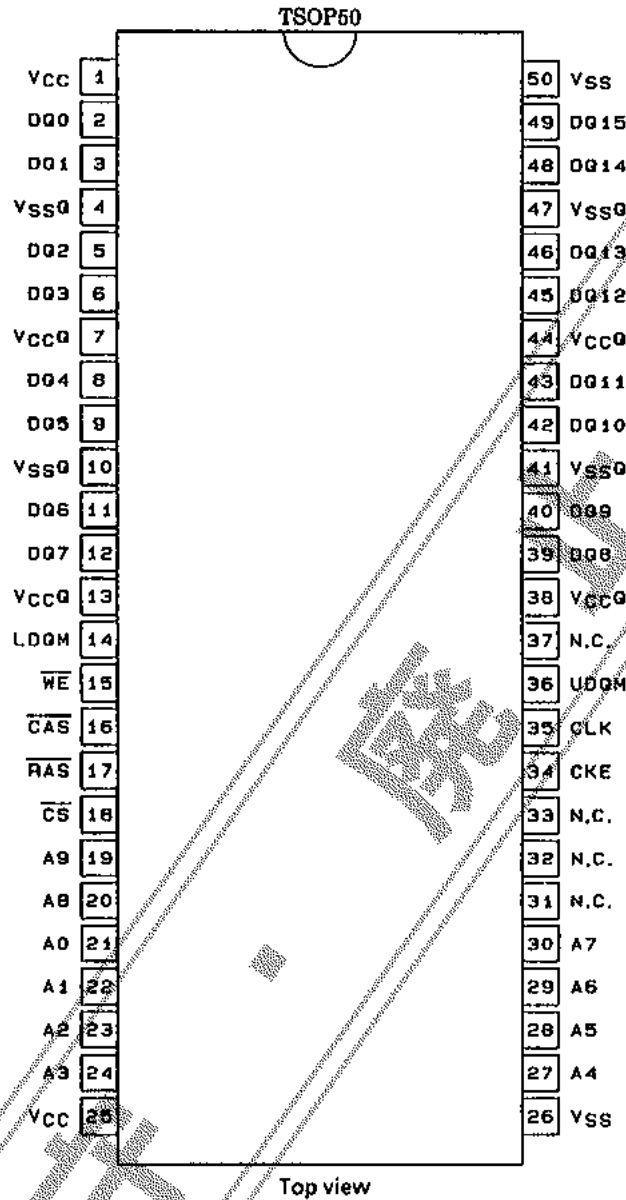
TSOP50ピン(400mil)プラスチックパッケージ: LC384161T

外形図 3211
(unit: mm)



SANYO: TSOP50
(タイプ-II)

ピン配置図



Top view

A08473

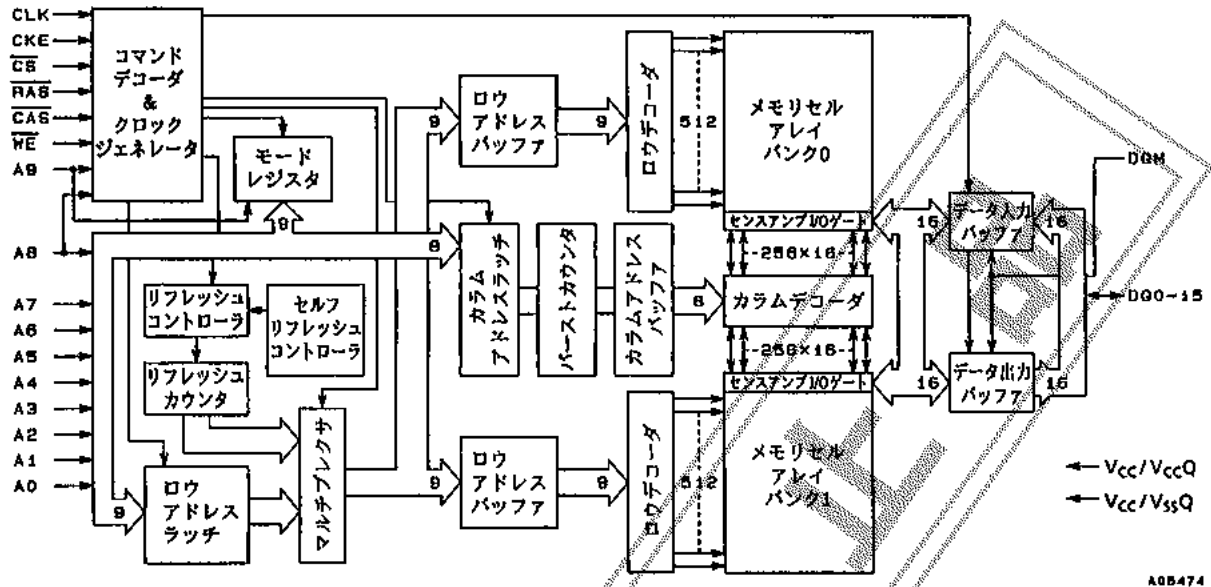
ピン名称

ピン名	機能	ピン名	機能
A0~A9	アドレス入力	CAS	カラムアドレスストローブコマンド
A0~A7, A9	ロウアドレス入力	WE	ライトイネーブル
A8	ロウアドレス, オートプリチャージ入力	LDQM, UDQM	データマスクイネーブル
A0~A7, A9	カラムアドレス入力	VCC	電源
DQ0~DQ15	データ入出力	VSS	接地
CLK	システムクロック入力	VCCQ	データ出力用電源
CKE	クロックイネーブル	VSSQ	データ出力用接地
CE	チップセレクト	N.C.	ノーコネクション
RAS	ロウアドレスストローブコマンド		

ピン機能

ピン番号	ピン名	タイプ	機能説明
35	CLK	入力ピン	CLKはこのデバイスのマスタークロック入力である。CKEを除く全ての入力はこのCLKの立上りエッジに同期して取込まれる。
34	CKE	入力ピン	CKEはデバイス内部でのCLKの入力を有効にするかどうかを決定する。CKEが「H」なら次のCLKの立上りエッジは有効となり、「L」なら無効となる。この時デバイスはパワーダウンモード、クロックサスペンドモードもしくはセルフリフレッシュモードに入る。このモードを継続するにはCKEを「L」に保持する。CKEは非同期である。
18	\overline{CS}	入力ピン	\overline{CS} はデバイス内部でコマンドの入力を有効にするかどうかを決定する。 \overline{CS} が「L」ならコマンドの入力は有効となり、「H」なら無効となり、デバイスは前状態を維持する。
17	\overline{RAS}	入力ピン	\overline{RAS} は \overline{CAS} 、 \overline{WE} と組合せてコマンドを構成する。コマンドの詳細はコマンド真理値表の項目を参照すること。
16	\overline{CAS}	入力ピン	\overline{CAS} は \overline{RAS} 、 \overline{WE} と組合せてコマンドを構成する。コマンドの詳細はコマンド真理値表の項目を参照すること。
15	\overline{WE}	入力ピン	\overline{WE} は \overline{RAS} 、 \overline{CAS} と組合せてコマンドを構成する。コマンドの詳細はコマンド真理値表の項目を参照すること。
14, 36	LDQM, UDQM	入力ピン	LDQMは下位バイト、UDQMは上位バイトの入出力バッファを制御する。リード時、LDQM/UDQMは出力バッファを制御する。LDQM/UDQMが「L」なら出力バッファは有効となり、「H」なら無効となり、出力は高インピーダンスになる。これは汎用DRAMにおける \overline{OE} に相当する。ライト時、LDQM/UDQMは入力バッファを制御する。LDQM/UDQMが「L」なら入力バッファは有効となり、デバイスにデータが書込まれる。「H」なら入力データはマスクされ、デバイスには書込まれない。
19	A9	入力ピン	A9はバンク選択のための信号である。A9が「L」ならバンク0が選択され、「H」ならバンク1が選択される。モードレジスタセットコマンド入力時にはオペコードの一部になる。
20	A8	入力ピン	A8はアクティブコマンド入力時にはロウアドレスとなり、その他のコマンド時にはプリチャージのモードを決定する。プリチャージコマンド入力時にA8が「L」ならA9で選択されたバンクがプリチャージされ、「H」なら全てのバンクがプリチャージされる。モードレジスタセットコマンド入力時にはオペコードの一部になる。
21~24, 27~30	A0~A7	入力ピン	A0~A7はアドレス入力となる。アクティブコマンド入力時にはロウアドレスとなり、リードまたはライトコマンド入力時にはカラムアドレスとなる。モードレジスタセットコマンド入力時にはオペコードの一部になる。
2, 3, 5, 6, 8, 9, 11, 12, 39, 40, 42, 43, 45, 46, 48, 49	DQ0~DQ15	入出力ピン	DQ0~DQ15は入出力ピンである。 LDQM/UDQMを用いることにより、入出力をバイト毎に制御することが可能である。
7, 13, 38, 44	V _{CCQ}	電源ピン	V _{CCQ} は出力バッファ用の電源である。
4, 10, 41, 47	V _{SSQ}	電源ピン	V _{SSQ} は出力バッファ用の接地である。
1, 25	V _{CC}	電源ピン	V _{CC} はデバイス内部の電源である。
26, 50	V _{SS}	電源ピン	V _{SS} はデバイス内部の接地である。

ブロック図



A0B474

絶対最大定格

項目	記号	条件	定格値	unit	注
最大電源電圧	$V_{CC\ max}$		-1.0~+4.8	V	1
最大出力用電源電圧	$V_{CCQ\ max}$		-1.0~+4.6	V	1
入力電圧	V_{IH}		-1.0~+5.5	V	1
出力電圧	V_{OUT}		-1.0~+4.6	V	1
許容消費電力	$P_{d\ max}$		1	W	1
出力短絡電流	I_{CS}		50	mA	1
動作周囲温度	T_{op}		0~+70	°C	1
保存周囲温度	T_{sig}		-55~+150	°C	1

注1) 絶対最大定格以上のストレスが印加された場合、破壊を起こす恐れがある。

DC許容動作範囲 / $T_a=0\sim+70\text{°C}$

項目	記号	min	typ	max	unit	注
電源電圧	V_{CC}, V_{CCQ}	3.0	3.3	3.6	V	2
入力「H」レベル電圧	V_{IH}	2.0		5.5	V	2
入力「L」レベル電圧	V_{IL}	-0.3		+0.8	V	2

注2) 全ての電圧は V_{SS} を基準とする。

LC384161T-20

DC電氣的特性 / Ta=0~+70°C, V_{CC}=V_{CCQ}=3.3V±0.3V

項目	記号	条件	min	max	unit	注
動作電流 (動作時の平均電流)	I _{CC1}	バースト長=1, t _{RAS} ≥t _{RAS} (min) t _{RP} ≥t _{RP} (min), I _{OUT} =0mA		100	mA	3, 4
プリチャージ スタンバイ電流	I _{CC2P}	パワーダウンモード時	t _{CK} =20ns	3	mA	
	I _{CC2PS}	CKE≤V _{IL} (max)	t _{CK} =∞	2	mA	
プリチャージ スタンバイ電流	I _{CC2N}	非パワーダウンモード時	t _{CK} =20ns	25	mA	
	I _{CC2NS}	CKE≥V _{IH} (min)	t _{CK} =∞	15	mA	
アクティブ スタンバイ電流	I _{CC3P}	パワーダウンモード時	t _{CK} =20ns	3	mA	
	I _{CC3PS}	CKE≤V _{IL} (max)	t _{CK} =∞	2	mA	
アクティブ スタンバイ電流	I _{CC3N}	非パワーダウンモード時	t _{CK} =20ns	25	mA	
	I _{CC3NS}	CKE≥V _{IH} (min)	t _{CK} =∞	15	mA	
動作電流	I _{CC4}	バーストモード時 t _{CK} ≥t _{CK} (min), I _O =0mA	CASレイテンシ=3	155	mA	3, 4
			CASレイテンシ=2	150		
			CASレイテンシ=1	80		
リフレッシュ電流	I _{CC5}	t _{RC} ≥t _{RC} (min)		80	mA	
セルフリフレッシュ 電流	I _{CC6}	0V≤V _{IN} ≤V _{CC} , 測定ピン以外のピン=0V		2	mA	
入力リーク電流	I _{IL}	0V≤V _{IN} ≤V _{CC} , 測定ピン以外のピン=0V	-10	+10	μA	
出力リーク電流	I _{OL}	出力ディスエーブル, 0V≤V _{OUT} ≤V _{CC}	-10	+10	μA	
出力「H」レベル電圧	V _{OH}	I _{OUT} =-2mA	2.4		V	
出力「L」レベル電圧	V _{OL}	I _{OUT} =2mA		0.4	V	

注3) これは最小サイクルでの値である。電流は過渡的に流れるので、サイクル時間を長くすると小さくなる。また、過渡電流による電源電圧ノイズ(電圧降下)抑えるため、V_{CC}-V_{SS}間にメモリ1個当たり0.01μF以上のバイパスコンデンサ(デカップリングコンデンサ)を挿入すること。

4) I_{CC1}, I_{CC4}は出力負荷に依存する。I_{CC1}, I_{CC4}のmax値は開放状態での値である。

入出力容量 / Ta=25°C, V_{CC}=V_{CCQ}=3.3V±0.3V, f=1MHz

項目	記号	min	max	unit
入力容量 (A0~A9)	C _{IN1}		5	pF
入力容量 (CLK, CKE, CS, RAS, CAS, WE, LDQM, UDQM)	C _{IN2}		5	pF
I/O容量 (DQ0~DQ15)	C _{IO}		7	pF

LC384161T-20

AC電氣的特性 / Ta=0~+70°C, V_{CC}=V_{CCQ}=3.3V±0.3V (注5, 6, 7)

項 目	記号	min	max	unit	注
クロックサイクル時間	$\overline{\text{CAS}}$ レイテンシ=3	t _{CK3}	20	ns	
	$\overline{\text{CAS}}$ レイテンシ=2	t _{CK2}	20	ns	
	$\overline{\text{CAS}}$ レイテンシ=1	t _{CK1}	40	ns	
CLKに対するアクセス時間	$\overline{\text{CAS}}$ レイテンシ=3	t _{AC3}		15	ns 8
	$\overline{\text{CAS}}$ レイテンシ=2	t _{AC2}		17	ns 8
	$\overline{\text{CAS}}$ レイテンシ=1	t _{AC1}		38	ns 8
CLK「H」レベル幅	t _{CH}	7		ns	
CLK「L」レベル幅	t _{CL}	7		ns	
出力データホールド時間	$\overline{\text{CAS}}$ レイテンシ=3	t _{OH3}	4	ns	
	$\overline{\text{CAS}}$ レイテンシ=2	t _{OH2}	4	ns	
	$\overline{\text{CAS}}$ レイテンシ=1	t _{OH1}	7	ns	
出力ローインピーダンス時間	t _{LZ}	0		ns	
出力ハイインピーダンス時間	t _{HZ}	10	20	ns	9
入力データセットアップ時間	t _{DS}	4		ns	
入力データホールド時間	t _{DH}	2		ns	
アドレスセットアップ時間	t _{AS}	4		ns	
アドレスホールド時間	t _{AH}	2		ns	
CKEセットアップ時間	t _{CKS}	4		ns	
CKEホールド時間	t _{CKH}	2		ns	
CKE-CLK復帰遅れ時間	t _{CKA}	1CLK+4		ns	
コマンドセットアップ時間 ($\overline{\text{CS}}$, $\overline{\text{RAS}}$, $\overline{\text{CAS}}$, $\overline{\text{WE}}$, DQM)	t _{CS}	4		ns	
コマンドホールド時間 ($\overline{\text{CS}}$, $\overline{\text{RAS}}$, $\overline{\text{CAS}}$, $\overline{\text{WE}}$, DQM)	t _{CH}	2		ns	
コマンドサイクル時間 (Ref to Ref/Act to Act)	t _{RC}	136		ns	
コマンドサイクル時間 (Act to Pre)	t _{RAS}	102	12000	ns	
コマンドサイクル時間 (Pre to Act)	t _{RP}	34		ns	
アクティブコマンド-R/Wコマンド遅れ時間	t _{RCD}	34		ns	
コマンドサイクル時間 (Act (0)→Act (1))	t _{RRD}	34		ns	
入力データ-プリチャージ コマンド遅れ時間	$\overline{\text{CAS}}$ レイテンシ=3	t _{DPL3}	1CLK+20	ns	
	$\overline{\text{CAS}}$ レイテンシ=2	t _{DPL2}	20	ns	
	$\overline{\text{CAS}}$ レイテンシ=1	t _{DPL1}	20	ns	
入力データ-アクティブ(リフレッシュ) コマンド遅れ時間 (オートプリチャージ時)	$\overline{\text{CAS}}$ レイテンシ=3	t _{DAL3}	2CLK+34	ns	
	$\overline{\text{CAS}}$ レイテンシ=2	t _{DAL2}	1CLK+34	ns	
	$\overline{\text{CAS}}$ レイテンシ=1	t _{DAL1}	1CLK+34	ns	
セルフリフレッシュ脱出時間	t _{SREX}	26		ns	
遷移時間	t _T	1	30	ns	
リフレッシュサイクル時間	t _{REF}		16	ms	

動作周波数とレイテンシの関係

項目	記号	-20			unit
クロックサイクル時間	t _{CK}	20	20	40	ns
動作周波数	—	50	50	25	MHz
CASレイテンシ	t _{CAC}	3	2	1	cycle
RAS-CAS遅れ時間	t _{RCD}	2	2	1	cycle
RASレイテンシ	t _{RAC}	5	4	2	cycle
コマンドサイクル時間	t _{RC}	7	7	4	cycle
RASサイクル時間	t _{RAS}	5	5	3	cycle
プリチャージサイクル時間	t _{RP}	2	2	1	cycle
コマンドサイクル時間 (ACT-ACT)	t _{RRD}	2	2	1	cycle
カラムコマンドサイクル時間 (READ, READA, WRIT, WRITA)	t _{CCD}	1	1	1	cycle
入力データ-プリチャージコマンド遅れ時間	t _{DPL}	2	1	1	cycle
入力データ-アクティブ(リフレッシュ)コマンド遅れ時間	t _{DAL}	4	3	2	cycle
バーストストップ遅れ時間(リード)	t _{RBDD}	3	2	1	cycle
バーストストップ遅れ時間(ライト)	t _{WBDD}	0	0	0	cycle
プリチャージによるバーストストップ遅れ時間(リード)	t _{RQL}	2	2	1	cycle
プリチャージによるバーストストップ遅れ時間(ライト)	t _{WDL}	-1	0	0	cycle
オートプリチャージ開始遅れ時間(リード)	t _{PQL}	-1	-1	0	cycle
DQM-データ遅れ時間(リード)	t _{QMD}	2	2	2	cycle
DQM-データ遅れ時間(ライト)	t _{QMD}	0	0	0	cycle
モードレジスタセット-コマンド遅れ時間	t _{MCD}	2	2	2	cycle

注5) 電源投入後、V_{CC}、V_{CCQ}が規定の電圧に到達してから100 μ s後にメモリの動作を開始すること。また、メモリの動作を開始する前に、パワーオンシーケンスおよびオートリフレッシュを実行する必要がある。

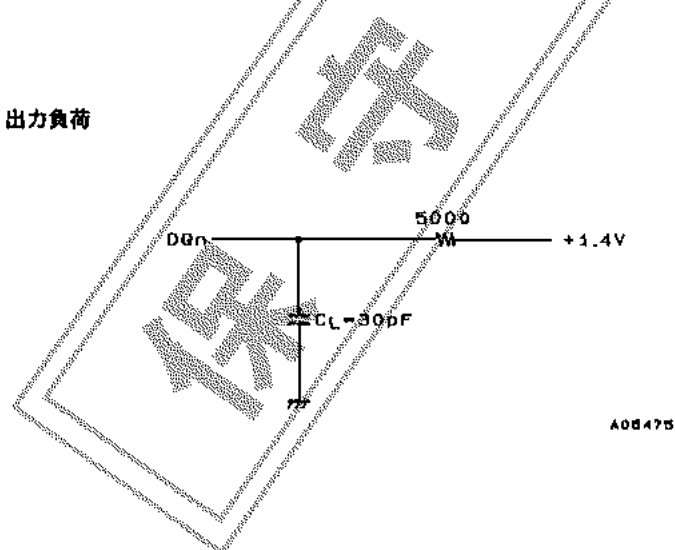
6) t_T=1nsにて測定している。

7) 入力信号のタイミングを測定する場合は、1.4Vが基準になる。また、立上り、立下り時間はV_{IH}とV_{IL}との間で定義される。

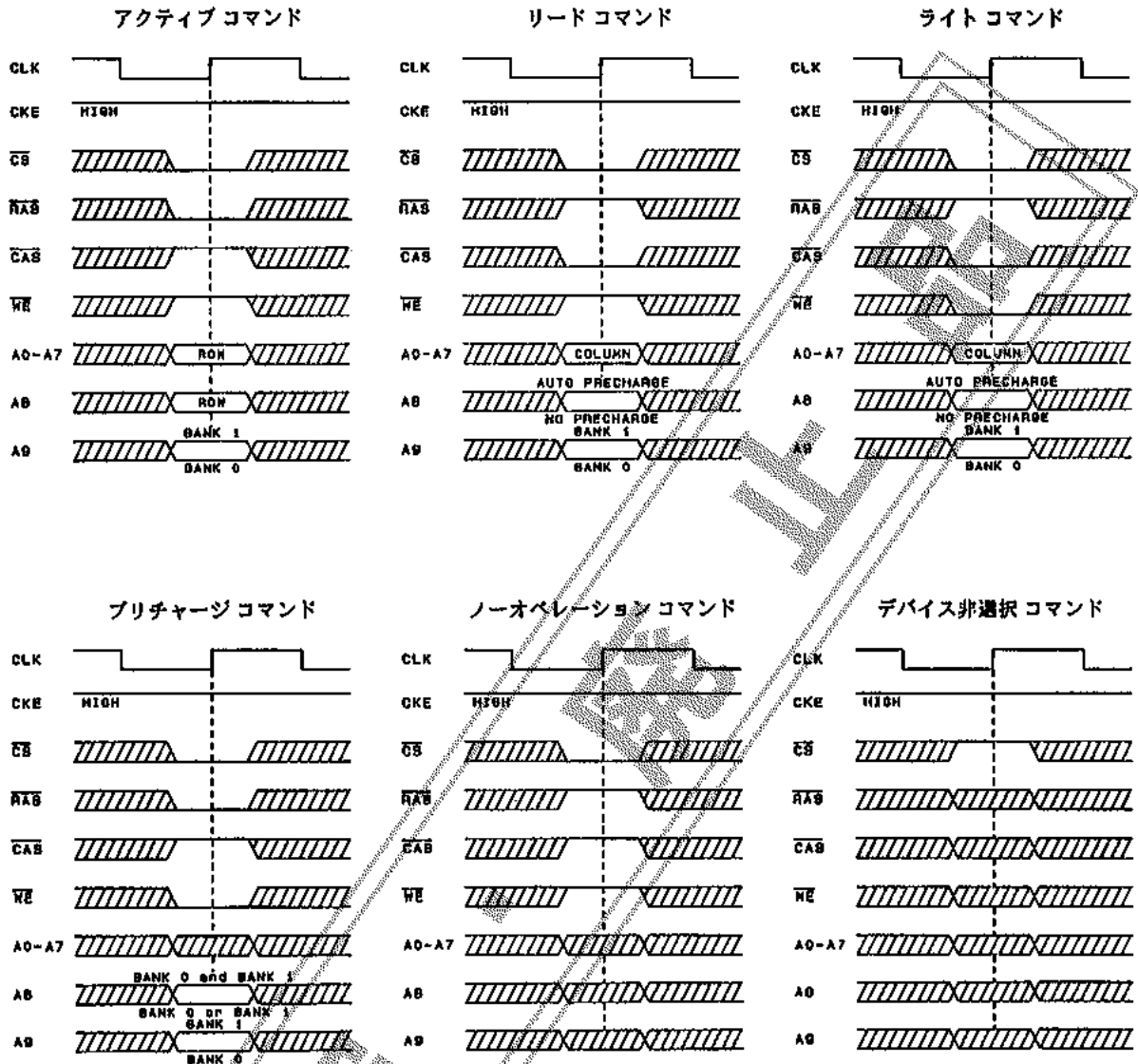
8) アクセス時間は1.4Vで規定し、下図の負荷(C_L=30pF)で測定される。

9) t_{HZ}(max)は、出力が高インピーダンス状態になり、出力電圧がV_{OH}(min)あるいはV_{OL}(max)から ± 200 mV遷移した時間までと定義される。

出力負荷

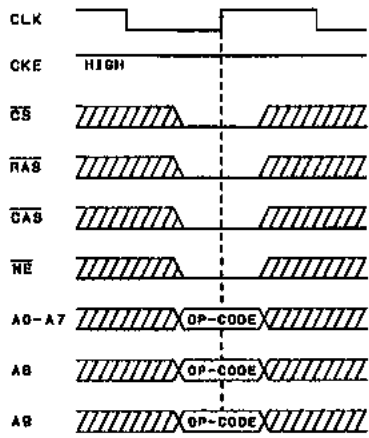


コマンド

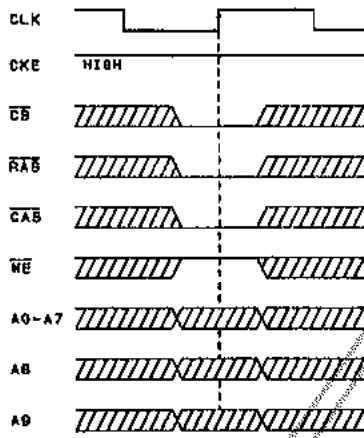


A0B476

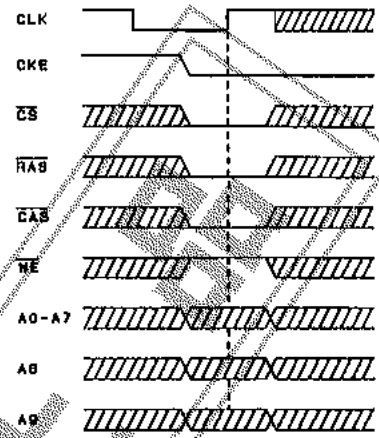
モードレジスタセット コマンド



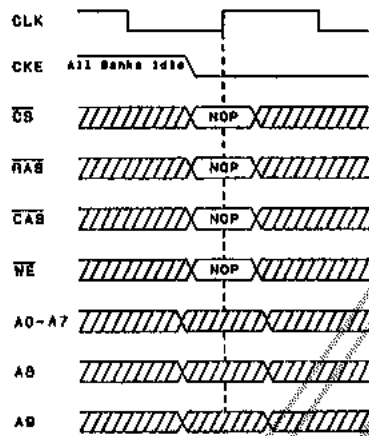
オートリフレッシュ コマンド



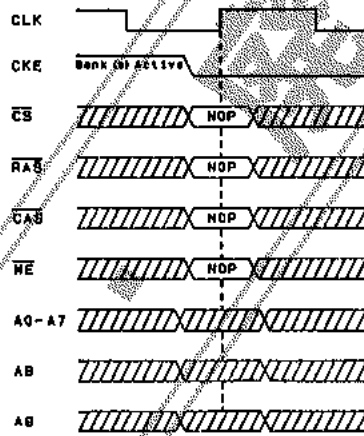
セルフリフレッシュ コマンド



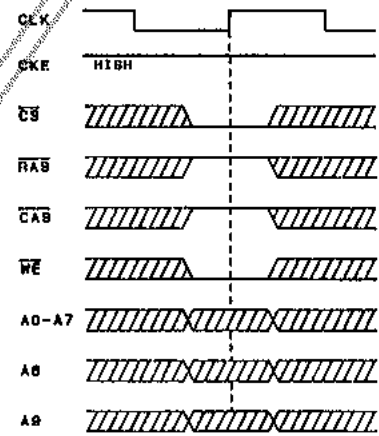
パワーダウン コマンド



クロックサスペンド コマンド

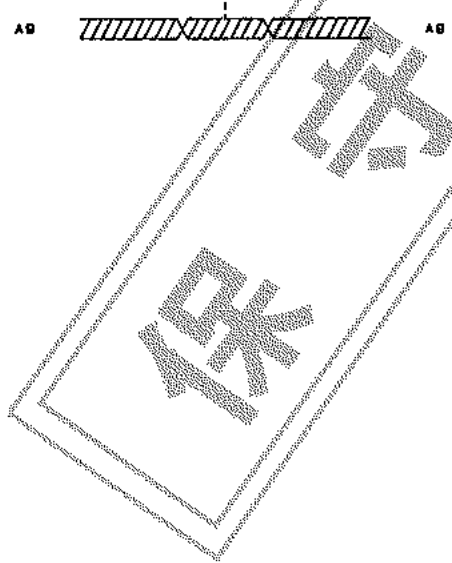


バーストストップ コマンド



▨ DON'T CARE

ADD477



モードレジスタセットコマンド
 $(\overline{CS}, \overline{RAS}, \overline{CAS}, \overline{WE} = \text{Low})$

LC384161Tは、デバイスの動作モードを定義するためのレジスタを内蔵している。このコマンドでは、A0~A9ピンはこのレジスタをセットするためのデータ入力ピンとなる。電源投入した後に所定のパワーオンシーケンスを実行後、モードレジスタセットコマンドを実行してデバイスの初期化を行うこと。また、モードレジスタセットコマンドは、全てのバンクがアイドル(非活性化)状態の時のみ実行可能である。モードレジスタセットコマンド実行後、次のコマンドを実行するにはモードレジスタセットに必要な期間(t_{MCD})が必要である。

アクティブコマンド
 $(\overline{CS}, \overline{RAS} = \text{Low}, \overline{CAS}, \overline{WE} = \text{High})$

LC384161Tは、それぞれ512行のバンクを2つ内蔵している。このコマンドでは、A9ピンによりバンクを選択し、A0~A7, A8ピンで選択された行を活性化(アクティブ)する。このコマンドは、汎用DRAMにおけるRAS信号の降下(「H」から「L」)に相当する。

プリチャージコマンド
 $(\overline{CS}, \overline{RAS}, \overline{WE} = \text{Low}, \overline{CAS} = \text{High})$

このコマンドでは、A9, A8ピンにより選択されたバンクのプリチャージを開始する。A8ピンが「H」の時、両方のバンクを同時にプリチャージする。A8ピンが「L」の時、A9ピンで選択されたバンクをプリチャージする。このコマンド実行後、バンクのプリチャージに必要な期間(t_{rp})をおいてからこのバンクに対する次のコマンドを実行する。このコマンドは、汎用DRAMにおけるRAS信号の上昇(「L」から「H」)に相当する。

リードコマンド
 $(\overline{CS}, \overline{CAS} = \text{Low}, \overline{RAS}, \overline{WE} = \text{High})$

このコマンドでは、A9ピンでバンクを選択し、A0~A7ピンで選択されたアドレスをスタートアドレスとして、バーストリードを開始する。 \overline{CAS} レイテンシの後にデータが出力される。このコマンドを実行する前に、選択するバンクを活性化(アクティブ)状態にしておく必要がある。A8ピンが「H」の時、リード&オートプリチャージコマンドとなり、バーストリード終了後にA9ピンで選択されたバンクをプリチャージする。A8ピンが「L」の時、バーストリード終了後もA9ピンで選択されたバンクの活性化(アクティブ)状態は継続される。

ライトコマンド
 $(\overline{CS}, \overline{CAS}, \overline{WE} = \text{Low}, \overline{RAS} = \text{High})$

モードレジスタセットコマンドでバーストライトモードを設定している時、このコマンドでは、A9ピンでバンクを選択し、A0~A7ピンで選択されたアドレスをスタートアドレスとして、バーストライトを開始する。最初のデータはこのコマンドと同じサイクルにDQピンに入力しなければならない。このコマンドを実行する前に、選択するバンクを活性化(アクティブ)状態にしておく必要がある。A8ピンが「H」の時、ライト&オートプリチャージコマンドとなり、バーストライト終了後にA9ピンで選択されたバンクをプリチャージする。A8ピンが「L」の時、バーストライト終了後もA9ピンで選択されたバンクの活性化(アクティブ)状態は継続される。バーストライトの最後のデータを入力後、 \overline{CAS} レイテンシに応じてライトリカバリのための期間(t_{DPL}, t_{DAL})が必要である。

オートリフレッシュコマンド
 $(\overline{CS}, \overline{RAS}, \overline{CAS} = \text{Low}, \overline{WE}, \text{CKE} = \text{High})$

このコマンドでは、オートリフレッシュを実行する。この時、リフレッシュする行アドレスおよびバンクはデバイス内部で自動発生される。このコマンドを実行する前には、全てのバンクをアイドル状態にしておく必要がある。1回のリフレッシュには、所定の期間(t_{RC})が必要であり、この期間の間は他のコマンドを実行することができない。デバイス内部のリフレッシュ終了後は、デバイスはアイドル状態になる。少なくとも16msの間に1024回以上、このコマンドを実行しなければならない。このコマンドは、汎用DRAMにおけるCBRオートリフレッシュに相当する。

セルフリフレッシュコマンド
 $(\overline{CS}, \overline{RAS}, \overline{CAS}, \text{CKE} = \text{Low}, \overline{WE} = \text{High})$

このコマンドでは、セルフリフレッシュを実行する。この時、リフレッシュする行アドレス、バンクおよびリフレッシュ間隔はデバイス内部で自動発生される。CKEピンを「H」から「L」にすることによりセルフリフレッシュが開始される。CKEピンを「L」にしておく限りセルフリフレッシュは継続され、外部からCKEピン以外の人カピンを制御する必要はない。CKEピンを「L」から「H」にすることによりセルフリフレッシュが終了する。この時、次のコマンドを実行するまでにデバイス内部の復帰期間として(t_{RC})が必要である。このコマンドを実行する前には、全てのバンクをアイドル状態にしておく必要がある。

バーストストップコマンド

(\overline{CS} , \overline{WE} =Low, \overline{RAS} , \overline{CAS} =High)

このコマンドでは、バーストリード、ライトを強制終了する。バーストリード時にこのコマンドを実行すると、 \overline{CAS} レイテンシ後にデータ出力が終了する。

ノーオペレーション

(\overline{CS} =Low, \overline{RAS} , \overline{CAS} , \overline{WE} =High)

このコマンドでは、デバイスに対して何も行わない。

デバイス非選択コマンド

(\overline{CS} =High)

このコマンドでは、このデバイスに対して動作の対象としての選択を行わない。すなわち、このデバイスに対して何も行わない。

パワーダウンコマンド

(\overline{CKE} =Low)

全てのバンクがアイドル(非活性化)状態の時、または少なくともどちらかのバンクがアイドル(非活性化)状態でない時、このコマンドではデバイス内部の回路の動作を最小限にすることにより、デバイスの消費電力をおさえることができる。CKEピンを「H」から「L」にすることによりパワーダウンモードが開始される。CKEピンを「L」にしておく限りパワーダウンモードが継続され、この時CKEピン以外の入力ピンは無効となり、他の全てのコマンドを実行することはできない。CKEピンを「H」から「L」にすることによりパワーダウンモードが終了する。この時、次のコマンドを実行するまでに復帰期間(t_{CKA})が必要である。このコマンドでは上記のセルフリフレッシュコマンドと違い、デバイス内部で自動的にリフレッシュを行わないため、リフレッシュサイクル時間(t_{REF})内にリフレッシュを行う必要がある。したがって、パワーダウンモードの最大期間は、リフレッシュサイクル時間以下となる。

クロックサスペンド

(\overline{CKE} =Low)

リードサイクルまたはライトサイクル中において、このコマンドではデバイス内部のクロックを一時的に停止することができる。CKEピンを「H」から「L」にすることによりクロックサスペンドモードが開始される。CKEピンを「L」にしておく限りクロックサスペンドモードが継続され、この時、CKEピン以外の入力ピンは無効となり、他の全てのコマンドを実行することはできない。また、デバイス内部状態は保持される。CKEピンを「L」から「H」にすることによりクロックサスペンドモードが終了し、デバイスの動作が再開する。この時、次のコマンドを実行するまでに復帰期間(t_{CKA})が必要である。このコマンドでは上記のセルフリフレッシュコマンドと違い、デバイス内部で自動的にリフレッシュを行わないため、リフレッシュサイクル時間(t_{REF})内にリフレッシュを行う必要がある。したがって、クロックサスペンドモードの最大期間はリフレッシュサイクル時間以下となる。

コマンド真理値表 (注10, 11)

コマンド	シンボル	CKE		CS	RAS	CAS	WE	DQM	A9	A8	A0~A7	DQn	注
		n-1	n										
モードレジスタセットコマンド	MRS	H	X	L	L	L	L	X	OP CODE			X	12, 13
オートリフレッシュコマンド	REF	H	H	L	L	L	H	X	X	X	X	High-Z	14
セルフリフレッシュエントリコマンド	SREF	H	L	L	L	L	H	X	X	X	X	High-Z	14, 15
選択バンクプリチャージコマンド	PRE	H	X	L	L	H	L	X	BS	L	X	X	
全バンクプリチャージコマンド	PALL	H	X	L	L	H	L	X	BS	H	X	X	
バンクアクティブ, 行選択コマンド	ACT	H	X	L	L	H	H	X	BS	Row	Row	X	16
ライトコマンド	WRIT	H	X	L	H	L	L	X	BS	L	Column	X	17
ライト, オートプリチャージコマンド	WRITA	H	X	L	H	L	L	X	BS	H	Column	X	17
リードコマンド	READ	H	X	L	H	L	H	X	BS	L	Column	X	17
リード, オートプリチャージコマンド	READA	H	X	L	H	L	H	X	BS	H	Column	X	17
バースト中断コマンド	BST	H	X	L	H	H	L	X	X	X	X	X	18
ノーオペレーション	NOP	H	X	L	H	H	H	X	X	X	X	X	
デバイス非選択コマンド	DESL	H	X	H	X	X	X	X	X	X	X	X	
クロックサスペンド, スタンバイモード	SBY	L	X	X	X	X	X	X	X	X	X	X	
データライト, 出力イネーブル	ENB	H	X	X	X	X	X	L	X	X	X	Active	
データマスク, 出力ディスエーブル	MASK	H	X	X	X	X	X	H	X	X	X	High-Z	

DQM 真理値表 (注10, 11)

コマンド	シンボル	CKE		DQM	
		n-1	n	Upper	Lower
データライト, 出力イネーブル	ENB	H	X	L	L
データマスク, 出力ディスエーブル	MASK	H	X	H	H
上位バイト データライト, 出力イネーブル	ENBU	H	X	L	X
下位バイト データライト, 出力イネーブル	ENBL	H	X	X	L
上位バイト データマスク, 出力ディスエーブル	MASKU	H	X	H	X
下位バイト データマスク, 出力ディスエーブル	MASKL	H	X	X	H

CKE 真理値表 (注10, 11)

現在の状態	コマンド	シンボル	CKE		CS	RAS	CAS	WE	A9	A8	A0~A7
			n-1	n							
アクティブ	クロックサスペンドモード 開始	SPND	H	L	X	X	X	X	X	X	X
その他	クロックサスペンド		L	L	X	X	X	X	X	X	X
クロックサスペンド	クロックサスペンドモード 終了		L	H	X	X	X	X	X	X	X
アイドル	オートリフレッシュコマンド	REF	H	H	L	L	L	H	X	X	X
アイドル	セルフリフレッシュモード 開始	SREF	H	L	L	L	L	H	X	X	X
セルフリフレッシュ	セルフリフレッシュモード 終了		L	H	L	H	H	H	X	X	X
アイドル	パワーダウンモード 開始	PDWN	H	L	L	H	H	H	X	X	X
パワーダウン	パワーダウンモード 終了		L	L	H	X	X	X	X	X	X

- H $V_{IH} = V_{IH}(\text{min}) \sim 4.6\text{V}$ の高レベル入力
- L $V_{IL} = -0.3\text{V} \sim V_{IL}(\text{max})$ の低レベル入力
- X 高レベル入力または低レベル入力
- High-Z .. 高インピーダンス出力

LC384161T-20

動作コマンド表 (注10, 11)

現在の状態	CS	RAS	CAS	WE	A9	A8	A0~A7	コマンド	動作	注
アイドル	H	X	X	X	X	X	X	DESL	ノーオペレーションまたはパワーダウン	21
	L	H	H	H	X	X	X	NOP	ノーオペレーションまたはパワーダウン	21
	L	H	H	L	X	X	X	BST	ノーオペレーションまたはパワーダウン	
	L	H	L	H	V	V	V	READ/READA	不可	
	L	H	L	L	V	V	V	WRIT/WRITA	不可	
	L	L	H	H	V	V	V	ACT	ロウアクティブ	
	L	L	H	L	V	V	X	PRE/PALL	ノーオペレーション	
	L	L	L	H	X	X	X	REF/SELF	オートリフレッシュまたはセルフリフレッシュ	22
	L	L	L	L	OP CODE			MRS	モードレジスタセット	
ロウアクティブ	H	X	X	X	X	X	X	DESL	ノーオペレーション	
	L	H	H	H	X	X	X	NOP	ノーオペレーション	
	L	H	H	L	X	X	X	BST	ノーオペレーション	
	L	H	L	H	V	V	V	READ/READA	リード開始	27
	L	H	L	L	V	V	V	WRIT/WRITA	ライト開始	27
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	プリチャージ	24
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
リード	H	X	X	X	X	X	X	DESL	バーストリードの継続、終了後ロウアクティブ	
	L	H	H	H	X	X	X	NOP	バーストリードの継続、終了後ロウアクティブ	
	L	H	H	L	X	X	X	BST	バーストリードの中断、中断後ロウアクティブ	
	L	H	L	H	V	V	V	READ/READA	バーストリードの中断、中断後リード再開	25
	L	H	L	L	V	V	V	WRIT/WRITA	バーストリードの中断、中断後ライト開始	20, 25
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	バーストリードの中断、中断後プリチャージ	
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
ライト	H	X	X	X	X	X	X	DESL	バーストライトの継続、終了後ライトリカバリ	
	L	H	H	H	X	X	X	NOP	バーストライトの継続、終了後ライトリカバリ	
	L	H	H	L	X	X	X	BST	バーストライトの中断、中断後ロウアクティブ	
	L	H	L	H	V	V	V	READ/READA	バーストライトの中断、中断後リード開始	20, 25
	L	H	L	L	V	V	V	WRIT/WRITA	バーストライトの中断、中断後ライト再開	25
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	バーストライトの中断、中断後プリチャージ	26
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
リード & オートプリチャージ	H	X	X	X	X	X	X	DESL	バーストリードの継続、終了後プリチャージ	
	L	H	H	H	X	X	X	NOP	バーストリードの継続、終了後プリチャージ	
	L	H	H	L	X	X	X	BST	不可	
	L	H	L	H	V	V	V	READ/READA	不可	
	L	H	L	L	V	V	V	WRIT/WRITA	不可	
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	不可	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	

次ページへ続く。

LC384161T-20

前ページから続く。

現在の状態	CS	RAS	CAS	WE	A9	A8	A0~A7	コマンド	動作	注
ライト & オートプリチャージ	H	X	X	X	X	X	X	DESL	バーストライトの継続、終了後ライトリカバリ、プリチャージ	
	L	H	H	H	X	X	X	NOP	バーストライトの継続、終了後ライトリカバリ、プリチャージ	
	L	H	H	L	X	X	X	BST	不可	
	L	H	L	H	V	V	V	READ/READA	不可	
	L	H	L	L	V	V	V	WRITE/WRITEA	不可	
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	不可	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
ロウプリチャージ	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{RP} 後アイドル状態	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{RP} 後アイドル状態	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{RP} 後アイドル状態	
	L	H	L	H	V	V	V	READ/READA	不可	19
	L	H	L	L	V	V	V	WRITE/WRITEA	不可	19
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	ノーオペレーション、 t_{RP} 後アイドル状態	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
ロウアクティブ直後	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{RCD} 後ロウアクティブ	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{RCD} 後ロウアクティブ	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{RCD} 後ロウアクティブ	
	L	H	L	H	V	V	V	READ/READA	不可	19
	L	H	L	L	V	V	V	WRITE/WRITEA	不可	19
	L	L	H	H	V	V	V	ACT	不可	19, 23
	L	L	H	L	V	V	X	PRE/PALL	不可	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	
ライトリカバリ	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{DPL} 後ロウアクティブ	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{DPL} 後ロウアクティブ	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{DPL} 後ロウアクティブ	
	L	H	L	H	V	V	V	READ/READA	リード開始	
	L	H	L	L	V	V	V	WRITE/WRITEA	ライト再開	
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	不可	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE			MRS	不可	

次ページへ続く。

前ページから続く。

現在の状態	CS	RAS	CAS	WE	A9	A8	A0~A7	コマンド	動作	注
ライトリカバリ & オートプリチャージ	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{DAL} 後アイドル状態	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{DAL} 後アイドル状態	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{DAL} 後アイドル状態	
	L	H	L	H	V	V	V	READ/READA	不可	19
	L	H	L	L	V	V	V	WRIT/WRTA	不可	19
	L	L	H	H	V	V	V	ACT	不可	19
	L	L	H	L	V	V	X	PRE/PALL	不可	19
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE		MRS	不可		
リフレッシュ	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{RC} 後アイドル状態	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{RC} 後アイドル状態	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{RC} 後アイドル状態	
	L	H	L	H	V	V	V	READ/READA	不可	
	L	H	L	L	V	V	V	WRIT/WRTA	不可	
	L	L	H	H	V	V	V	ACT	不可	
	L	L	H	L	V	V	X	PRE/PALL	不可	
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE		MRS	不可		
モードレジスタセット	H	X	X	X	X	X	X	DESL	ノーオペレーション、 t_{MCD} 後アイドル状態	
	L	H	H	H	X	X	X	NOP	ノーオペレーション、 t_{MCD} 後アイドル状態	
	L	H	H	L	X	X	X	BST	ノーオペレーション、 t_{MCD} 後アイドル状態	
	L	H	L	H	V	V	V	READ/READA	不可	
	L	H	L	L	V	V	V	WRIT/WRTA	不可	
	L	L	H	H	V	V	V	ACT	不可	
	L	L	H	L	V	V	X	PRE/PALL	不可	
	L	L	L	H	X	X	X	REF/SELF	不可	
	L	L	L	L	OP CODE		MRS	不可		

注10) H: 高レベル入力, L: 低レベル入力, X: 高レベルまたは低レベル入力(不定状態), V: 高レベルまたは低レベルの規定値入力。

- 11) 全ての入力信号はCLKの立上りエッジでラッチされる。
- 12) 事前に全てのバンクを非活性(アイドル)状態にしておく必要がある。
- 13) A0~A9はオペコードとしてモードレジスタに記憶される。
- 14) この時、チップ内部でローアドレスが自動発生される。DQピンおよびアドレスピンのデータは無視される。
- 15) セルフリフレッシュ中は、CKEピン以外の全てのピンのデータは無視される。
- 16) 事前に選択するバンクを非活性(アイドル)状態にしておく必要がある。
- 17) 事前に選択するバンクを活性(アクティブ)状態にしておく必要がある。
- 18) このコマンドはバースト長がFull Pageの時のみ有効である。
- 19) A9により選択されたバンクの状態によっては可能である。
- 20) 内部バスの切りかわりのための時間が必要である。
- 21) 両方のバンクがアイドル状態の時CKEを「L」レベルにすることにより、パワーダウンモードに入る。
この時、CKEピン以外の入力ピンは無視される。
- 22) 両方のバンクがアイドル状態の時CKEを「L」レベルにすることにより、セルフリフレッシュモードに入る。
この時、CKEピン以外の入力ピンは無視される。
- 23) t_{RRD} が満足されれば可能である。
- 24) t_{RAS} が満足されれば可能である。
- 25) バースト中断のための条件を守る必要がある。また オートプリチャージが選択された時はバースト終了後、直ちにプリチャージに入る。
- 26) t_{DPL} 中における入力データがある時はDQMピンを「H」レベルにすることにより、マスクする必要がある。
- 27) t_{RCD} 後にコマンド入力可能になる。また オートプリチャージが選択された時はバースト終了後、直ちにプリチャージに入る。

CKE 関連コマンド真理値表 (注28)

現在の状態	CKE		CS	RAS	CAS	WE	A9	A8	A0-A7	動作	注
	n-1	n									
セルフリフレッシュ	H	X	X	X	X	X	X	X	X	未定義	
	L	H	H	X	X	X	X	X	X	セルフリフレッシュのリカバリ	29
	L	H	L	H	H	X	X	X	X	セルフリフレッシュのリカバリ	29
	L	H	L	H	L	X	X	X	X	不可	29
	L	H	L	L	X	X	X	X	X	不可	29
	L	L	X	X	X	X	X	X	X	セルフリフレッシュ	
セルフリフレッシュリカバリ	H	H	H	X	X	X	X	X	X	tsRC後アイドル状態	
	H	H	L	H	H	X	X	X	X	tsRC後アイドル状態	
	H	H	L	H	L	X	X	X	X	不可	
	H	H	L	L	X	X	X	X	X	不可	
	H	L	H	X	X	X	X	X	X	次サイクルからパワーダウシ	32
	H	L	L	H	H	X	X	X	X	次サイクルからパワーダウン	32
	H	L	L	H	L	X	X	X	X	不可	
	H	L	L	L	X	X	X	X	X	不可	
	L	H	X	X	X	X	X	X	X	次サイクルからクロックサスペンド終了	29
	L	L	X	X	X	X	X	X	X	クロックサスペンド	
パワーダウン	H	X	X	X	X	X	X	X	X	未定義	
	L	H	X	X	X	X	X	X	X	パワーダウンモード終了, 終了後アイドル	29
	L	L	X	X	X	X	X	X	X	パワーダウンモード	
全バンクアイドル	H	H	H	X	X	X	X	X	X	ノーオペレーション	
	H	H	L	H	X	X	X	X	X	動作コマンド表参照	
	H	H	L	L	H	X	X	X	X	バンクアクティブまたはプリチャージ	
	H	H	L	L	L	H	X	X	X	オートプリチャージ	
	H	H	L	L	L	L	OP CODE			モードレジスタセット	
	H	L	H	X	X	X	X	X	X	動作コマンド表参照	
	H	L	L	H	X	X	X	X	X	動作コマンド表参照	
	H	L	L	L	H	X	X	X	X	動作コマンド表参照	
	H	L	L	L	L	H	X	X	X	セルフリフレッシュ	30
	H	L	L	L	L	L	OP CODE			動作コマンド表参照	
	L	X	X	X	X	X	X	X	X	パワーダウンモード	30
	L	L	X	X	X	X	X	X	X	動作コマンド表参照	
その他	H	H	X	X	X	X	X	X	X	動作コマンド表参照	
	H	L	X	X	X	X	X	X	X	次サイクルからクロックサスペンド	31
	L	H	X	X	X	X	X	X	X	次サイクルからクロックサスペンド終了	
	L	L	X	X	X	X	X	X	X	次サイクルからクロックサスペンド終了	

注28) H: 高レベル入力, L: 低レベル入力, X: 高レベルまたは低レベル入力 (不定状態), V: 高レベルまたは低レベルの規定値入力。

29) CKEが「L」から「H」に遷移することにより、CLKピンおよび他の入力が非同期に再活性化する。モード終了以外の全てのコマンドより前に最小のセットアップ時間を満足させる必要がある。

30) パワーダウンモードおよびセルフリフレッシュモードに入るためには、事前に全てのバンクを非活性化(アイドル)状態にしておく必要がある。

31) 動作コマンド表で定義されたコマンドでなければならない。

32) tsREXを満足させる必要がある。

2バンク操作コマンド真理値表 (注33, 34)

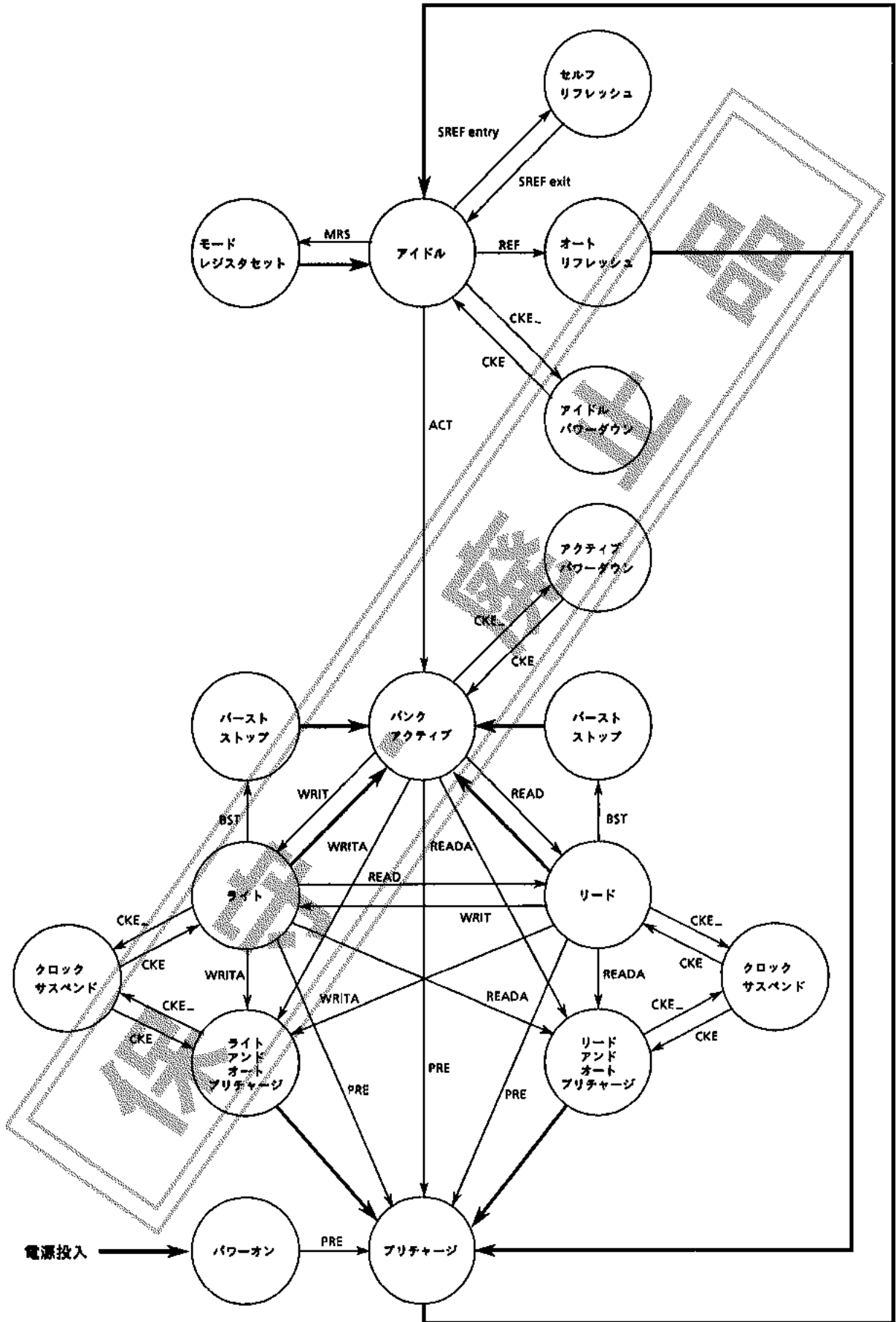
CS	RAS	CAS	WE	A0	A8	A0~A7	動作	前の状態		次の状態	
								BANK0	BANK1	BANK0	BANK1
H	X	X	X	X	X	X	DESL	Any	Any	Any	Any
L	H	H	H	X	X	X	NOP	Any	Any	Any	Any
L	H	H	L	X	X	X	BST	R/W/A	I/A	A	I/A
								I	I/A	I	I/A
								I/A	R/W/A	I/A	A
								I/A	I	I/A	I
L	H	L	H	H	H	CA	READ	I/A	R/W/A	I/A	RP
				H	H	CA		R/W	A	A	RP
				H	L	CA		I/A	R/W/A	I/A	R
				H	L	CA		R/W	A	A	R
				L	H	CA		R/W/A	I/A	RP	I/A
				L	H	CA		A	R/W	RP	A
				L	L	CA		R/W/A	I/A	R	I/A
				L	L	CA		A	R/W	R	A
L	H	L	L	H	H	CA	WRITE	I/A	R/W/A	I/A	WP
				H	H	CA		R/W	A	A	WP
				H	L	CA		I/A	R/W/A	I/A	W
				H	L	CA		R/W	A	A	W
				L	H	CA		R/W/A	I/A	WP	I/A
				L	H	CA		A	R/W	WP	A
				L	L	CA		R/W/A	I/A	W	I/A
				L	L	CA		A	R/W	W	A
L	L	H	H	H	RA	RA	ACT	Any	I	Any	A
				L	RA	RA		I	Any	A	Any
L	L	H	L	X	H	X	PRE	R/W/A/I	I/A	I	I
				X	H	X		I/A	R/W/A/I	I	I
				H	L	X		I/A	R/W/A/I	I/A	I
				H	L	X		R/W/A/I	I/A	R/W/A/I	I
				L	L	X		R/W/A/I	I/A	I	I/A
				L	L	X		I/A	R/W/A/I	I	R/W/A/I
L	L	L	H	X	X	X	REP	I	I	I	I
L	L	L	L	OPCODE			MRS	I	I	I	I

注33) H: 高レベル入力, L: 低レベル入力, X: 高レベルまたは低レベル入力 (不定状態), V: 高レベルまたは低レベルの規定値入力, RA: ロウアドレス, CA: カラムアドレス

34) デバイスの状態を示す略語は下記の通りである。

- I : アイドル (非活性化) 状態
- A : ロウアクティブ (活性化) 状態
- R : リード
- W : ライト
- RP : リード&オートプリチャージ
- WP : ライト&オートプリチャージ
- Any : 任意の状態

簡易状態遷移図



—————> コマンド実行終了後に自動的に遷移
 - - - - -> コマンド入力による遷移

電源投入時のデバイスの初期化 (パワーオンシーケンス)

LC384161Tは汎用DRAM同様、電源投入したあとに所定のパワーオンシーケンスを実行してデバイスの初期化を行う必要がある。電源投入後、V_{CC}、V_{CCQ}が所定の電圧に到達してからCKEピンとDQMピンを「H」にして100 μ sを保持する。その後プリチャージコマンドを実行して全てのバンクをプリチャージする。次にオートリフレッシュコマンドを2回実行し、モードレジスタセットコマンドを実行してデバイスの動作モードを定義する。

モードレジスタの設定

モードレジスタの設定は、モードレジスタセットコマンドを実行することにより行うことができる。このコマンドでは、A0~A7, A8, A9ピンがこのレジスタをセットするためのデータ入力ピンとなり、デバイス内部のオペコードとなる。オペコードは4つのフィールドを持ち、その内訳は下記の通りである。

入力ピン	フィールド
A9, A8, A7	オプション
A6, A5, A4	$\overline{\text{CAS}}$ レイテンシ
A3	バーストタイプ
A2, A1, A0	バースト長

また、モードレジスタセットコマンドは全てのバンクがアイドル(非活性化)状態の時のみ実行可能である。モードレジスタセットコマンド実行後、少なくとも2サイクル以降に次のコマンドを実行すること。

$\overline{\text{CAS}}$ レイテンシ

リード時において、リードコマンド実行からデータの出力までの遅れは $\overline{\text{CAS}}$ レイテンシで規定され、モードレジスタセットコマンドで設定することができる。最適な $\overline{\text{CAS}}$ レイテンシはクロックの周波数で決定される。クロックの動作周波数と $\overline{\text{CAS}}$ レイテンシの関係は7ページの動作周波数とレイテンシの関係の項目を参照すること。モードレジスタの設定方法は次ページの表を参照すること。

バースト長

リードまたはライトコマンド実行時、一度アドレス入力するだけでデバイス内部でこれをスタートアドレスとし、次からのアドレスをデバイス内部で自動発生することにより、データを連続して入出力することができる。このコマンド実行時に連続する入出力データの数はバースト長で規定され、モードレジスタセットコマンドで設定することができる。LC384161Tではバースト長を、1, 2, 4, 8またはフルページに設定することが可能である。モードレジスタの設定方法は次ページの表を参照すること。

バーストタイプ

リードまたはライトコマンド実行のバーストデータの順序はバーストタイプで規定され、モードレジスタセットコマンドで設定することができる。LC384161Tではバーストタイプは、シーケンシャルモードまたはインタリーブモードに設定することが可能である。モードレジスタの設定方法は次ページの表を参照すること。それぞれのモードでの入出力データの順序については21ページのバースト長とカラムアドレスのシーケンスの項目を参照すること。

モードレジスタ

9	8	7	6	5	4	3	2	1	0
0	0	0	LT	MODE	BT	BL			

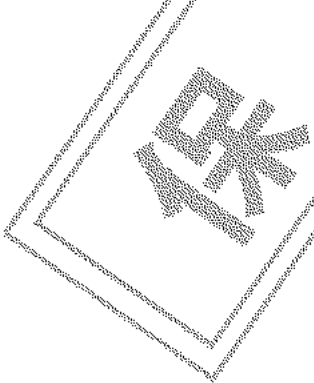
Address Bus
Mode Register (Mx)

バースト長	M2	M1	M0	シーケンシャル	インタリーブ
	0	0	0	1	Reserved
	0	0	1	2	2
	0	1	0	4	4
	0	1	1	8	8
	1	0	0	Reserved	Reserved
	1	0	1	Reserved	Reserved
	1	1	0	Reserved	Reserved
	1	1	1	Full Page	Reserved

バーストタイプ	M3	タイプ
	0	シーケンシャル
1	インタリーブ	

レイテンシモード	M6	M5	M4	CASレイテンシ
	0	0	0	Reserved
	0	0	1	1
	0	1	0	2
	0	1	1	3
	1	0	0	Reserved
	1	0	1	Reserved
	1	1	0	Reserved
1	1	1	Reserved	

M9	M8	M7	M0~M6	機能
0	0	0	Defined	モードレジスタセット
0	0	1	Defined	JEDEC スタンダードテストセット
1	0	0	Defined	バーストリード&シングルライト
-	-	-	-	その他は未定



バースト長とカラムアドレスのシーケンス

バースト長	カラムアドレス A2 A1 A0	アドレスシーケンス	
		シーケンシャル	インタリーブ
2	× × 0	0-1	0-1
	× × 1	1-0	1-0
4	× 0 0	0-1-2-3	0-1-2-3
	× 0 1	1-2-3-0	1-0-3-2
	× 1 0	2-3-0-1	2-3-0-1
	× 1 1	3-0-1-2	3-2-1-0
8	0 0 0	0-1-2-3-4-5-6-7	0-1-2-3-4-5-6-7
	0 0 1	1-2-3-4-5-6-7-0	1-0-3-2-5-4-7-6
	0 1 0	2-3-4-5-6-7-0-1	2-3-0-1-6-7-4-5
	0 1 1	3-4-5-6-7-0-1-2	3-2-1-0-7-6-5-4
	1 0 0	4-5-6-7-0-1-2-3	4-5-6-7-0-1-2-3
	1 0 1	5-6-7-0-1-2-3-4	5-4-7-6-1-0-3-2
	1 1 0	6-7-0-1-2-3-4-5	6-7-4-5-2-3-0-1
Full Page (256)	n n n	Cn, Cn+1, Cn+2,	なし
		Cn+3, Cn+4,	
	Cn-1 (Cn+255),	
		Cn (Cn+256),	

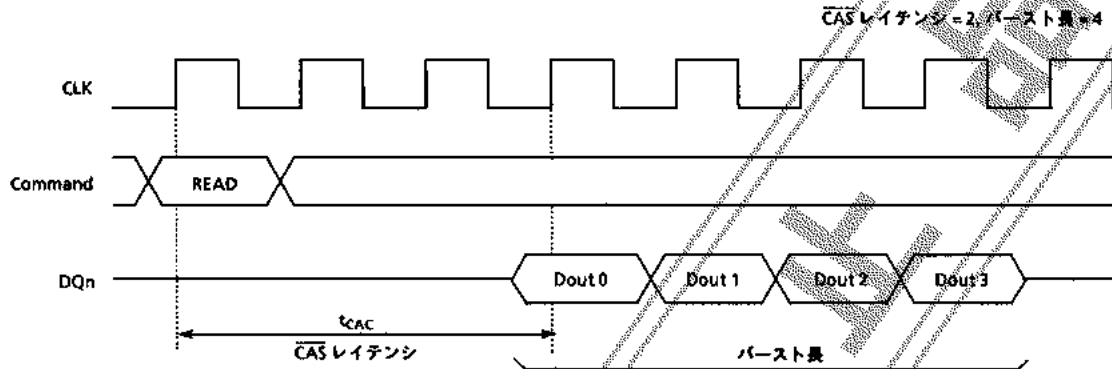
Full Page時のバースト長は、256です。

バンクセレクトとプリチャージのアドレスの割り付け

R O W	X0	-	ロウアドレス	
	X1	-	ロウアドレス	
	X2	-	ロウアドレス	
	X3	-	ロウアドレス	
	X4	-	ロウアドレス	
	X5	-	ロウアドレス	
	X6	-	ロウアドレス	
	X7	-	ロウアドレス	
	X8	0	選択したバンクのプリチャージ	(プリチャージ時)
1		全バンクのプリチャージ	(プリチャージ時)	(アクティブ時)
X9	0	バンク0の選択 (アクティブ, プリチャージ時)		
	1	バンク1の選択 (アクティブ, プリチャージ時)		
C O L U M N	Y0	-	カラムアドレス	
	Y1	-	カラムアドレス	
	Y2	-	カラムアドレス	
	Y3	-	カラムアドレス	
	Y4	-	カラムアドレス	
	Y5	-	カラムアドレス	
	Y6	-	カラムアドレス	
	Y7	-	カラムアドレス	
	Y8	0	オートプリチャージをしない	
1		オートプリチャージを行う		
Y9	0	バンク0の選択 (リード, ライト時)		
	1	バンク1の選択 (リード, ライト時)		

バーストリード

リードコマンドを実行することによりリードサイクルが開始される。リードコマンド実行時に与えるアドレスをスタートアドレスとして、最初にこれに対応したデータがクロックに同期してCASレイテンシ後に出力される。次からはクロックに同期して、デバイス内部で自動発生されたアドレスに対応したデータが出力される。出力バッファはリードコマンド後、(CASレイテンシ-1)サイクル後に低インピーダンスになり、最後のデータ出力後自動的に高インピーダンスになる。ただし、バースト長がフルページの時は例外となり、バーストストップコマンドを実行することにより、出力バッファを高インピーダンスにすることができる。また、U/LDQMピンに与える信号により上位バイト、下位バイト独立して出力データのマスク制御することが可能である。この時の遅れ期間(t_{QMD})はCASレイテンシに関係なく2である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。

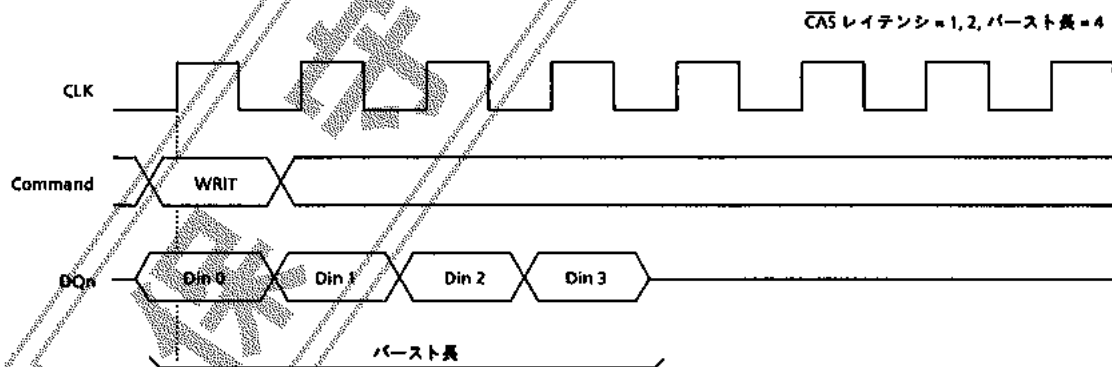


A05444

バーストライト

ライトコマンドを実行することによりライトサイクルが開始される。ライトコマンド実行時に与えるアドレスをスタートアドレスとし、同時にこれに対応したデータをクロックに同期して入力する。次からはクロックに同期して順次データを入力する。この時デバイス内部で自動発生されたアドレスにデータが書込まれる。所定のバースト長で決められたクロックでこのサイクルは自動的に終了するが、バースト長がフルページの時は例外となり、バーストストップコマンドを実行することにより、ライトサイクルが終了する。DQピンにデータを入力するレイテンシはCASレイテンシに関係なく0であるが、最後のデータ入力後デバイス内部でライトが終了するための期間(ライトリカバリ: t_{DPL})が必要である。

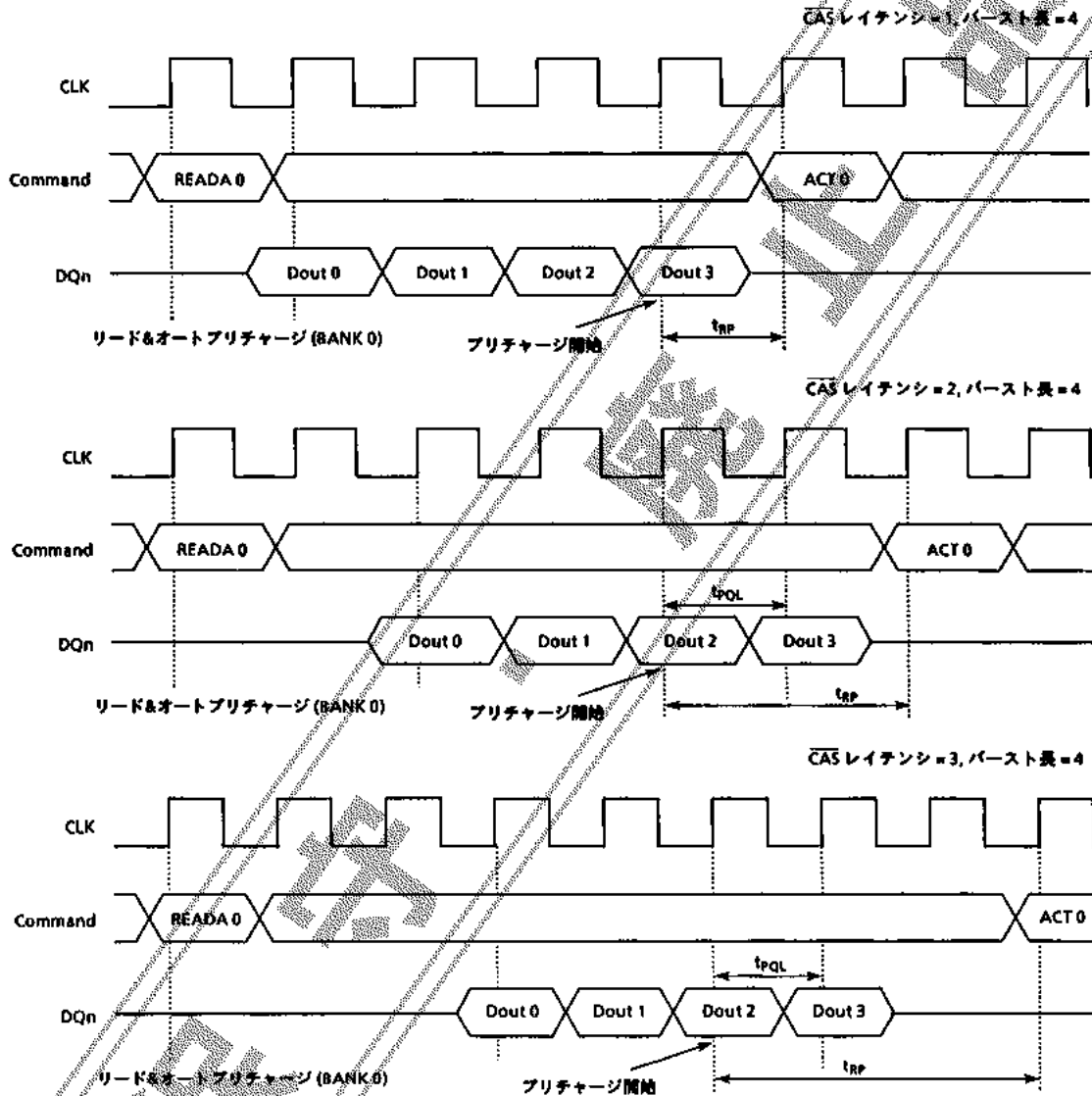
また、U/LDQMピンに与える信号により上位バイト、下位バイト独立して入力データのマスク制御することが可能である。この時の遅れ期間(t_{QMD})はCASレイテンシに関係なく0である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。



A05445

リード&オートプリチャージ

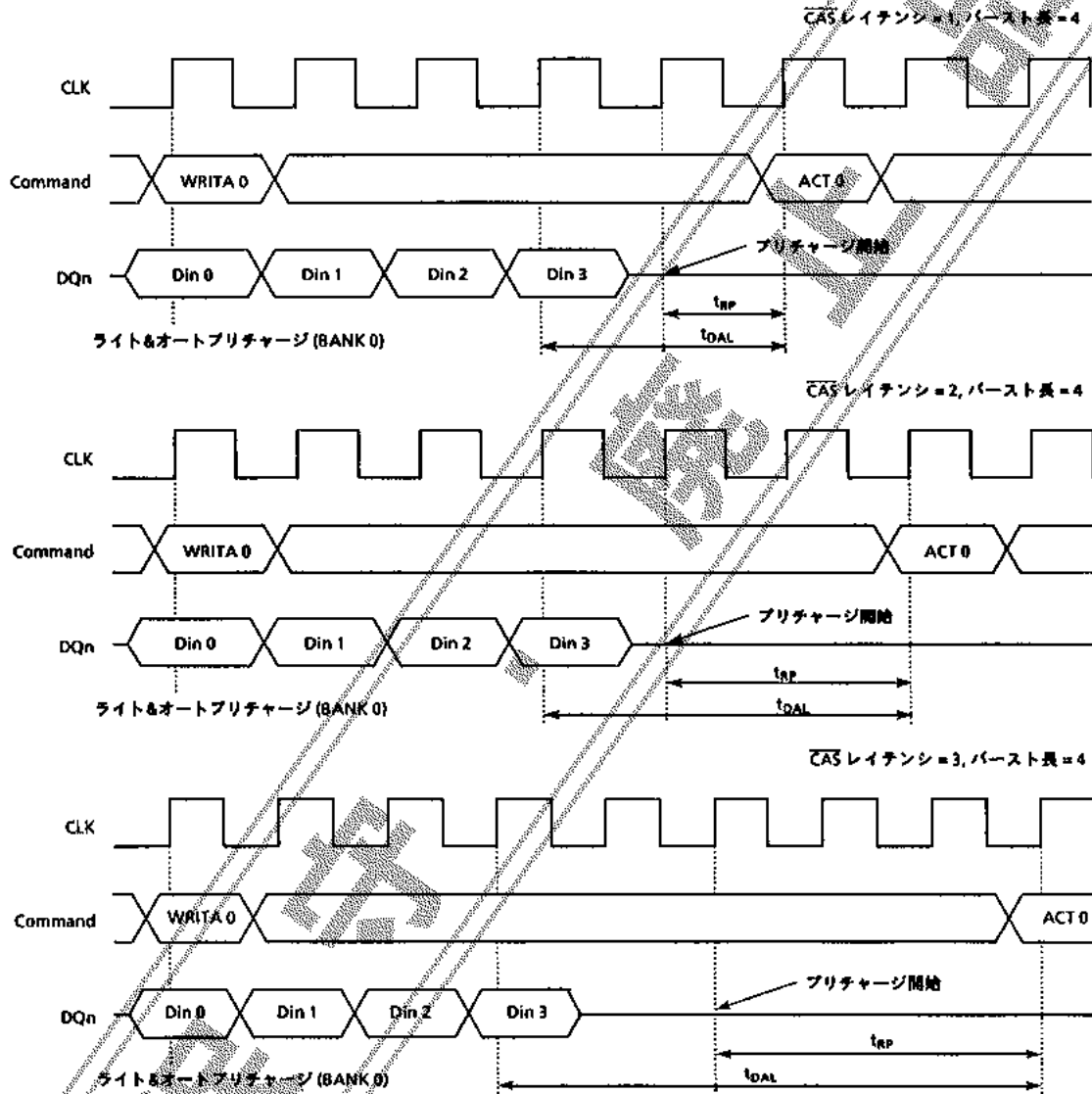
リード&オートプリチャージコマンドを実行するとバーストリード実行後、自動的に選択されたバンクはプリチャージ状態に入る。プリチャージ終了後はアイドル状態になる。したがって、このコマンドを用いれば、リードコマンドとプリチャージコマンドを一度に行うことができる。この時、最後のバーストデータ出力後からプリチャージ開始の遅れ期間 (t_{PQL})は $\overline{\text{CAS}}$ レイテンシにより異なる。 $\overline{\text{CAS}}$ レイテンシ=1の時、最終バーストデータ出力と同時にプリチャージが開始される ($t_{PQL}=0$)、 $\overline{\text{CAS}}$ レイテンシ=2, 3の時、最終バーストデータ出力のひとつ前のクロックでプリチャージが開始される ($t_{PQL}=-1$)。したがって、このプリチャージ開始位置より t_{RP} 後に同一バンクを活性化(アクティブ)することが可能である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。バースト長がフルページの時、このコマンドを実行するとオートプリチャージは無効となる。



A05446

ライト&オートプリチャージ

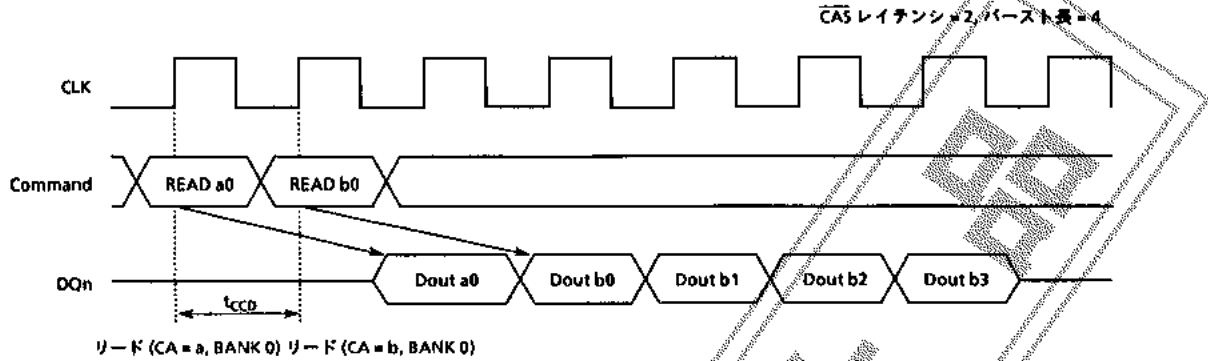
ライト&オートプリチャージコマンドを実行するとバーストライト実行後、自動的に選択されたバンクはプリチャージ状態に入る。プリチャージ終了後はアイドル状態になる。したがって、このコマンドを用いれば、ライトコマンドとプリチャージコマンドを一度に行うことができる。この時、最後のバーストデータ入力後からプリチャージ終了までの遅れ期間 (t_{DAL})はCASレイテンシにより異なる。CASレイテンシ=1,2の時、最終バーストデータ入力から1クロック後にプリチャージが開始され($t_{DAL}=1CLK+t_{RP}$)、CASレイテンシ=3の時、最終バーストデータ入力から2クロック後にプリチャージが開始される($t_{DAL}=2CLK+t_{RP}$)。したがって、 t_{DAL} 後に同一バンクを活性化(アクティブ)することが可能である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。バースト長がフルページの時、このコマンドを実行するとオートプリチャージは無効となる。



A05447

リードコマンドとリードコマンドの間隔

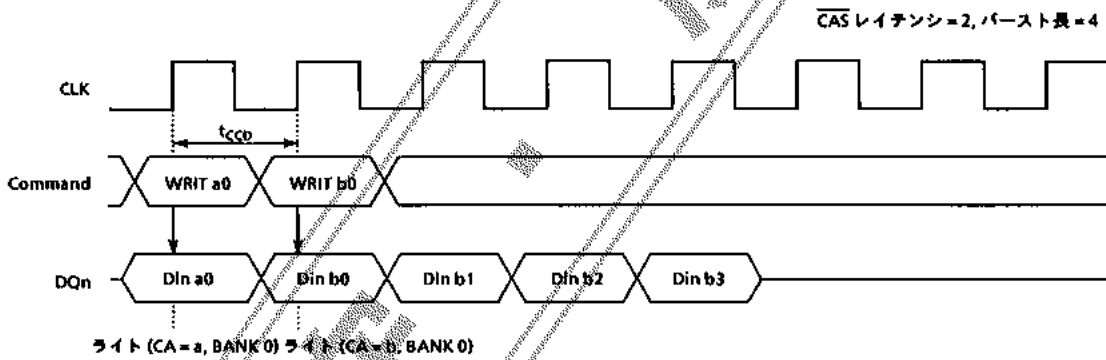
リードサイクル中において、そのサイクルが終了する前に新たにリードコマンドを実行することができる。この時CASレイテンシ後に前のリードコマンドによるデータに代わって新しいリードコマンドに対応するデータが出力される。リードコマンドとリードコマンドの間隔 (t_{CCD}) は少なくとも1クロック必要である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態しておく必要がある。



A05448

ライトコマンドとライトコマンドの間隔

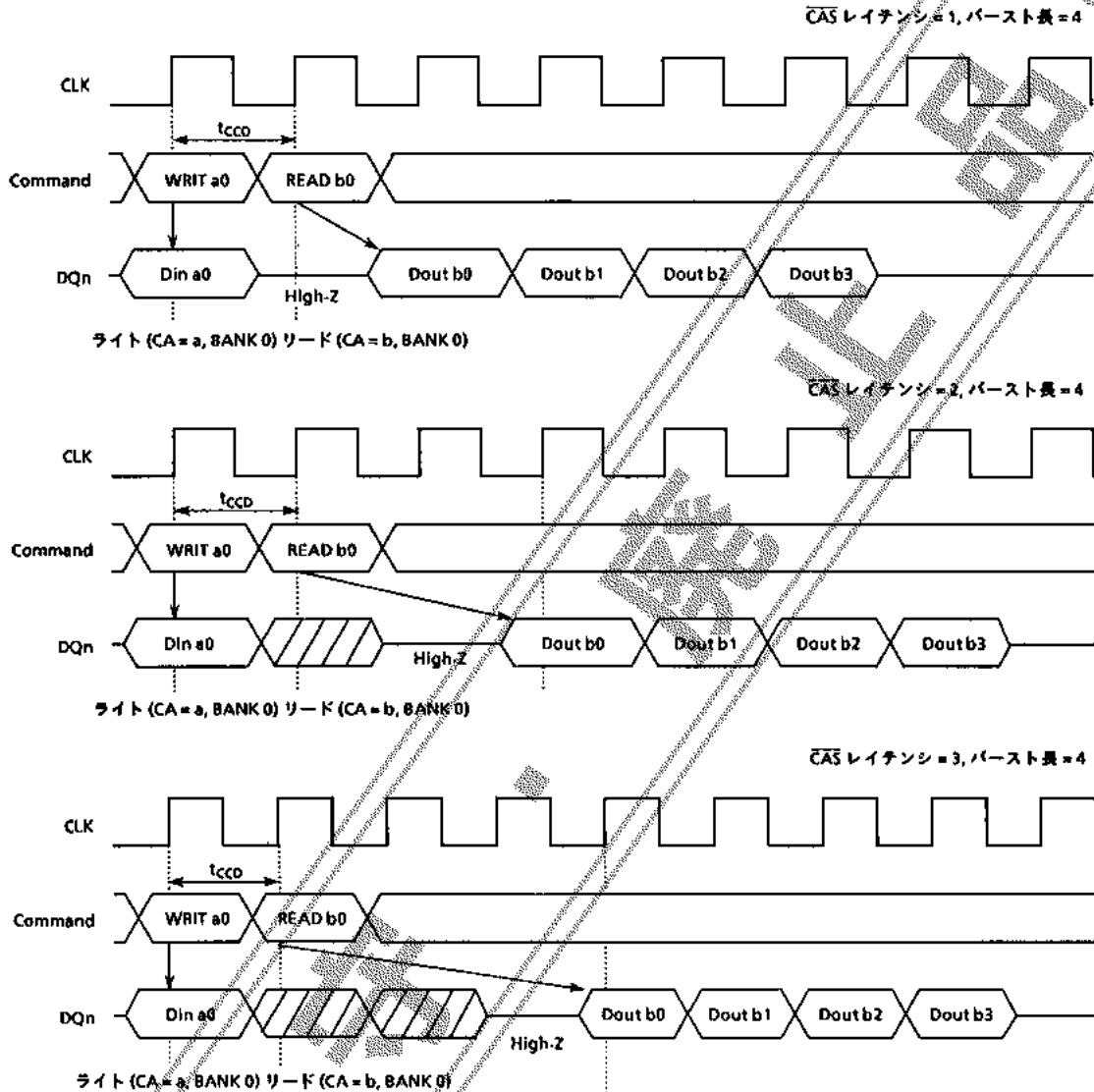
ライトサイクル中において、そのサイクルが終了する前に新たにライトコマンドを実行することができる。新しいライトコマンドを実行した時点で前のライトコマンドに代わって新しいライトコマンドに対応したデータの入力が可能である。ライトコマンドとライトコマンドの間隔 (t_{CCD}) は少なくとも1クロック必要である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態しておく必要がある。



A05449

ライトコマンドとリードコマンドの間隔

ライトサイクル中において、そのサイクルが終了する前に新たにリードコマンドを実行することができる。新しいリードコマンドを実行した時点から $\overline{\text{CAS}}$ レイテンシ後に新しいリードコマンドに対応したデータが出力される。この時少なくとも、データが出力される1クロック前にはDQnピンを高インピーダンスにしておく必要がある。コマンドとコマンドの間隔(t_{CCD})は少なくとも1クロック必要である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。

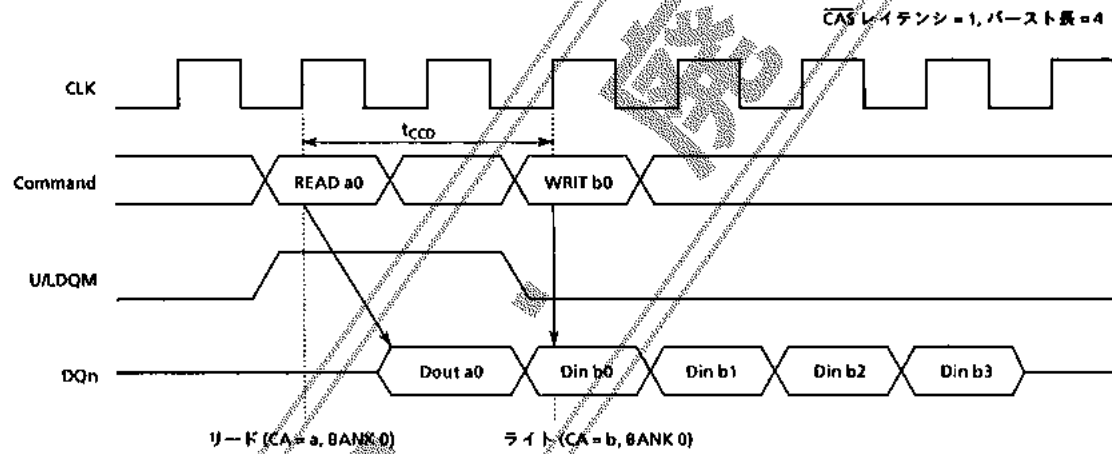
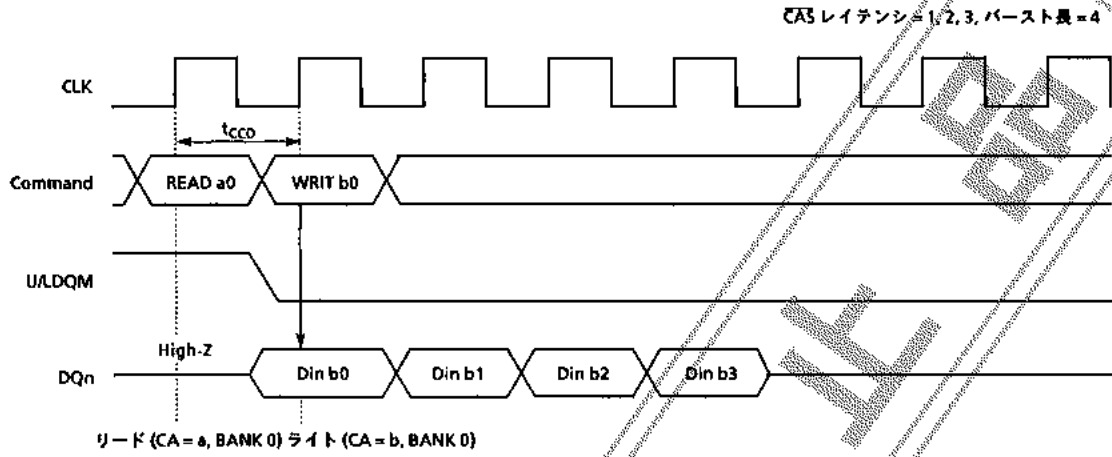


A05450

保

リードコマンドとライトコマンドの間隔

リードサイクル中において、そのサイクルが終了する前にリードコマンドを中断して、新たにライトコマンドを実行することができる。新しくライトコマンドを実行した時点から新しいライトコマンドに対応したデータを入力することが可能である。この時、DQnピンでの入出力の衝突をさけるためにU/LDQMピンを用いてDQnピンのデータ出力をマスクする必要がある。コマンドとコマンドの間隔(t_{CC0})は少なくとも1クロック必要である。このコマンドを実行する前に選択するバンクを活性化(アクティブ)状態にしておく必要がある。



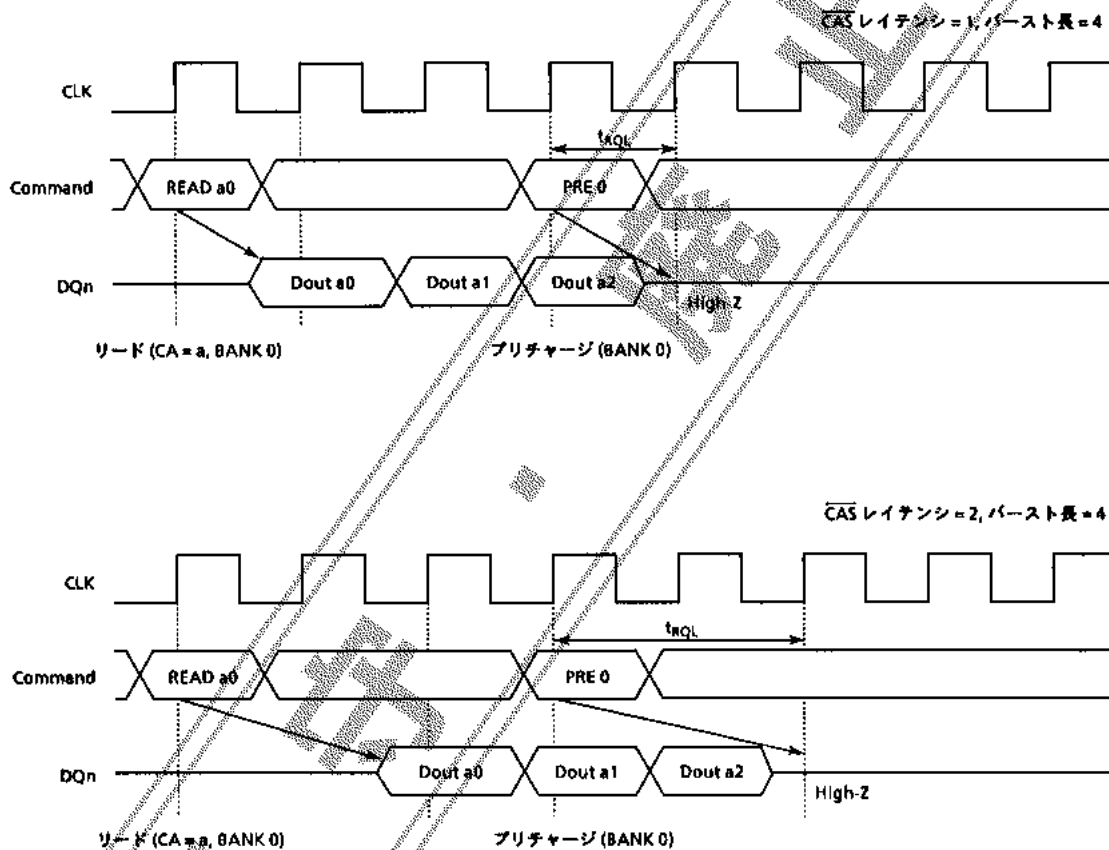
A05451

プリチャージ

プリチャージコマンドはA9ピンで選ばれたバンクをプリチャージ状態にする。このコマンドは同一バンクに対して、アクティブコマンド実行から t_{RAB} min後に実行可能である。プリチャージコマンドを実行し、 t_{RP} 後にそのバンクはアイドル状態になり、再びアクティブコマンドをそのバンクに対して実行することが可能になる。このコマンド実行時に、A8ピンに「L」を入力すると、A9ピンにより選択されたバンクがプリチャージされ、「H」を入力すると全てのバンクが同時にプリチャージされる。この時A9ピンの入力は無効になる。

プリチャージによるリードサイクルの中断

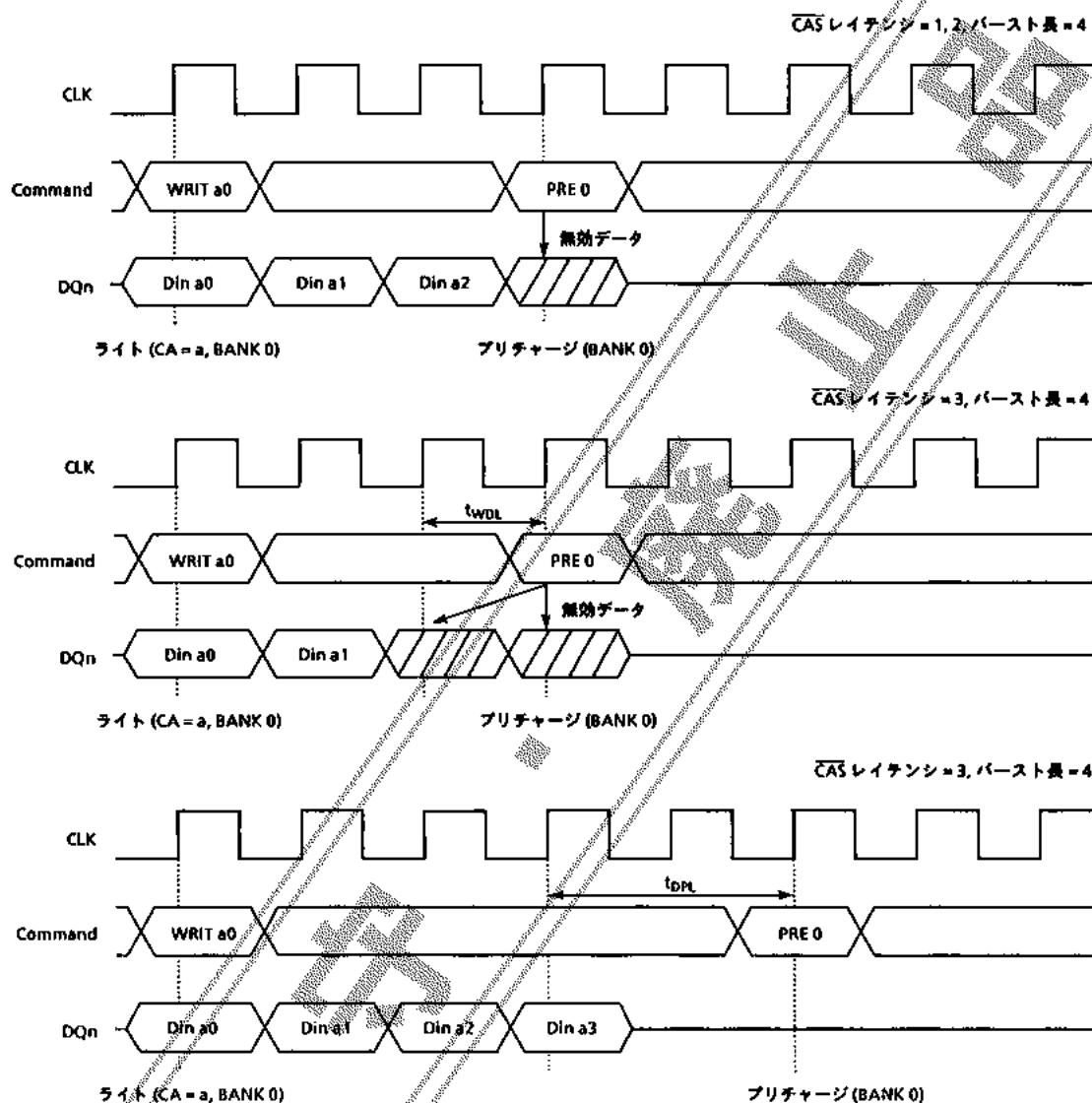
リードサイクル中において、そのサイクルが終了する前にプリチャージコマンドを実行することによりリードサイクルを中断することができる。この時、プリチャージコマンド実行からバースト出力が終了する、すなわち出力が高インピーダンスになるまでの遅れ期間 (t_{RQL})は \overline{CAS} レイテンシ=1の時、1クロックであり、 \overline{CAS} レイテンシ=2,3の時、2クロックである。逆に最後までバーストデータを出力するには、 \overline{CAS} レイテンシ=1の時、最後のバーストデータ出力と同時にそれ以降に、 \overline{CAS} レイテンシ=2,3の時は、1クロック前より後でプリチャージコマンドを実行する必要がある。



A05452

プリチャージによるライトサイクルの中断

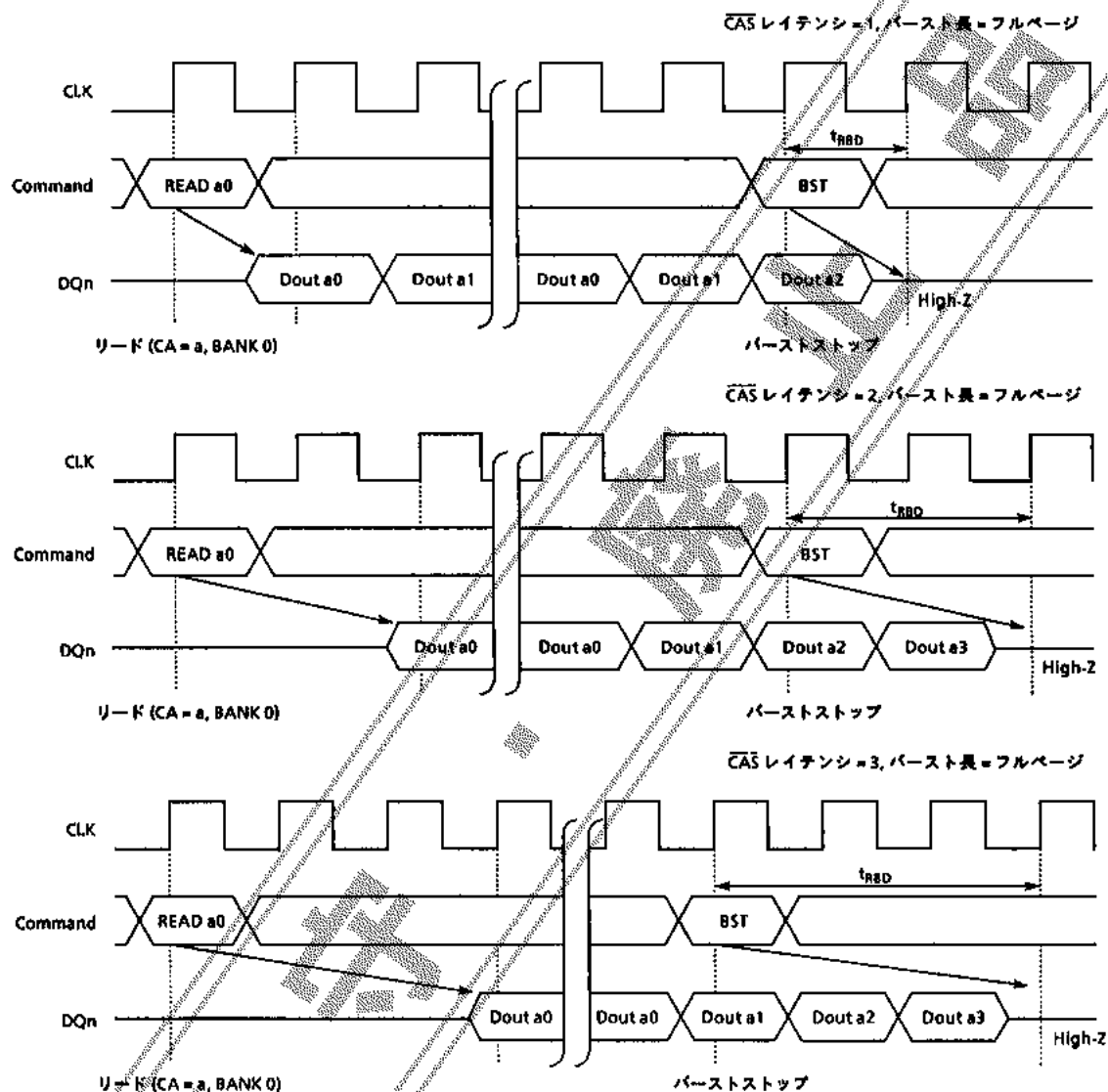
ライトサイクル中において、そのサイクルが終了する前にプリチャージコマンドを実行することによりライトサイクルを中断することができる。この時プリチャージコマンドの実行からバースト入力が無効になるまで、すなわち入力データがデバイスに書込まれない時の遅れ期間 (t_{WDL})は \overline{CAS} レイテンシ=1, 2の時、0クロックであり、 \overline{CAS} レイテンシ=3の時、-1クロックである。逆に最後のバーストデータをデバイスに書込むためには、ライトデータのリカバリのための期間 (t_{DPL})の後にプリチャージコマンドを実行する必要がある。したがって、 \overline{CAS} レイテンシ=1, 2の時、最後のバーストデータ入力以降のクロックタイミングでプリチャージコマンドを実行する必要があり、 \overline{CAS} レイテンシ=3の時は、2クロック以降でプリチャージコマンドを実行する必要がある。



A05453

バーストストップによるリードサイクルの中断 (フルページ)

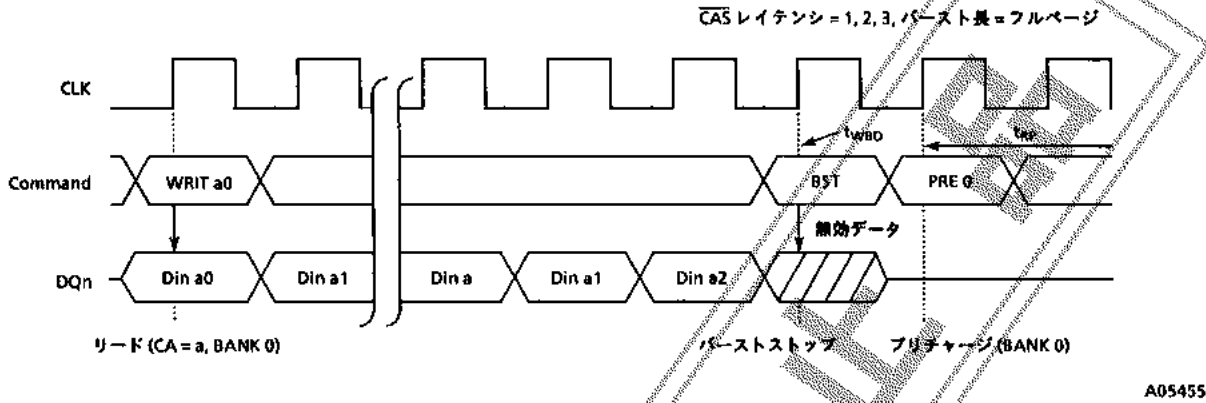
バースト長がフルページのリードサイクル中では、バーストスタートアドレスaからa+255まで連続してデータを出力できる。256サイクル目からは出力データは再びaに戻り、次はa+1, a+2, a+3...と繰り返される。このサイクルを終了するには、バーストストップコマンドを実行する。この後RASサイクル時間 ($t_{RAS\ max}$)以内にプリチャージコマンドを実行する。バーストストップコマンド実行後バースト出力データが止まるまでの期間 (t_{RBD})後、出力が高インピーダンスになる。この期間 (t_{RBD})はCASレイテンシ=1の時、1クロック、CASレイテンシ=2の時、2クロックであり、CASレイテンシ=3の時、3クロックである。



A05454

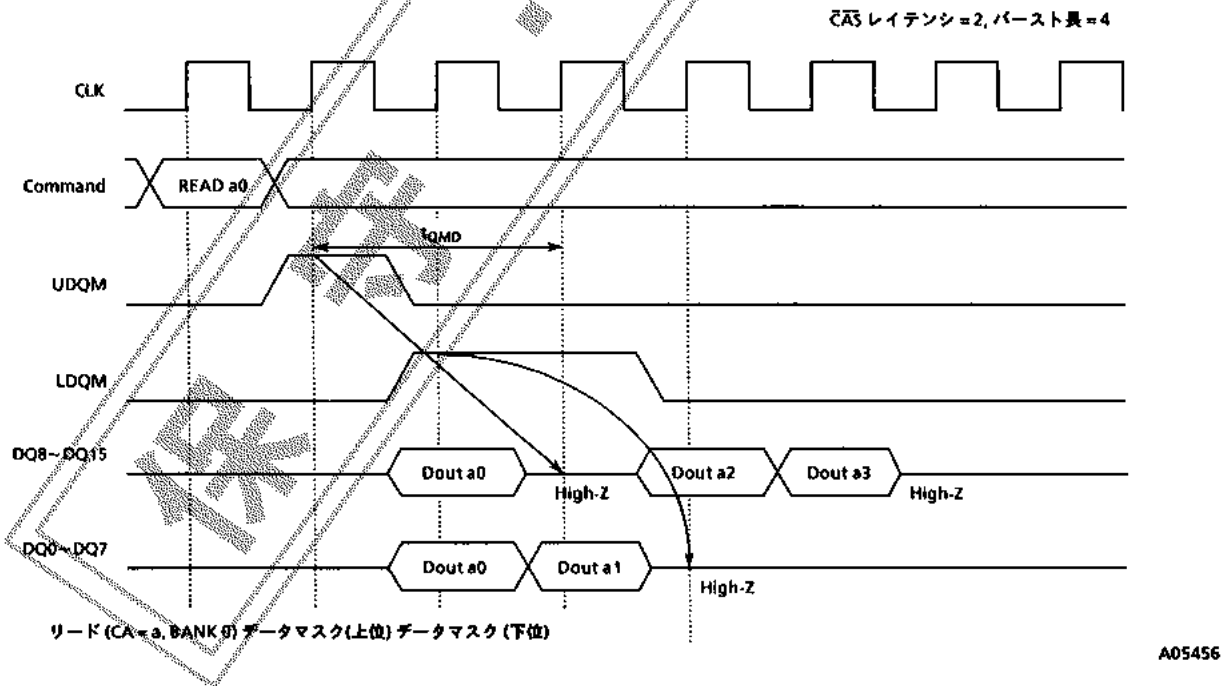
バーストストップによるライトサイクルの中断 (フルページ)

バースト長がフルページのライトサイクル中では、バーストスタートアドレスaからa+255まで連続してデータを入力できる。256サイクル目からは入力データは再びaに戻り、次はa+1, a+2, a+3...と繰り返される。このサイクルを終了するには、バーストストップコマンドを実行する。この後RASサイクル時間 ($t_{RAS\ max}$)以内にプリチャージコマンドを実行すること。バーストストップコマンド実行後バースト入力データが止まる (入力が無効になる)までの期間 (t_{WBD})後、サイクルが終了する。この期間 (t_{WBD})はCASレイテンシにかかわらず0クロックである。



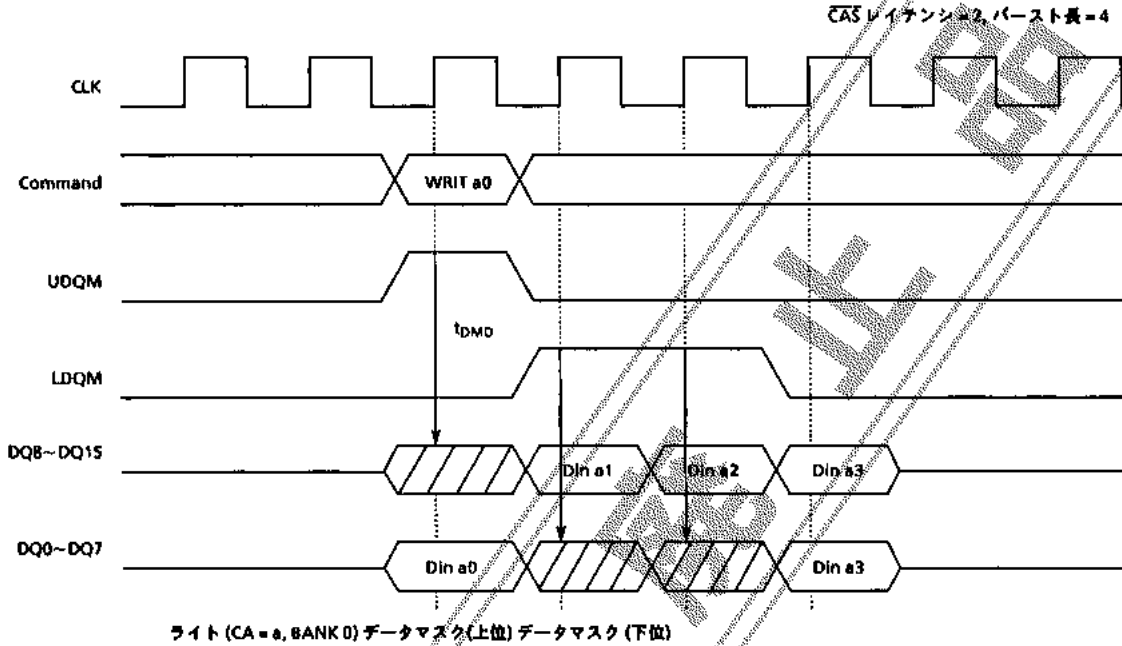
U/LDQMピンによるバーストデータの中断 (リードサイクル)

リードサイクル中に、U/LDQMピンを制御することにより、バースト出力データを一時的に中断 (マスク) することができる。CASレイテンシに関係なく、U/LDQMピンを「H」にすると2クロック後 (t_{QMD})出力は高インピーダンスになる。その後U/LDQMピンを「H」にし続けると出力は高インピーダンス状態を維持し、「L」にすると t_{QMD} 後に再び出力が再開される。この出力の制御はバイト毎に可能で、UDQMピンは上位バイト (DQ8~DQ15)の出力、LDQMピンは下位バイト (DQ0~DQ7)の出力を制御する。U/LDQMピンによる出力制御はデバイスの出力バッファのみを制御するもので内部的にはリードサイクルは継続しており、この間もデバイス内部のバーストカウンタはカウントアップしている。



U/LDQMピンによるバーストデータの中断(ライトサイクル)

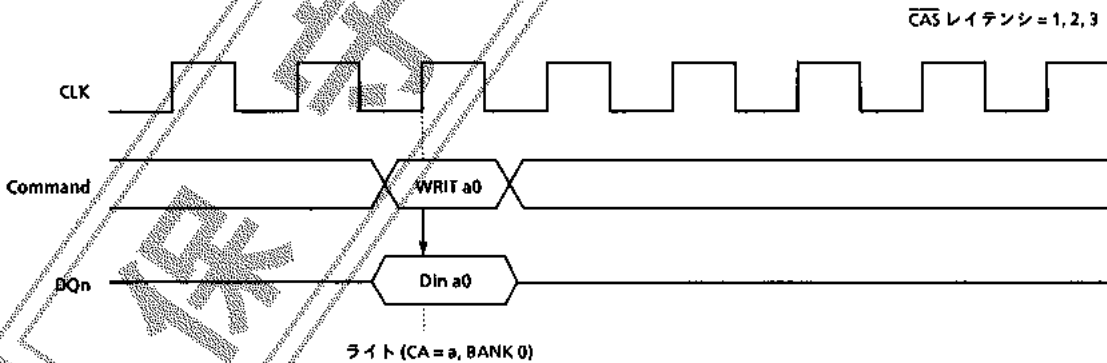
ライトサイクル中に、U/LDQMピンを制御することにより、バースト入力データを一時的に中断(ミュート)することができる。 $\overline{\text{CAS}}$ レイテンシに関係なく、U/LDQMピンを「H」にするとその時に入力される入力データはデバイスに書込まれない。その後U/LDQMピンを「H」にし続けると入力を中断し続け、「L」にすると再び入力を受け付け、デバイスに入力データが書込まれる。この入力の制御はバイト毎に可能で、UDQMピンは上位バイト(DQ8~DQ15)の入力データ、LDQMピンは下位バイト(DQ0~DQ7)の入力データを制御する。U/LDQMピンによる入力制御はデバイスの入力バッファのみを制御するもので内部的にはサイクルは継続しており、この間もデバイス内部のバーストカウンタはカウントアップしている。



A05457

バーストリード&シングルライト

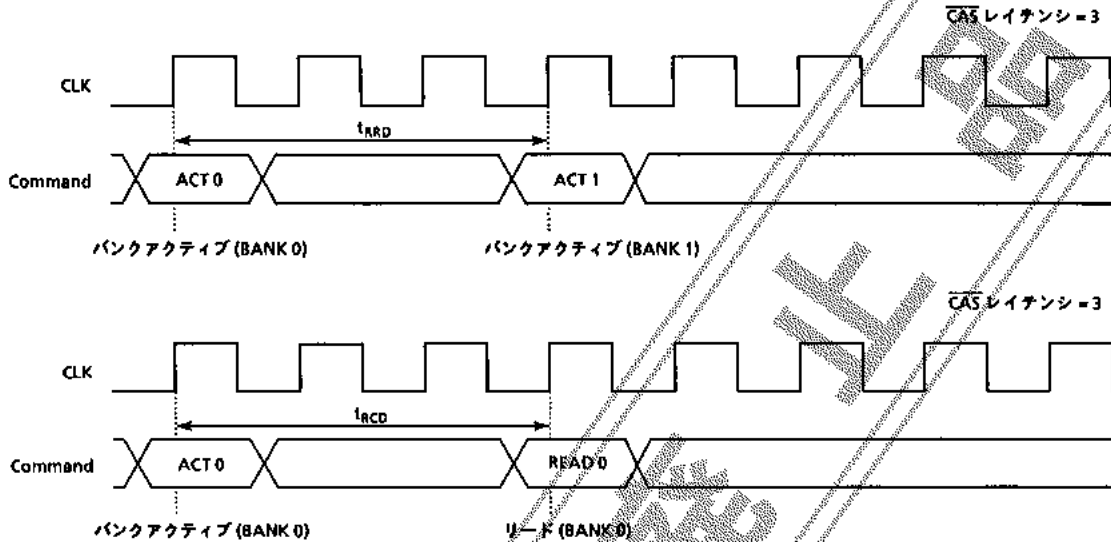
モードレジスタセットコマンドでバーストリード&シングルライトモードを設定することができる。この時は、リードサイクルは通常通りであるが、ライトサイクルはデバイスに対し1サイクルにつき1つのデータのみの書込みとなる。 $\overline{\text{CAS}}$ レイテンシ、DQMレイテンシは通常のモードと同じである。



A05458

バンクアクティブコマンドの間隔

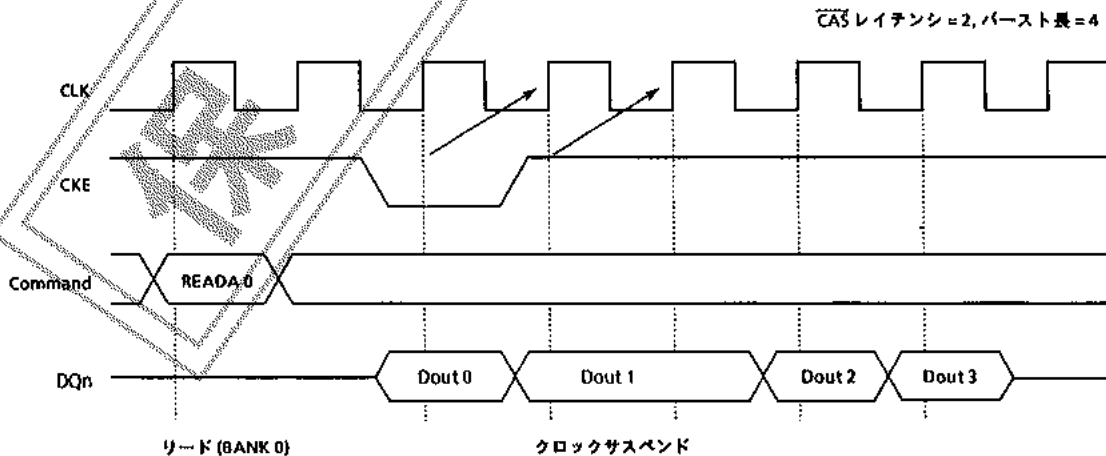
選択したバンクにプリチャージを行い、 t_{RP} 後そのバンクがアイドル状態の時、アクティブコマンドを実行してバンクを活性化(アクティブ)することができる。その時、他のバンクがアイドル状態であれば、 t_{RRD} 後そのバンクに対してもアクティブコマンドを実行することができる。この時2つのバンクが同時に活性化することになる。バンクアクティブコマンドを実行するとRASサイクル時間($t_{RAS\ max}$)以内に必ずそのバンクに対してプリチャージコマンドを実行し、バンクをアイドル状態にする。また $t_{RAS\ min}$ 以内に同じバンクにプリチャージコマンドを実行することはできない。バンクアクティブコマンド実行後、同じバンクに対しては t_{RCD} 後にリードおよびライト(オートプリチャージを含む)コマンドを行うことができる。



A05459

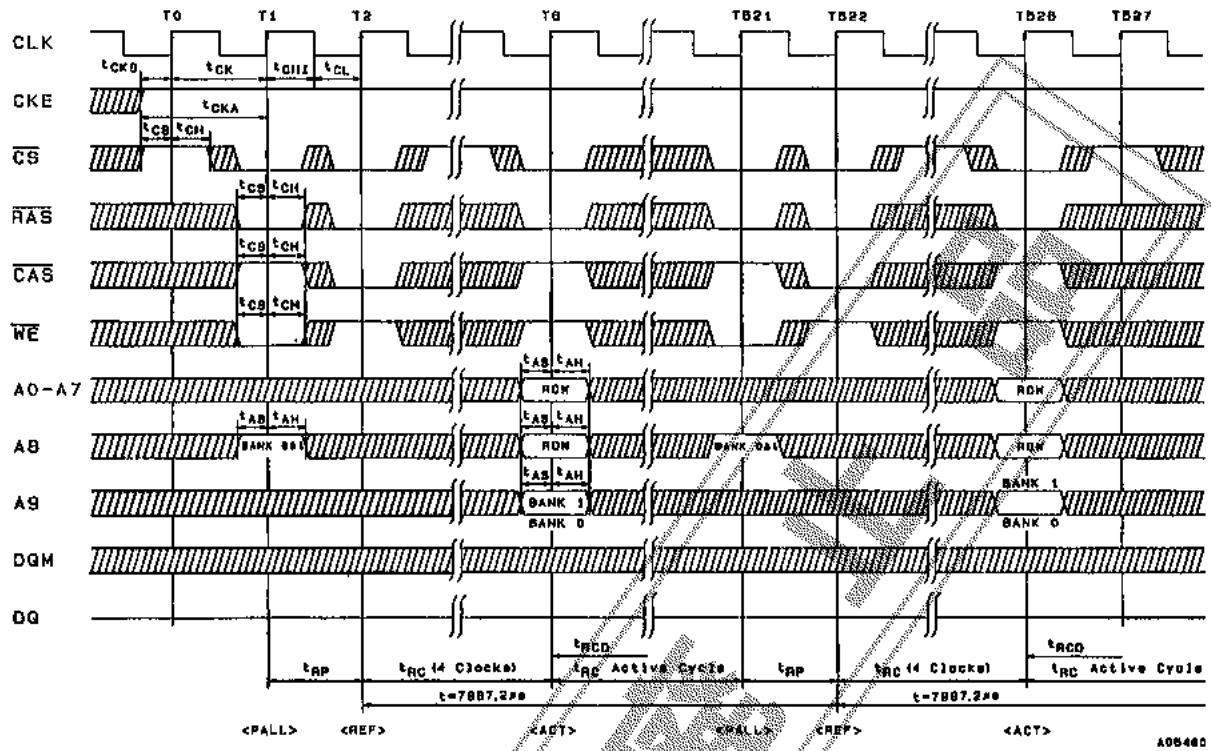
クロックサスペンド

リードまたはライトサイクル中において、CKEピンを「H」から「L」にすると次のCLKの立上りエッジからクロックサスペンドモードが開始される。このコマンドでは、デバイス内部のクロックを停止することにより、デバイスの消費電力を抑えることができる。CKEピンを「L」にしておく限りクロックサスペンドモードが継続され、この時CKEピン以外の入力ピンは無効となり、他の全てのコマンドを実行することはできない。また、デバイス内部状態は保持される。CKEピンを「L」から「H」にすると次のCLKの立上りエッジからクロックサスペンドモードが終了し、デバイスの動作が再開する。この時、次のコマンドを実行するまでに復帰期間(t_{CKA})が必要である。このコマンドでは上記のセルフリフレッシュコマンドと違い、デバイス内部で自動的にリフレッシュを行わないため、リフレッシュサイクル時間(t_{REF})内にリフレッシュを行う必要がある。したがって、クロックサスペンドモードの最大期間はリフレッシュサイクル時間以下となる。

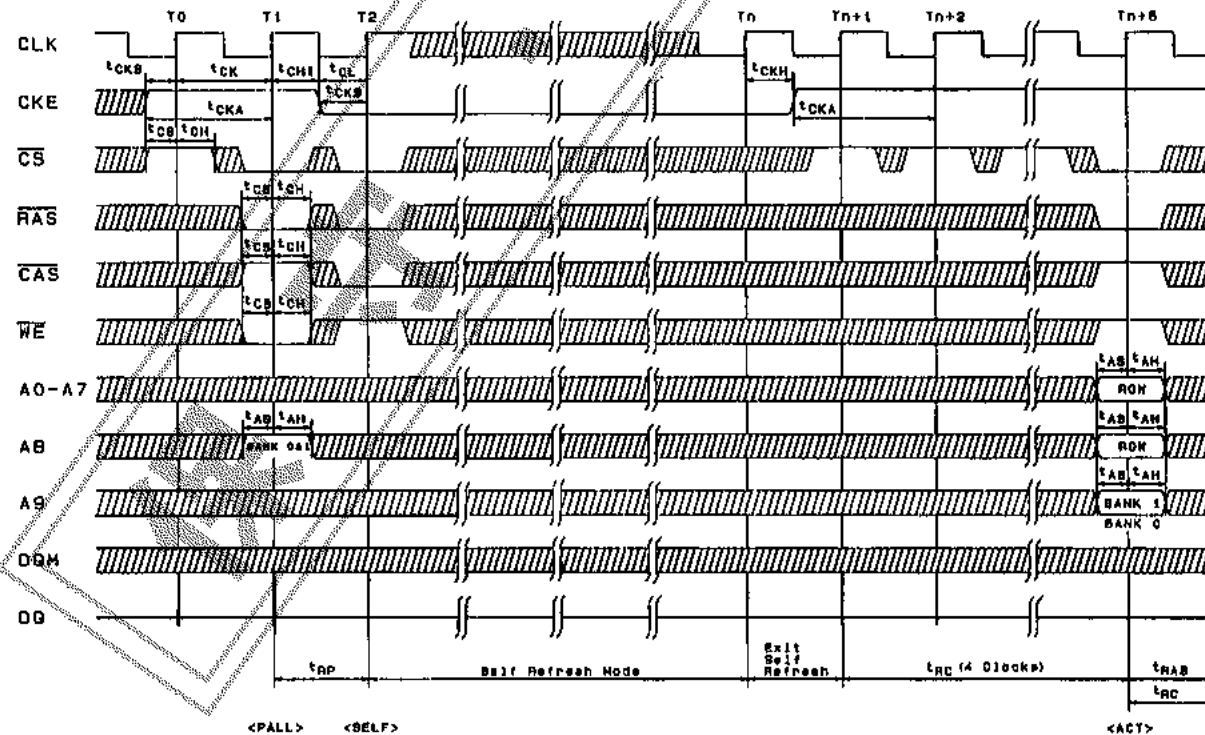


A05460

オートリフレッシュサイクル
 $\overline{\text{CAS}}$ レイテンシ = 1



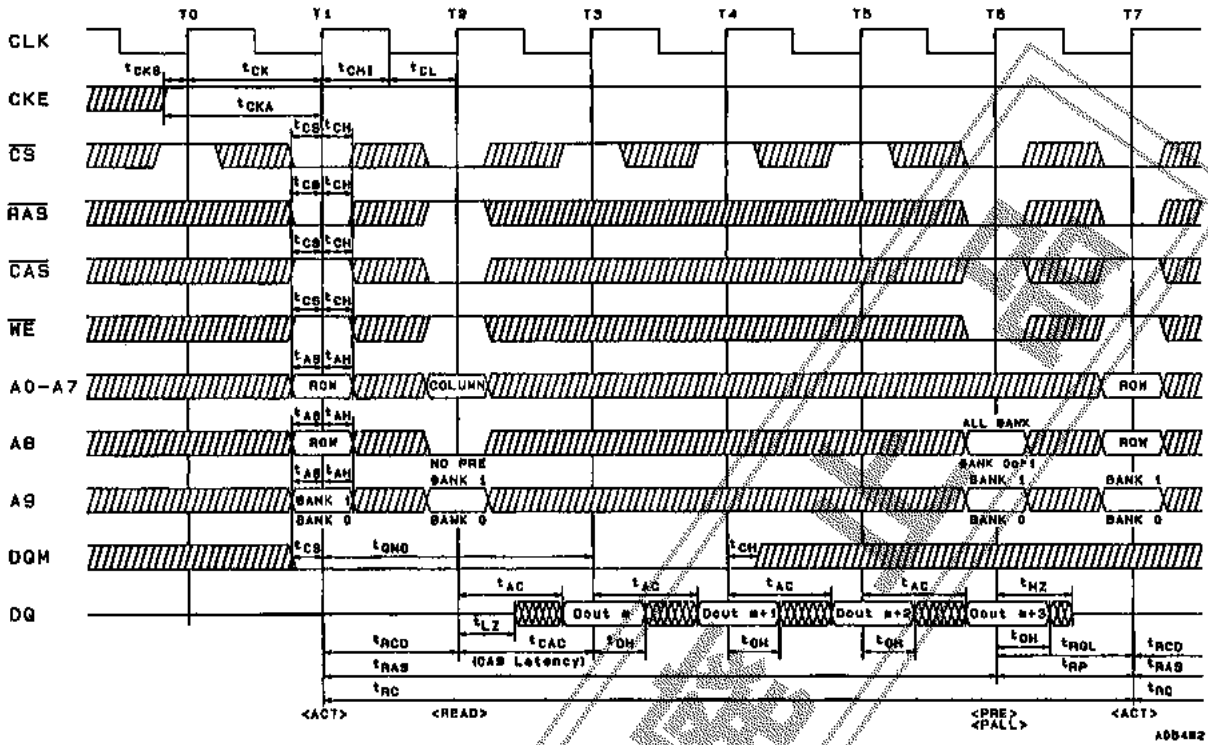
セルフリフレッシュサイクル
 $\overline{\text{CAS}}$ レイテンシ = 1



/// DON'T CARE XXX INVALID DATA

リードサイクル

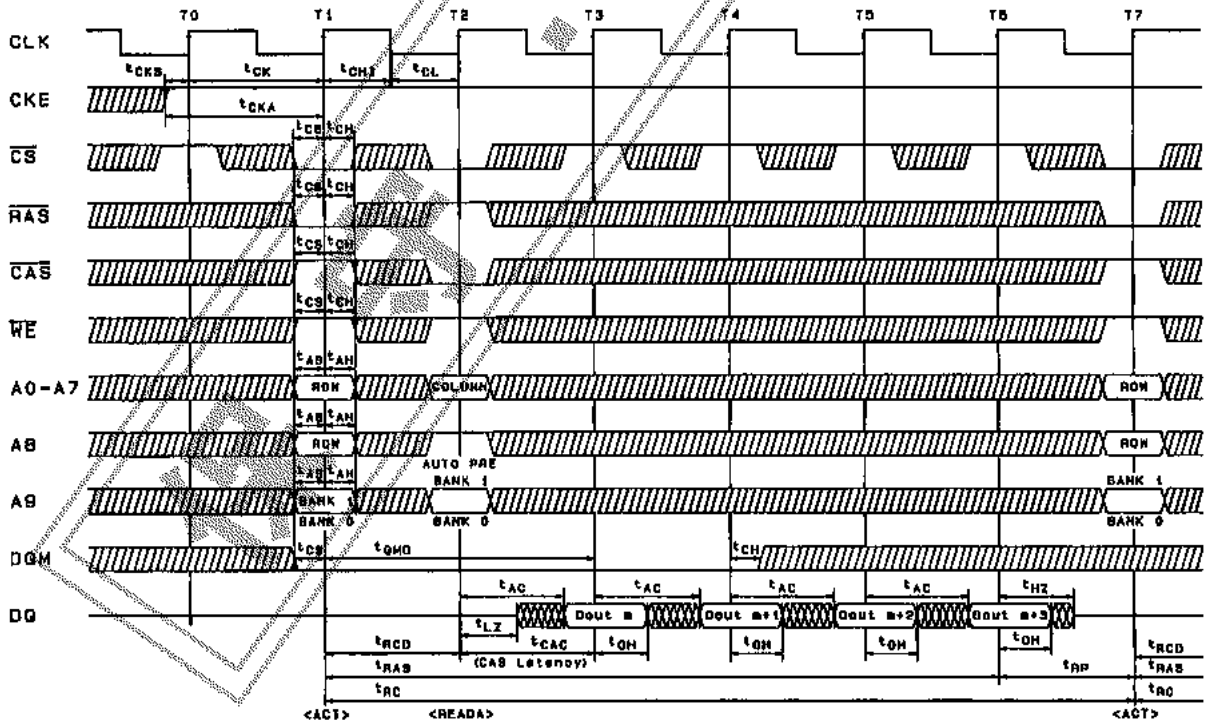
CASレイテンシ=1, パースト長=4



A00402

リードサイクル/オートプリチャージ

CASレイテンシ=1, パースト長=4

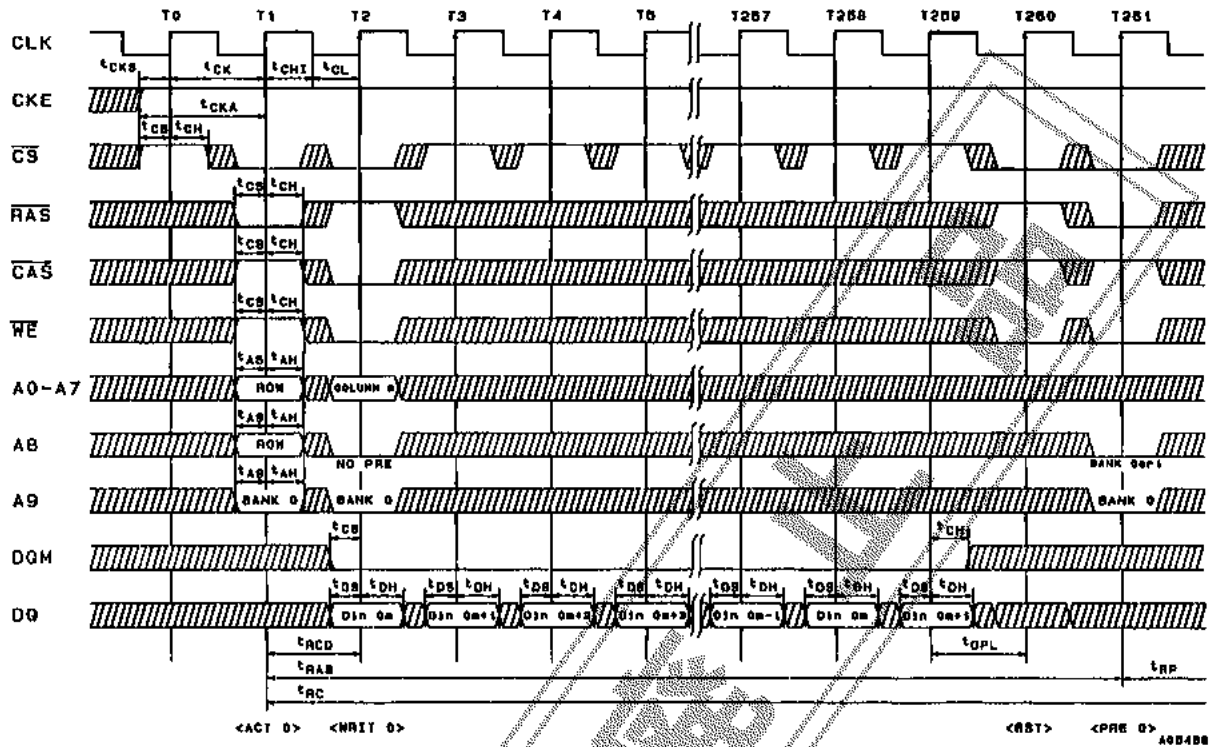


/// DON'T CARE XXX INVALID DATA

A00403

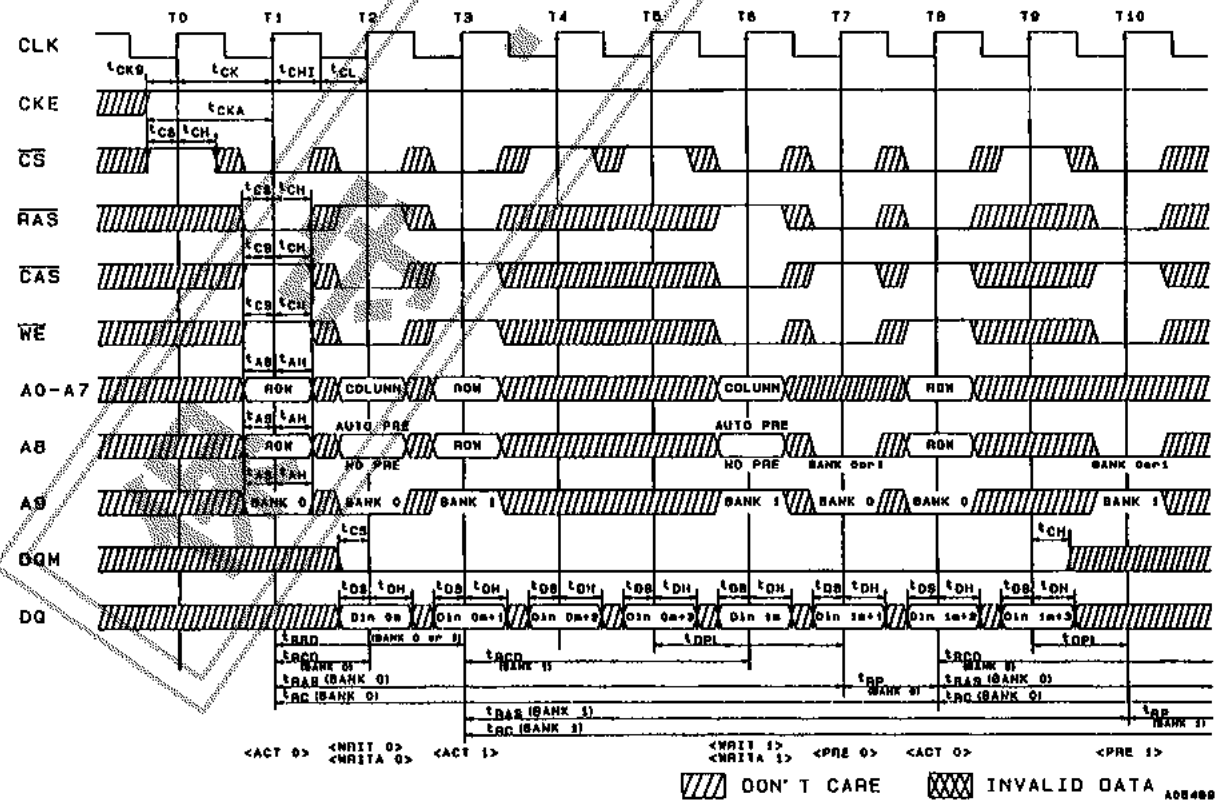
ライトサイクル/フルページ

CAS レイテンシ = 1, バースト長 = Full Page



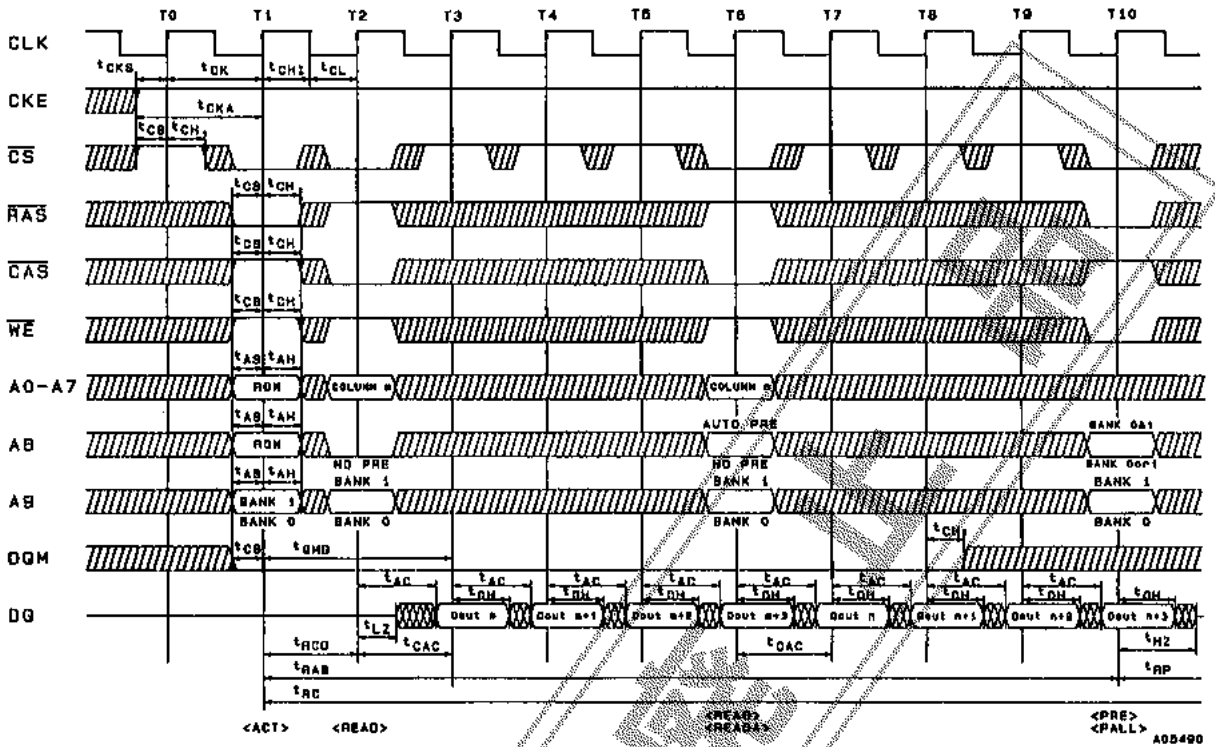
ライトサイクル/ピンポンオペレーション (バンクスイッチング)

CAS レイテンシ = 1, バースト長 = 4



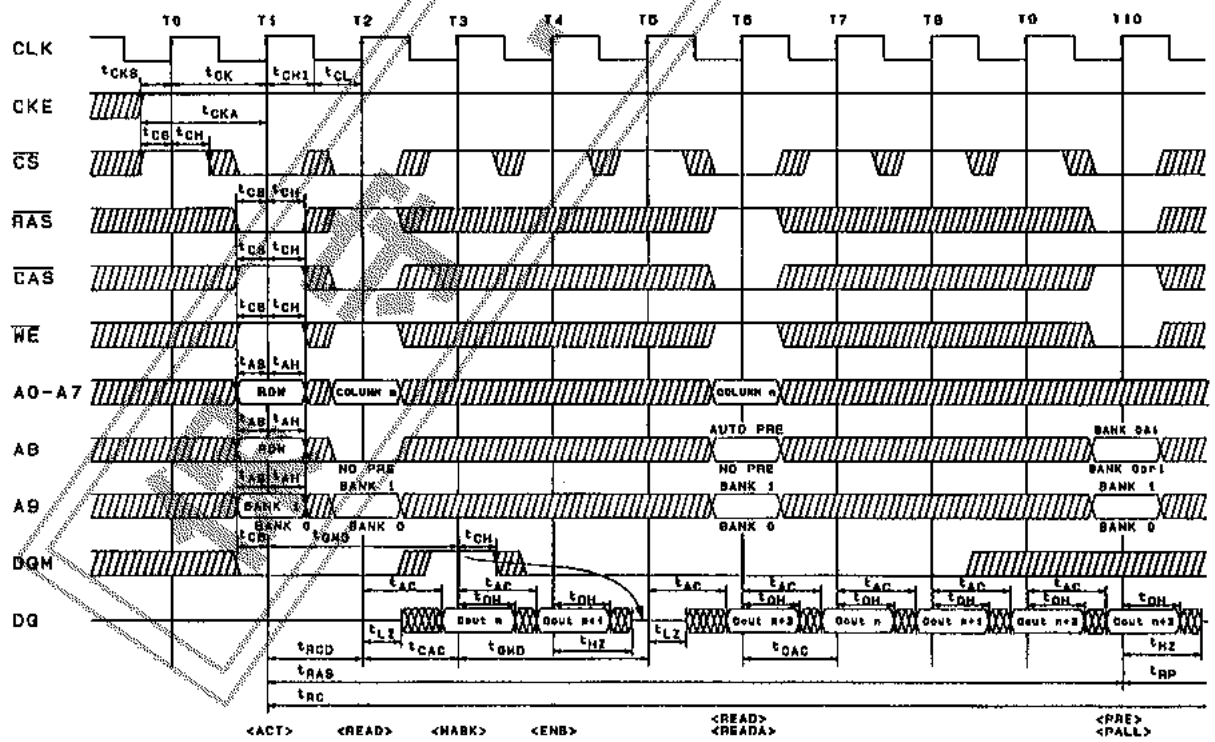
リードサイクル/ページモード

CAS レイテンシ = 1, バースト長 = 4



リードサイクル/ページモード データマスク

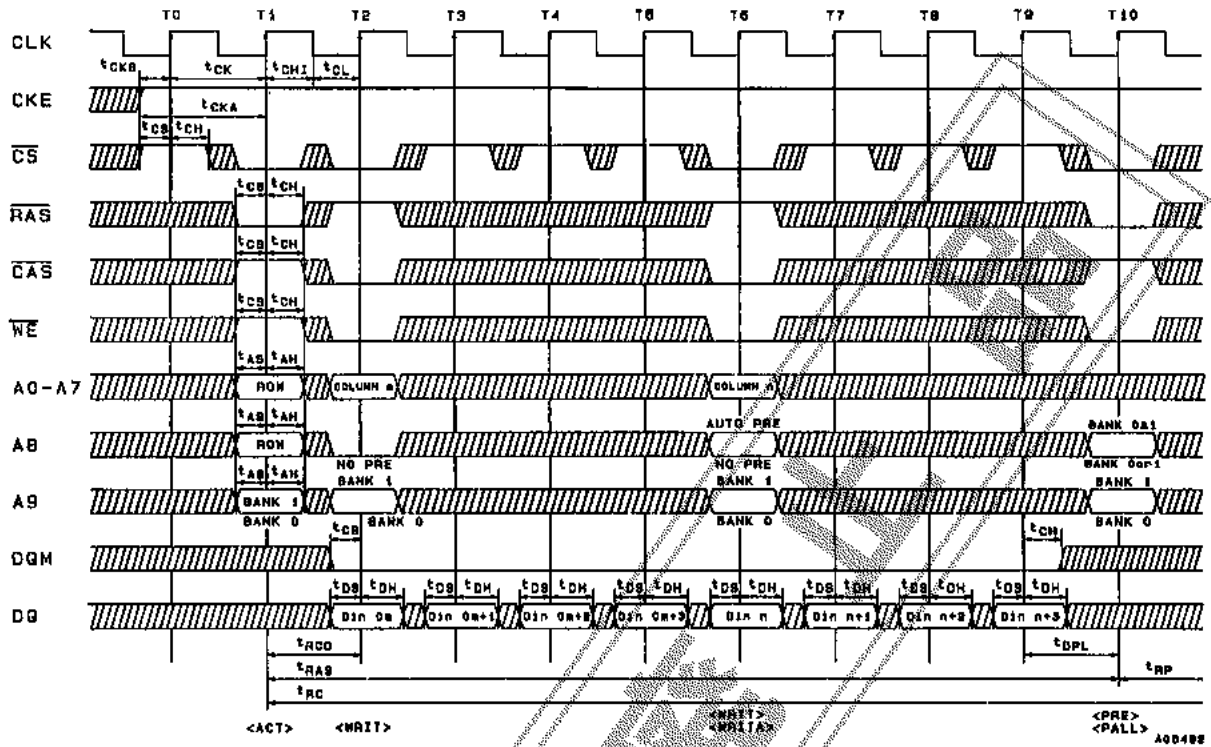
CAS レイテンシ = 1, バースト長 = 4



/// DON'T CARE XXX INVALID DATA

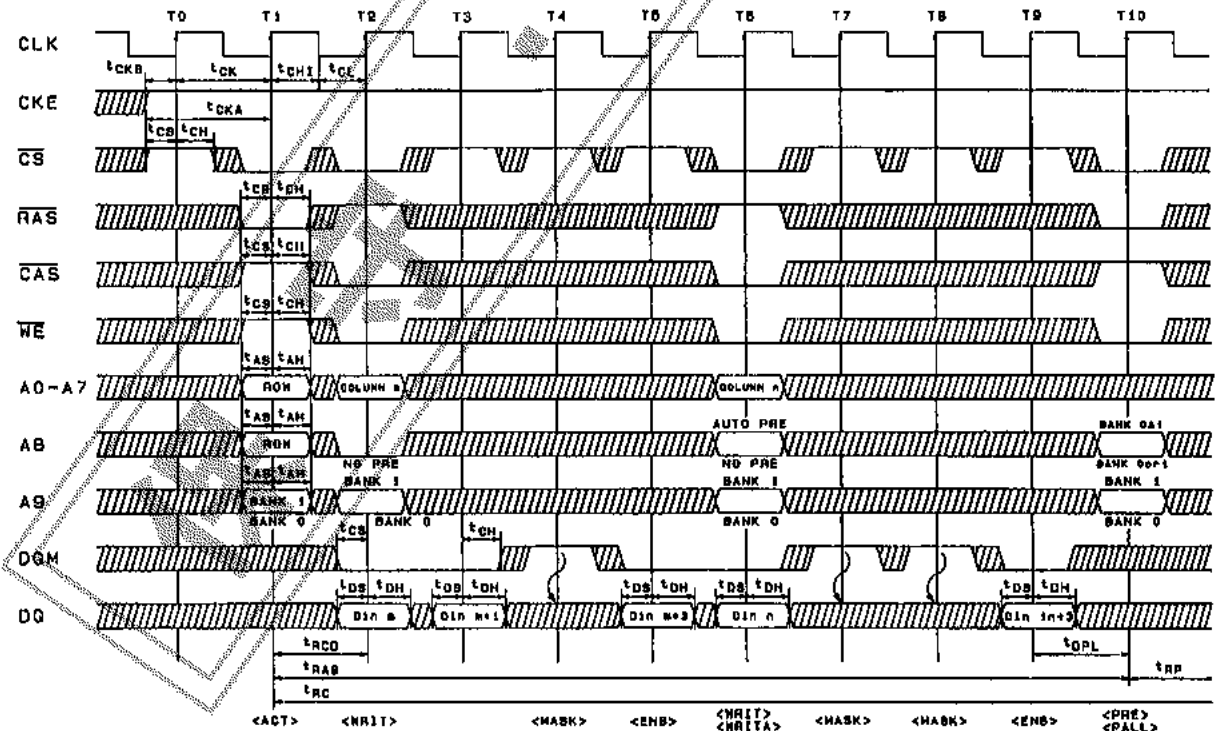
ライトサイクル/ページモード

CAS レイテンシ = 1, バースト長 = 4



ライトサイクル/ページモードデータマスク

CAS レイテンシ = 1, バースト長 = 4

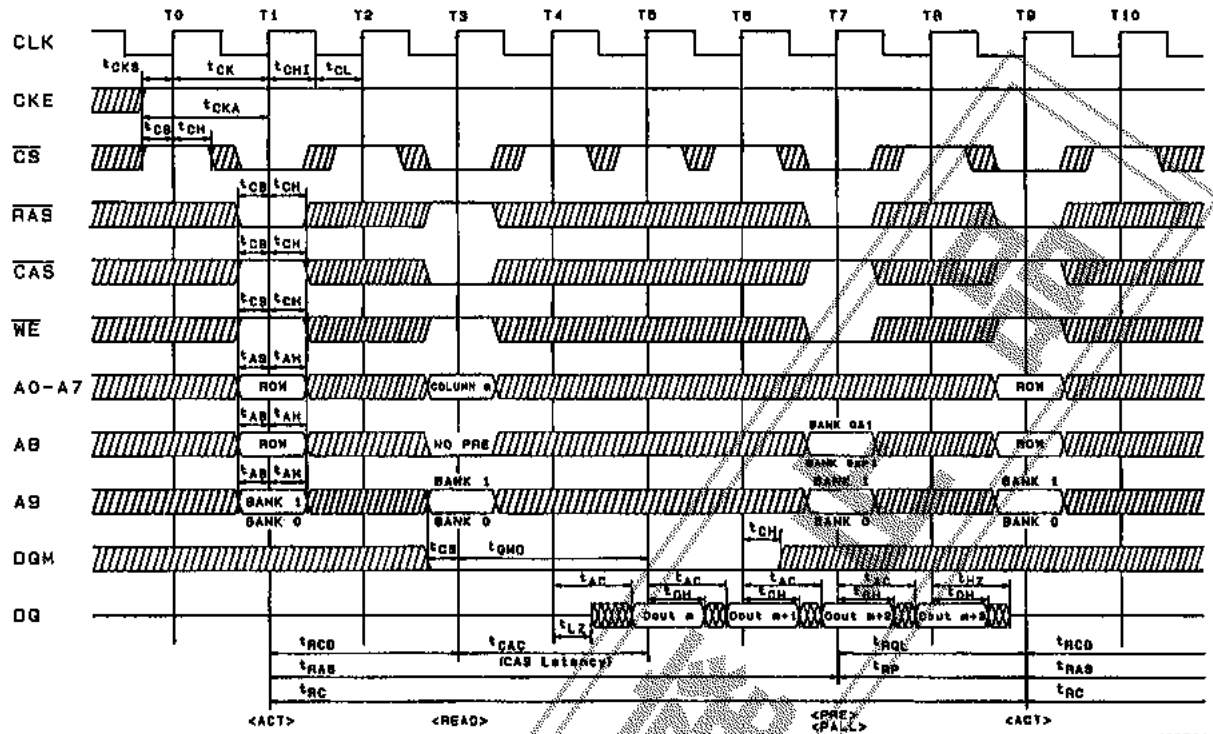


/// DON'T CARE XXX INVALID DATA

A08483

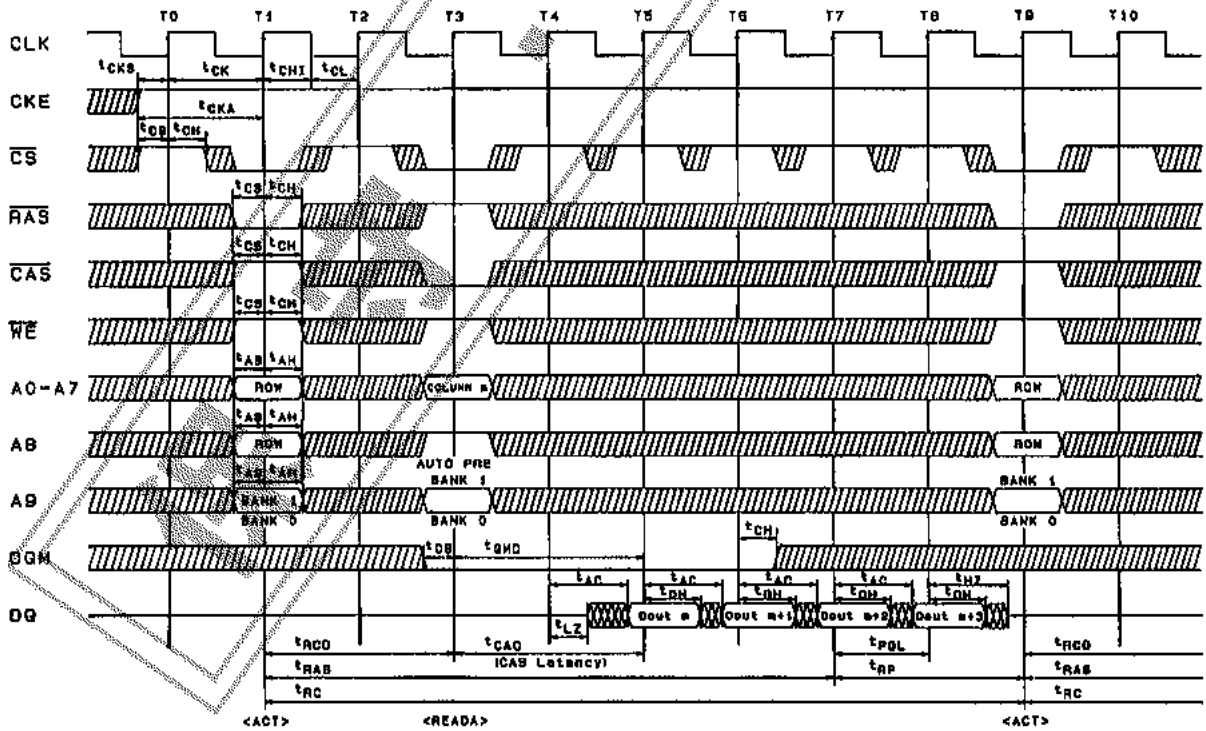
リードサイクル

CASレイテンシ=2, バースト長=4



リードサイクル/オートプリチャージ

CASレイテンシ=2, バースト長=4

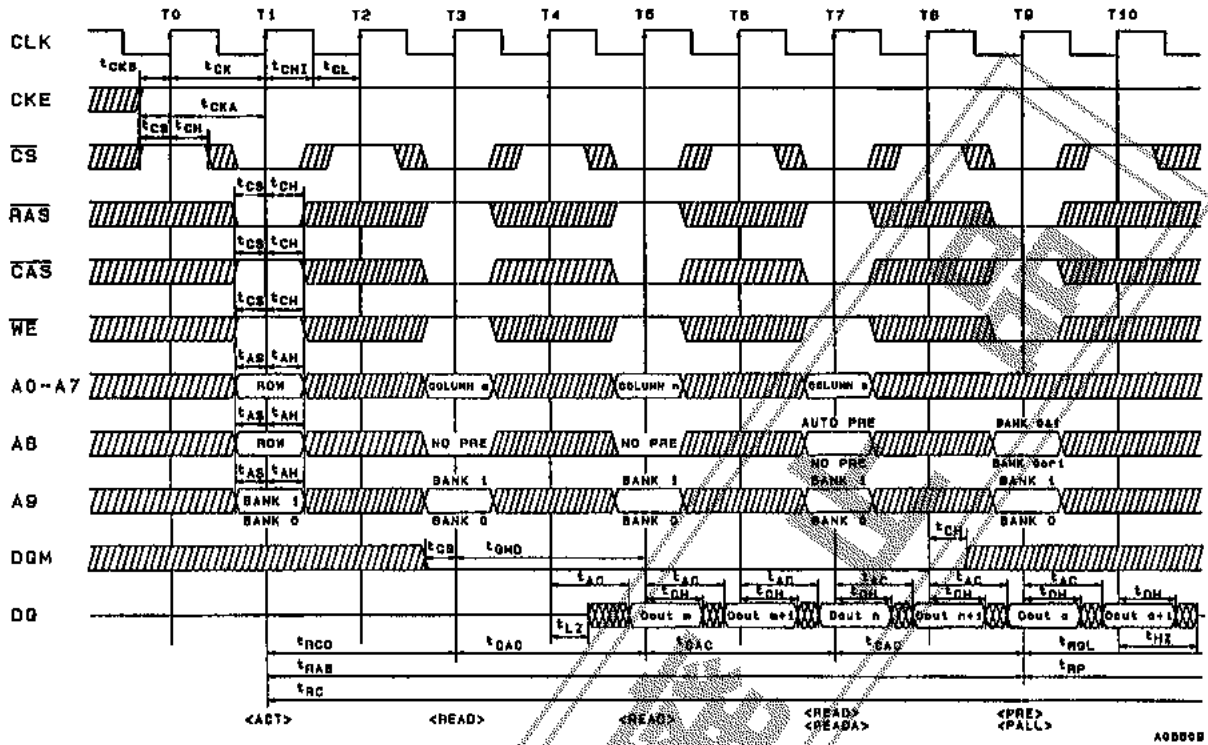


/// DON'T CARE XXXX INVALID DATA

A08802

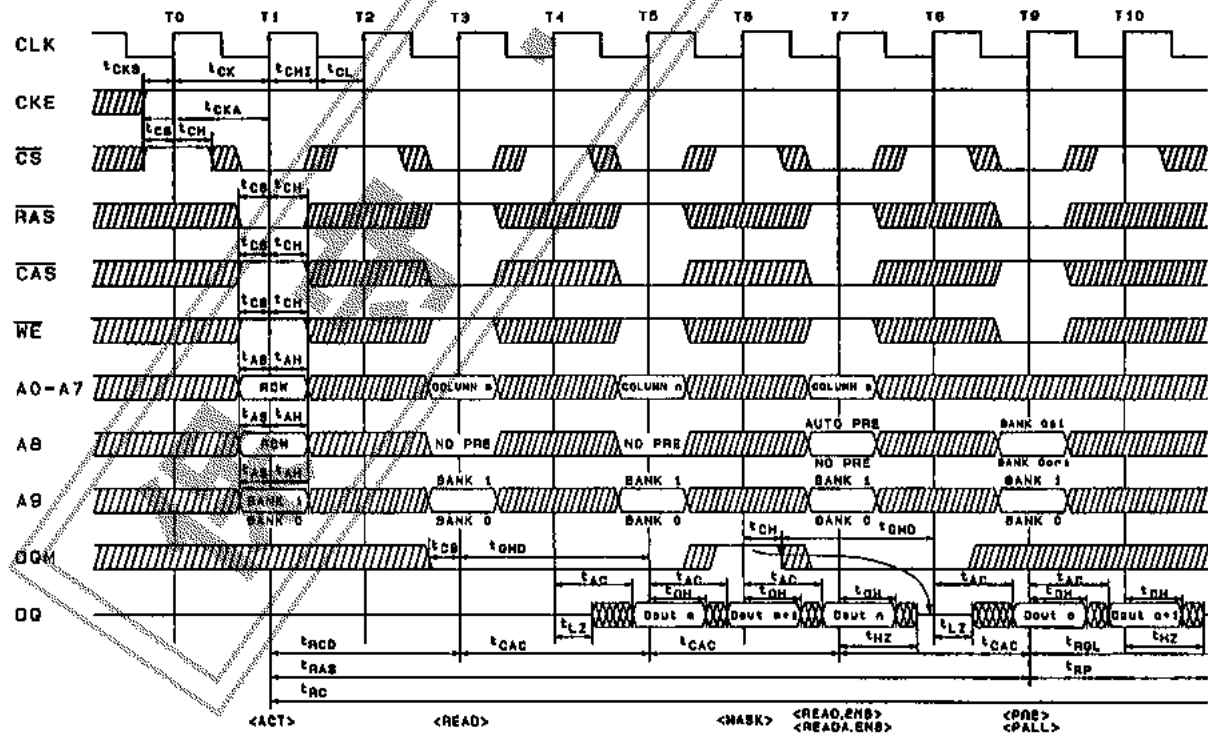
リードサイクル/ページモード

CASレイテンシ=2, パースト長=2



リードサイクル/ページモードデータマスク

CASレイテンシ=2, パースト長=2

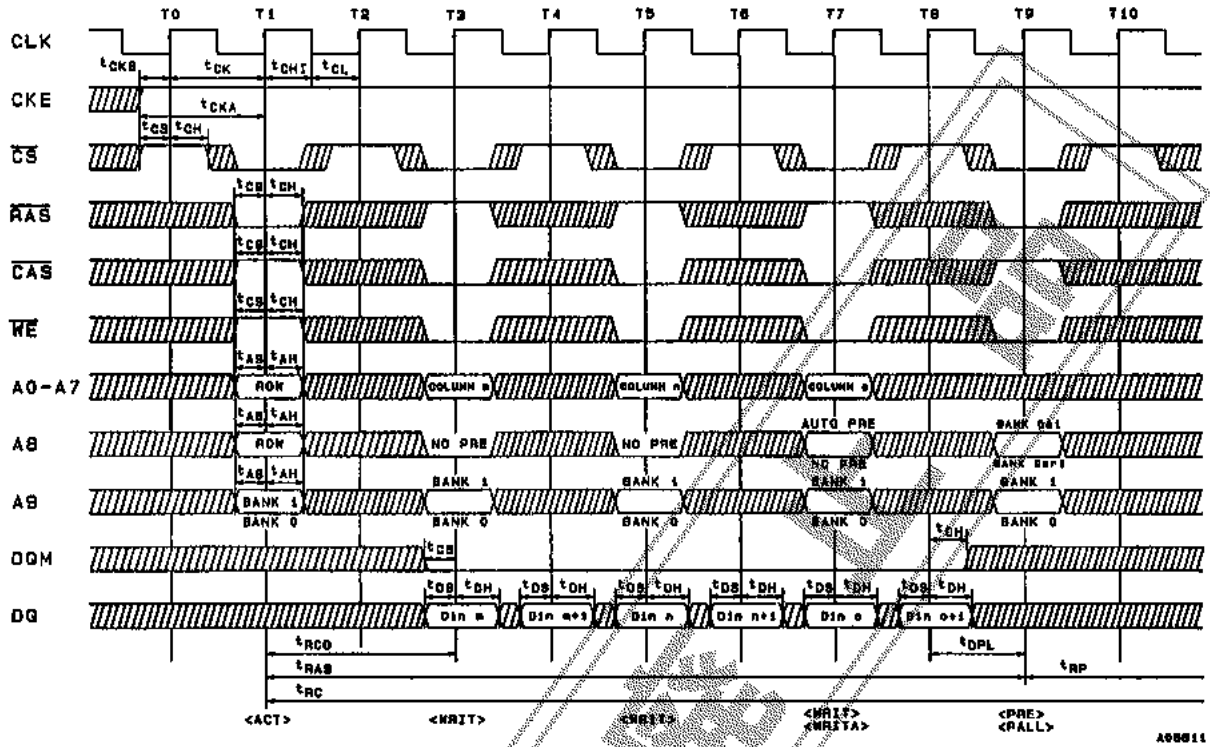


/// DON'T CARE ⊗ INVALID DATA

A0B010

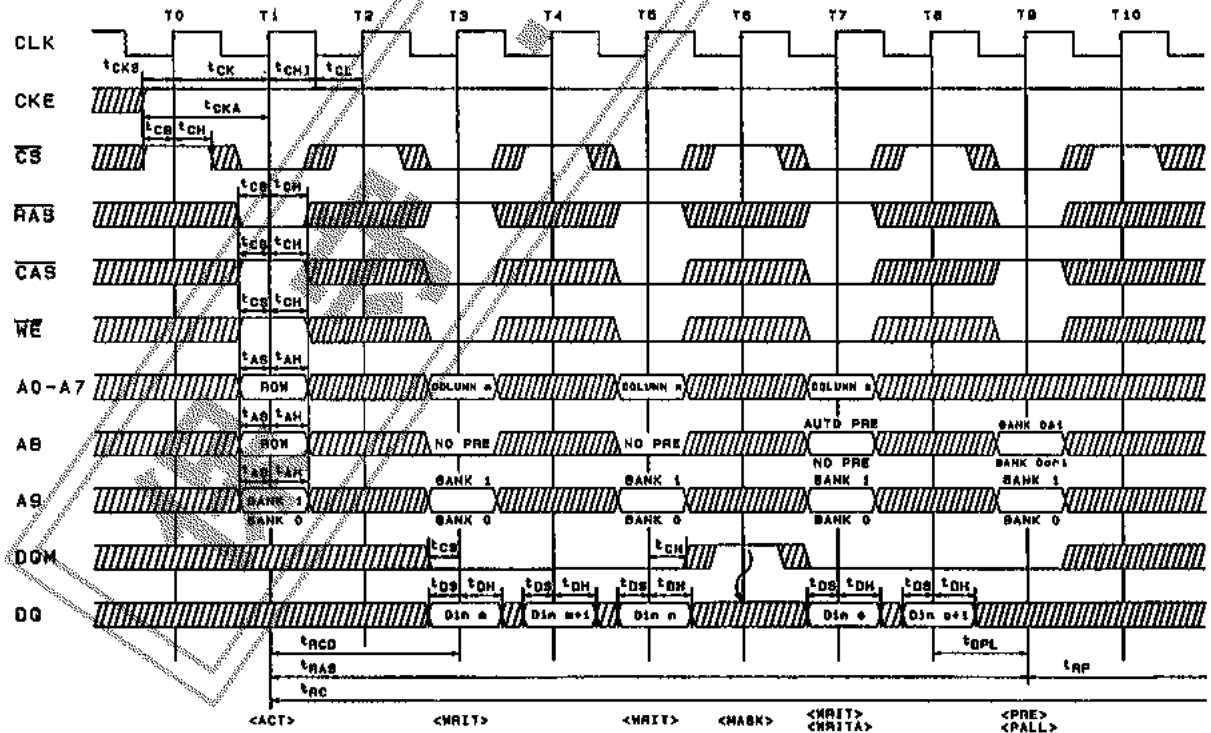
ライトサイクル/ページモード

CAS レイテンシ = 2, バースト長 = 2



ライトサイクル/ページモードデータマスク

CAS レイテンシ = 2, バースト長 = 2

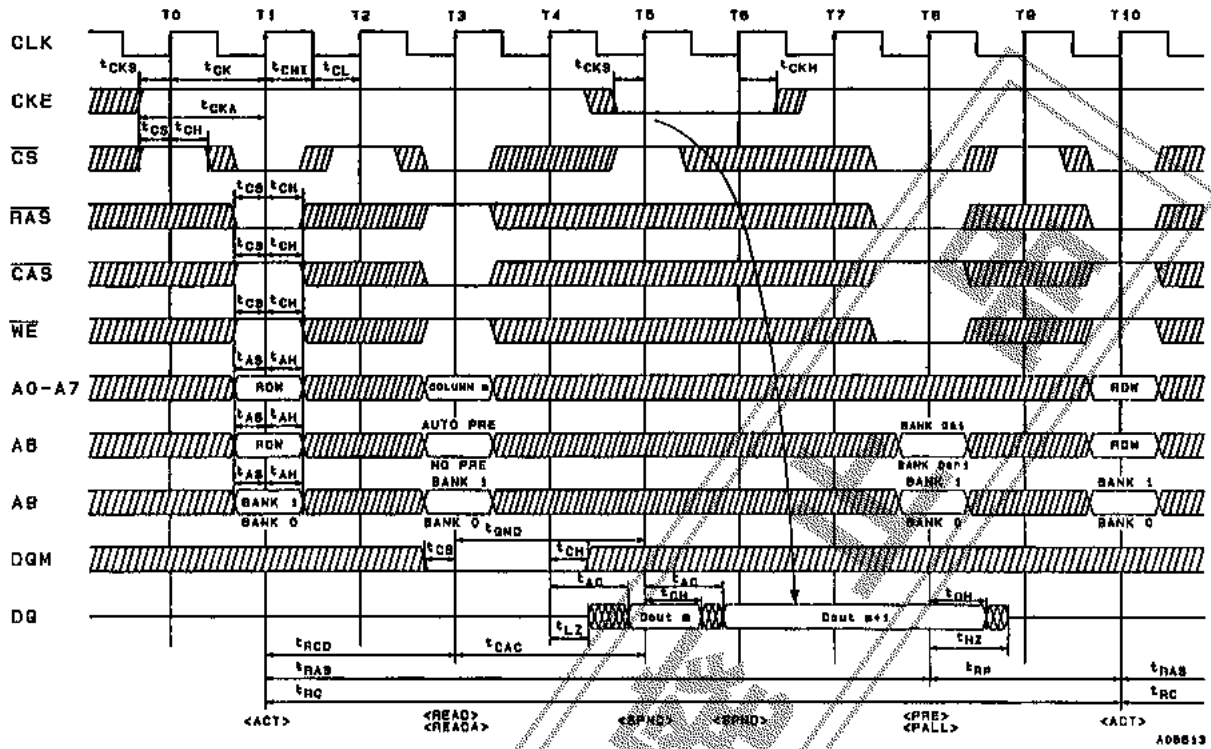


/// DON'T CARE XXX INVALID DATA

A00011

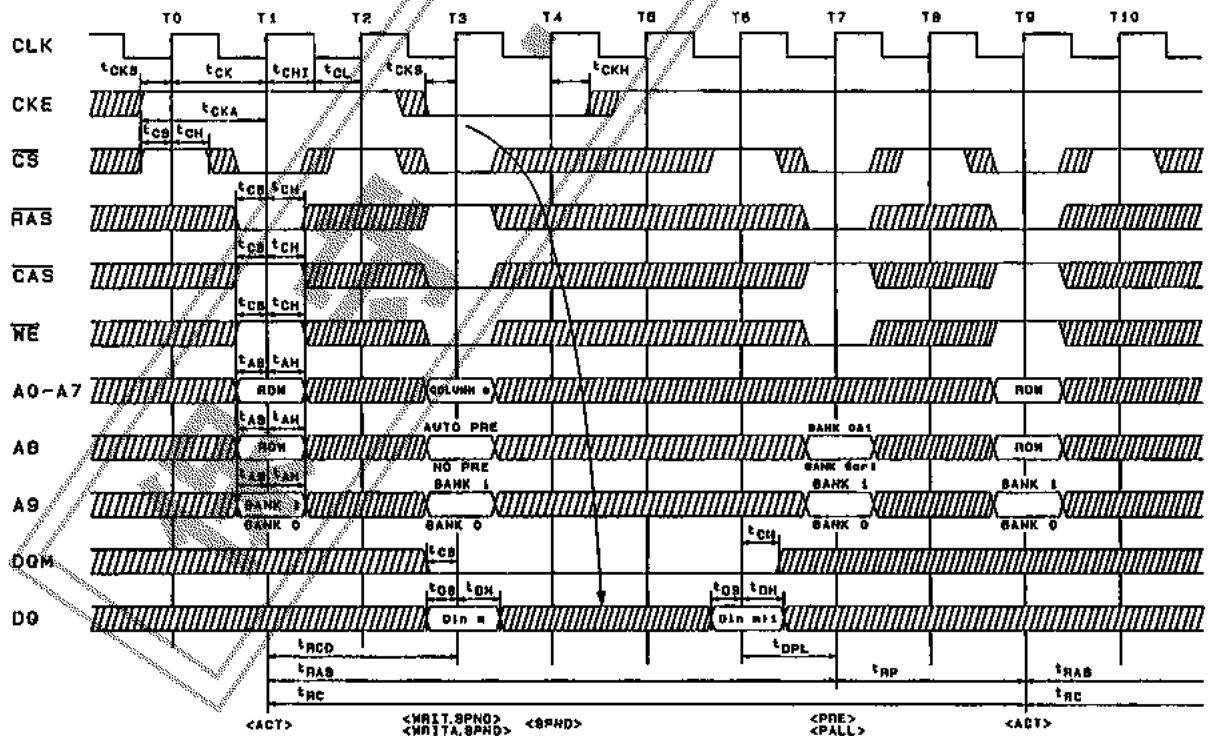
リードサイクル/クロックサスペンド

CAS レイテンシ=2, バースト長=2



ライトサイクル/クロックサスペンド

CAS レイテンシ=2, バースト長=2

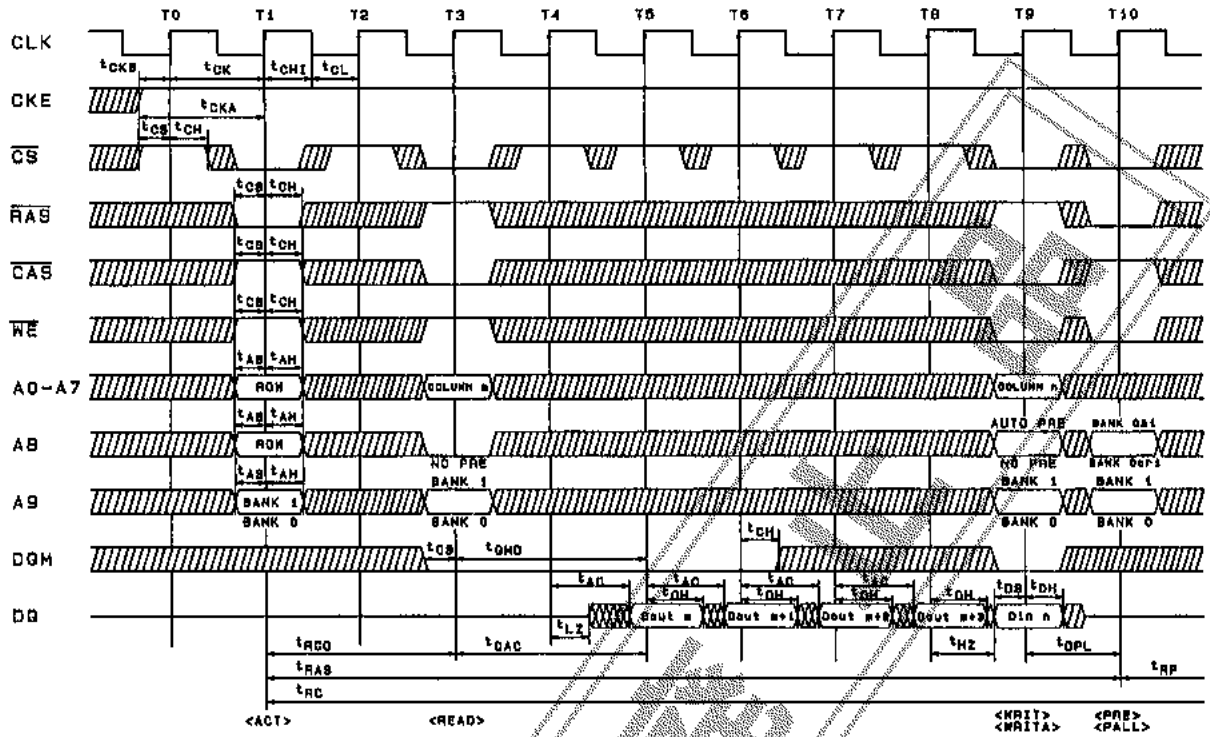


/// DON'T CARE XXX INVALID DATA

A08514

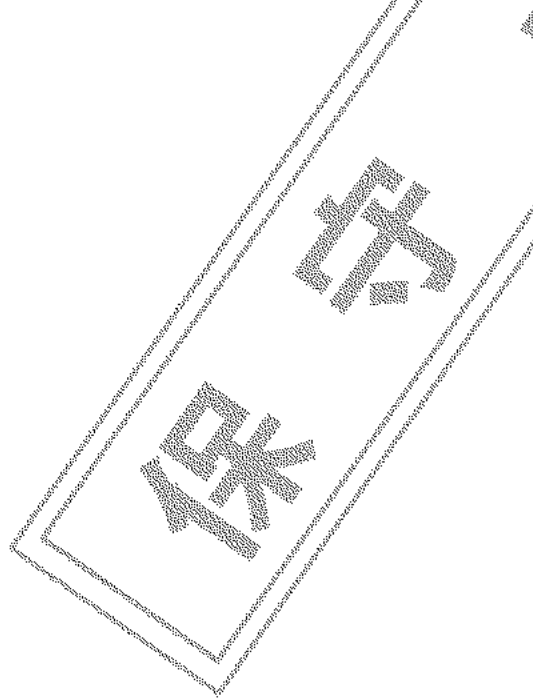
LC384161T-20

リードサイクル, ライトサイクル/バーストリード, シングルライト
 CAS レイテンシ=2, バースト長=4



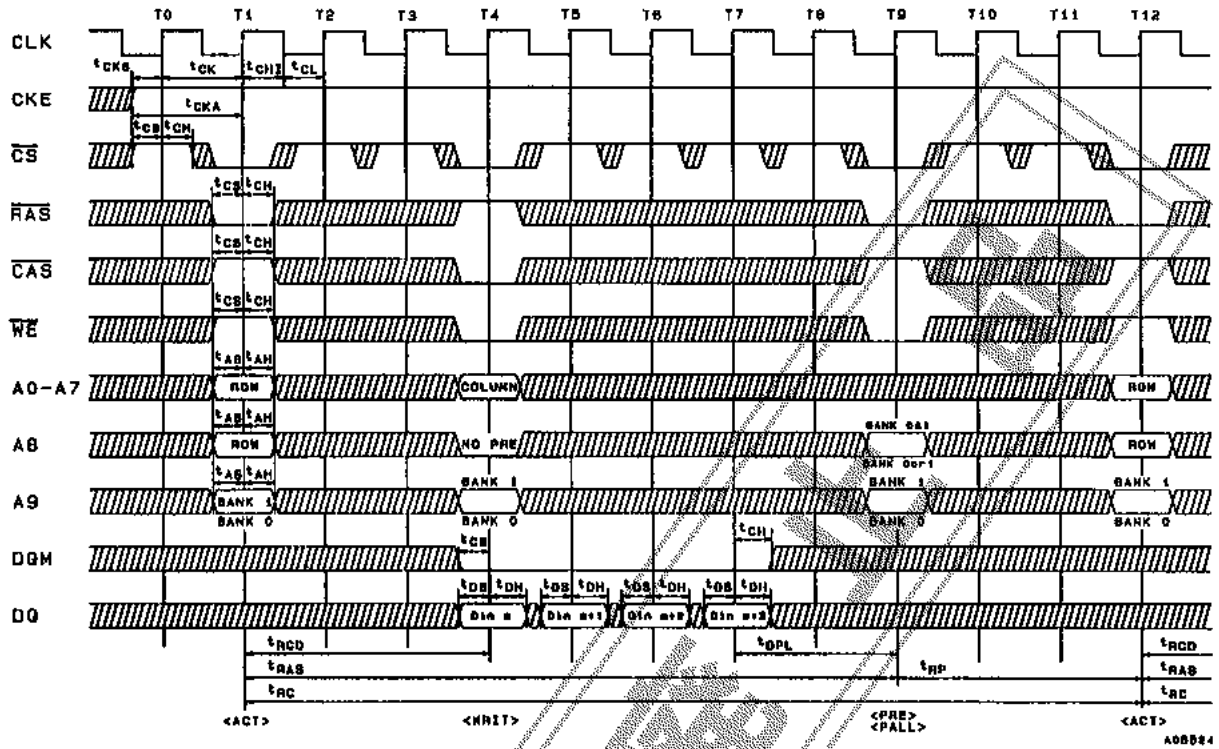
/// DON'T CARE XXXX INVALID DATA

ADB519



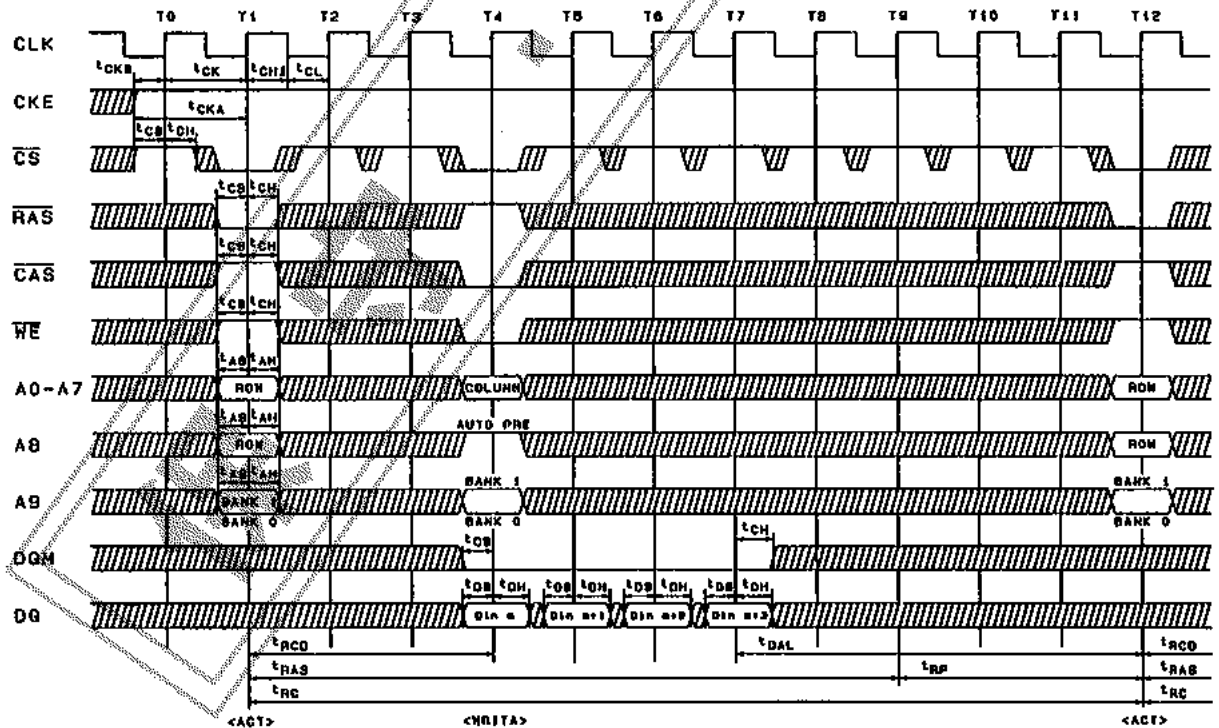
ライトサイクル

CASレイテンシ=3, バースト長=4



ライトサイクル/オートプリチャージ

CASレイテンシ=3, バースト長=4

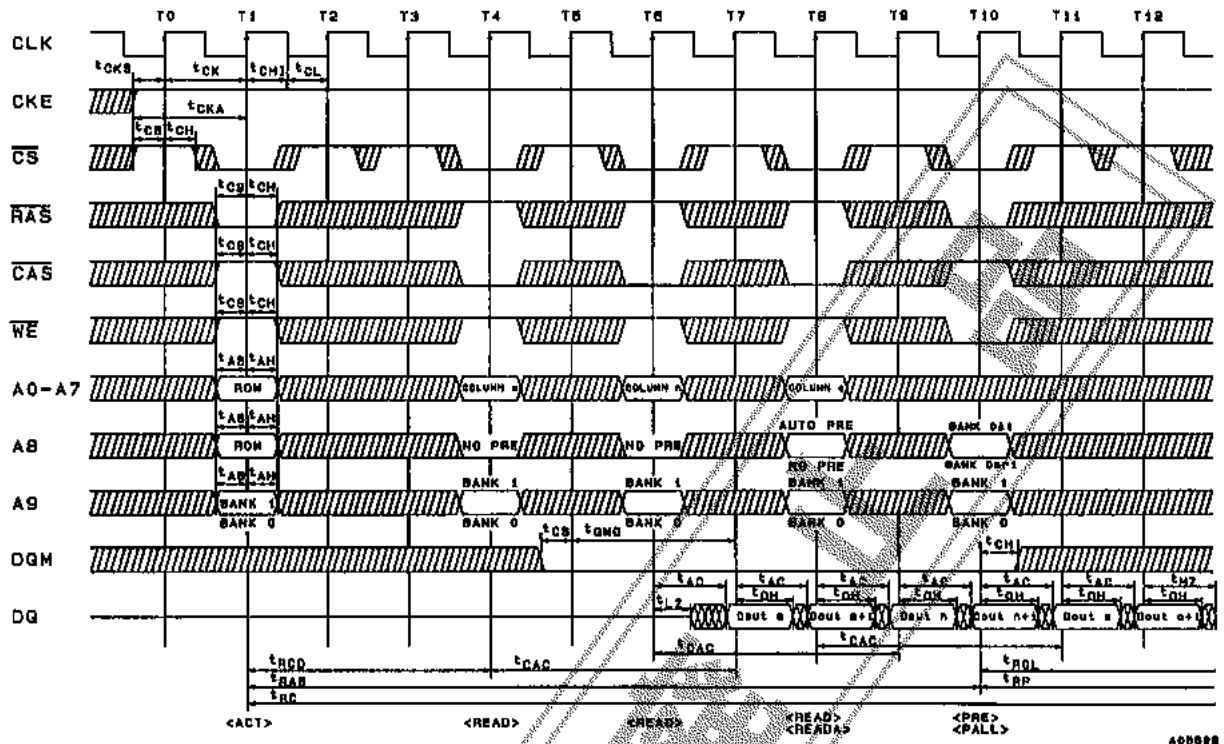


/// DON'T CARE XXX INVALID DATA

100028

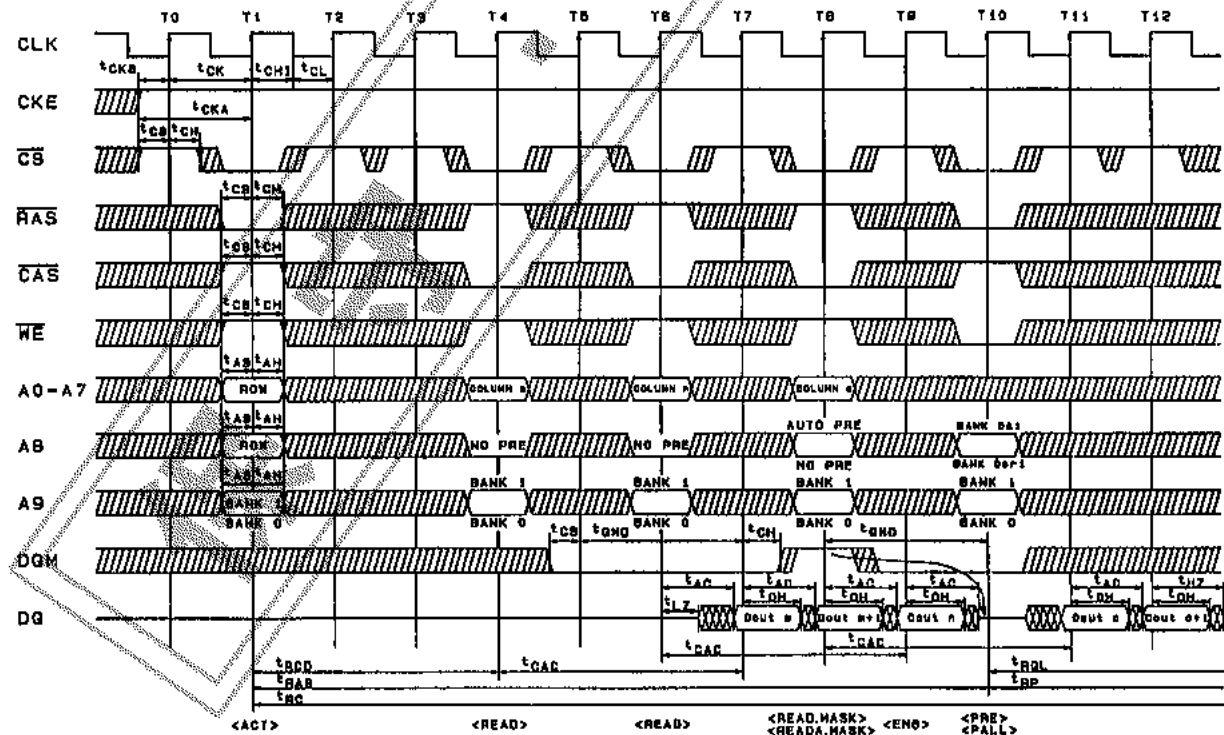
リードサイクル/ページモード

CAS レイテンシ = 3, バースト長 = 2



リードサイクル/ページモードデータマスク

CAS レイテンシ = 3, バースト長 = 2

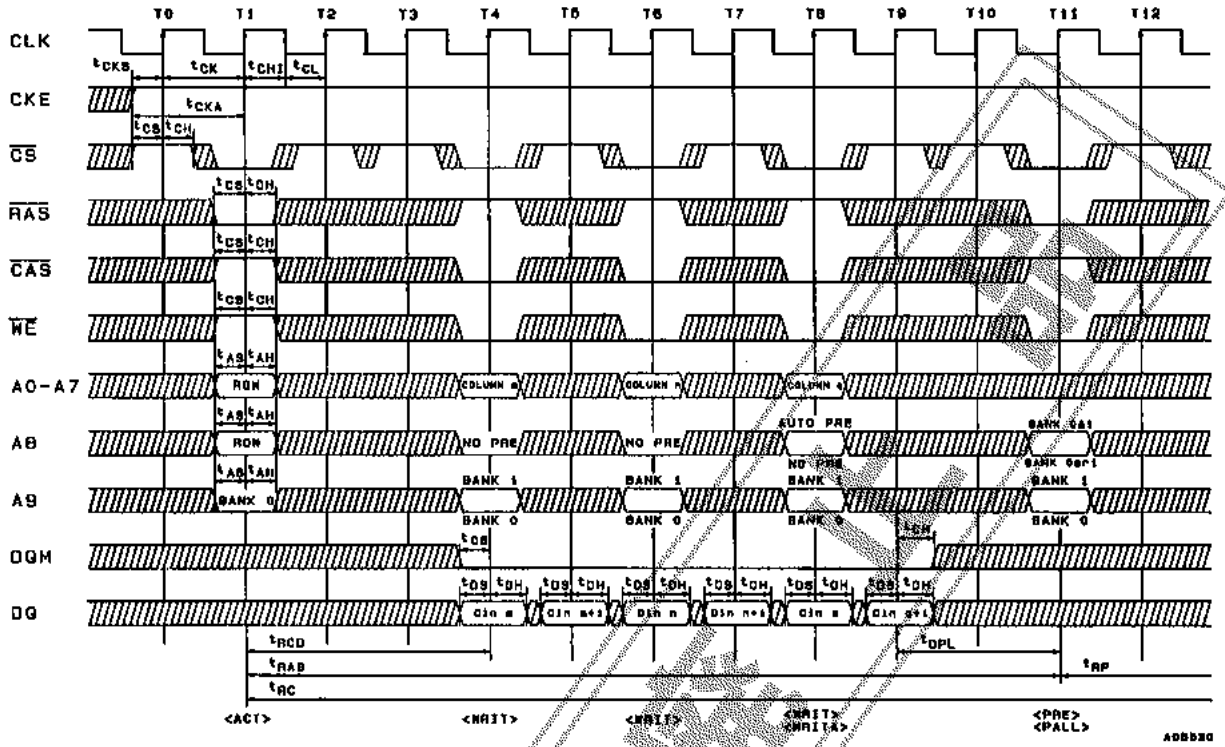


/// DON'T CARE XXX INVALID DATA

A06000

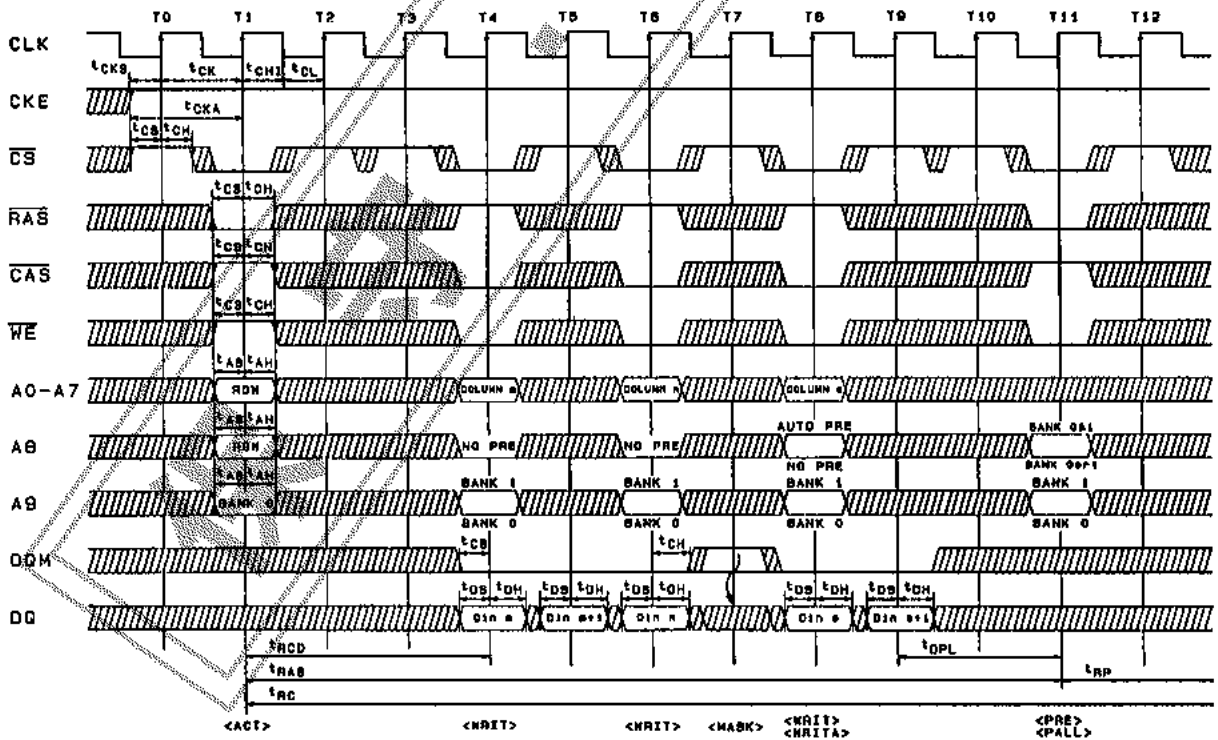
ライトサイクル/ページモード

CAS レイテンシ=3, バースト長=2



ライトサイクル/ページモードデータマスク

CAS レイテンシ=3, バースト長=2

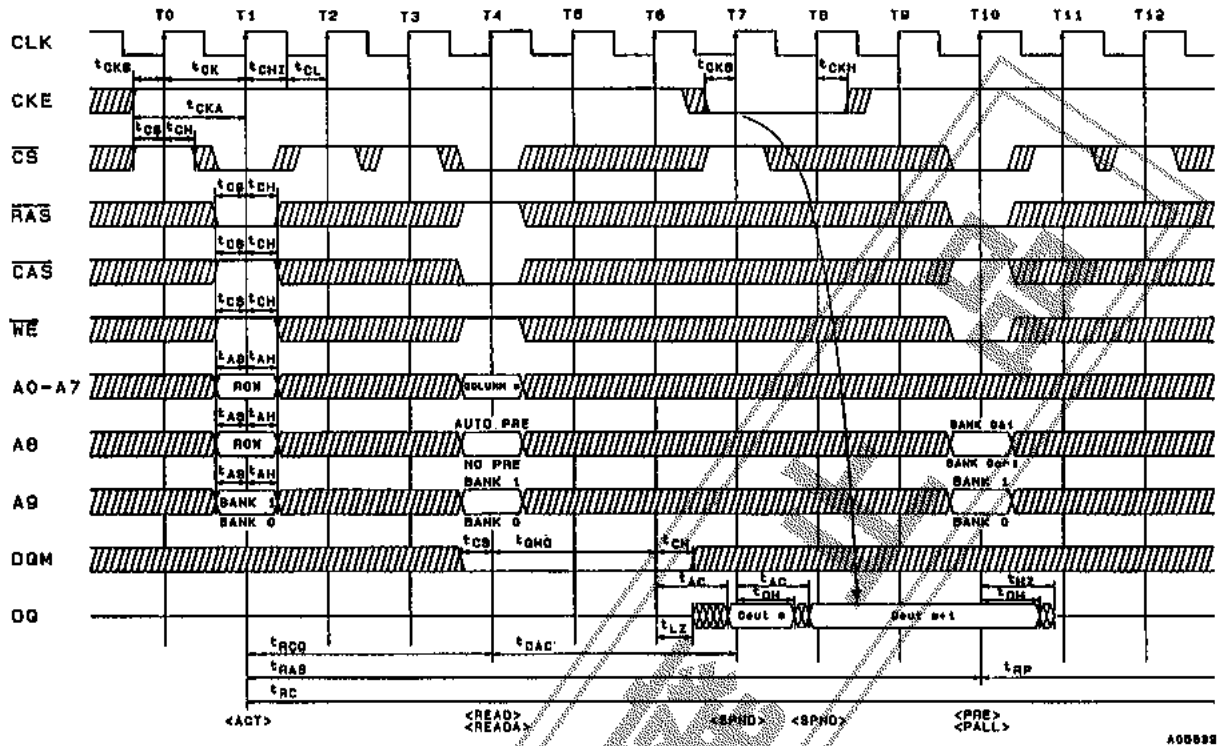


/// DON'T CARE XXX INVALID DATA

A05581

リードサイクル/クロックサスペンド

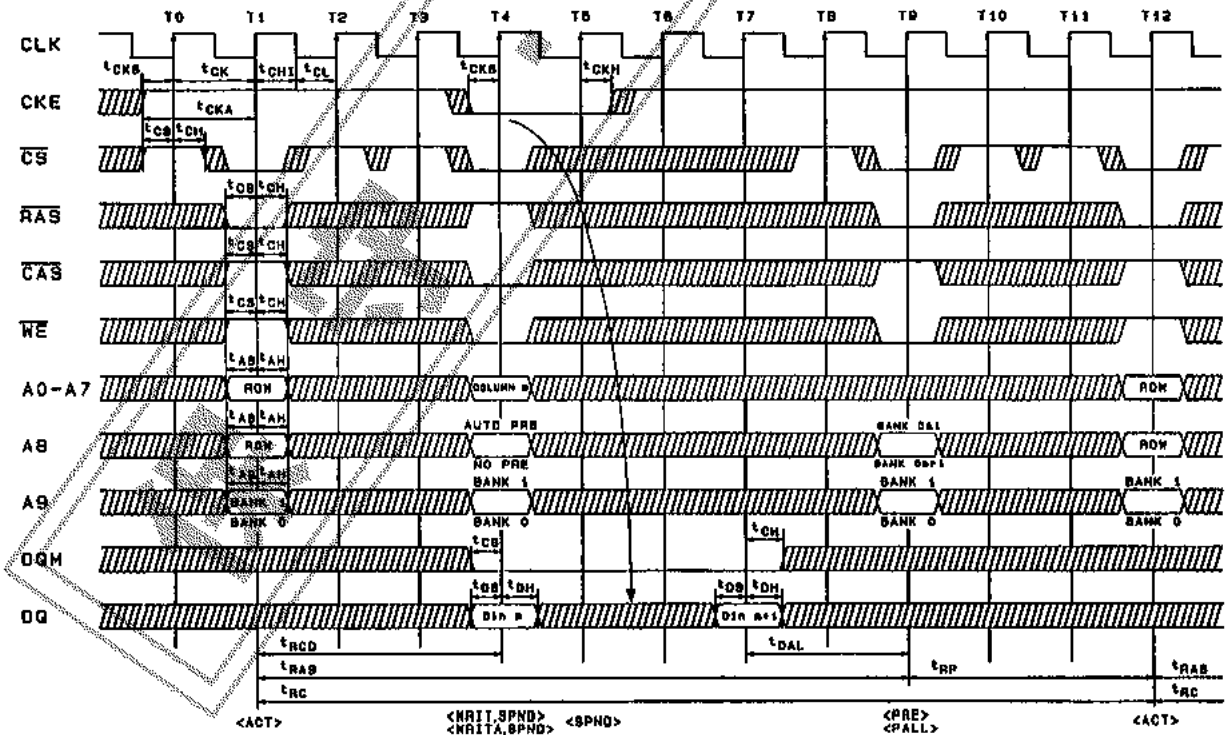
CASレイテンシ=3, バースト長=2



A00898

ライトサイクル/クロックサスペンド

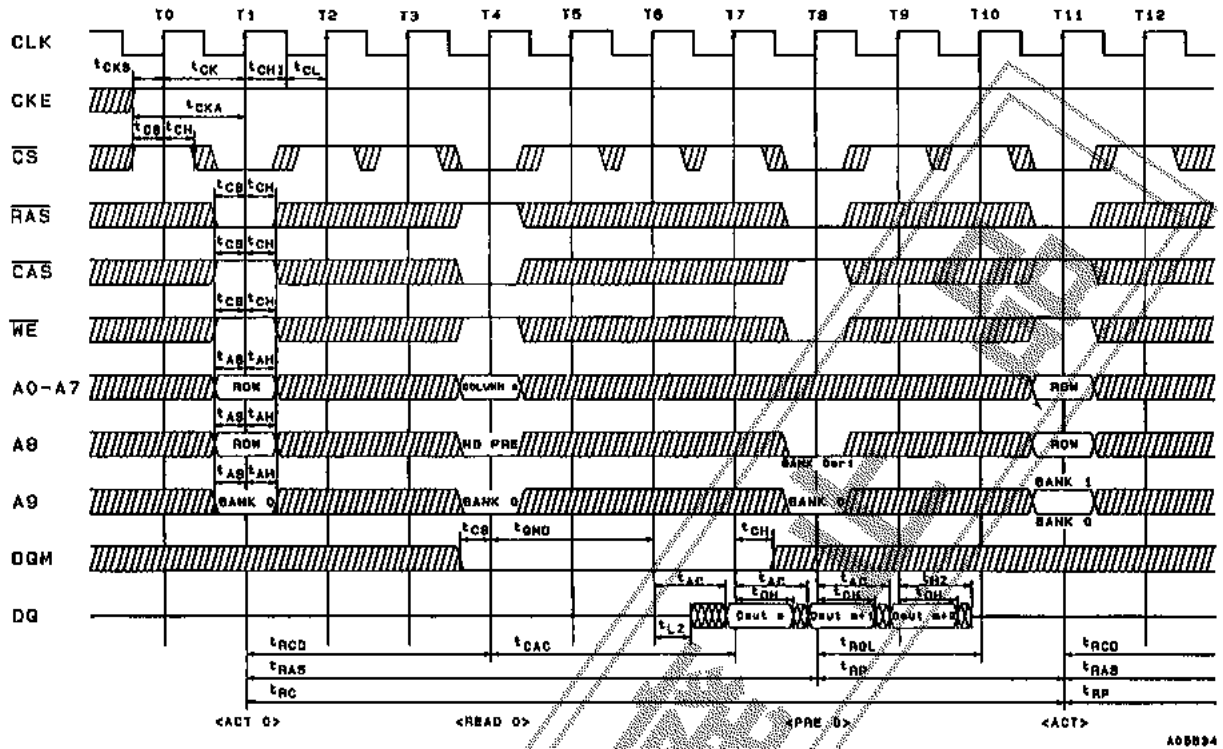
CASレイテンシ=3, バースト長=2



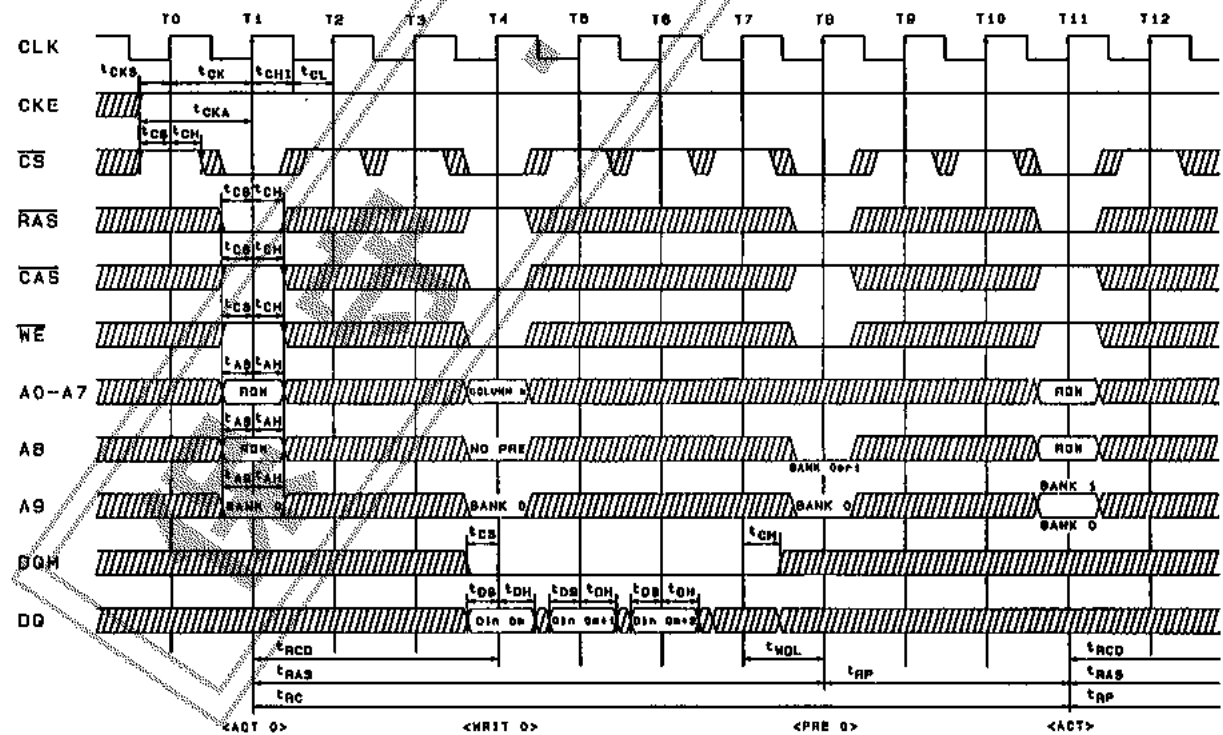
/// DON'T CARE XXX INVALID DATA

A00898

リードサイクル/プリチャージターミネーション
CASレイテンシ=3, バースト長=4



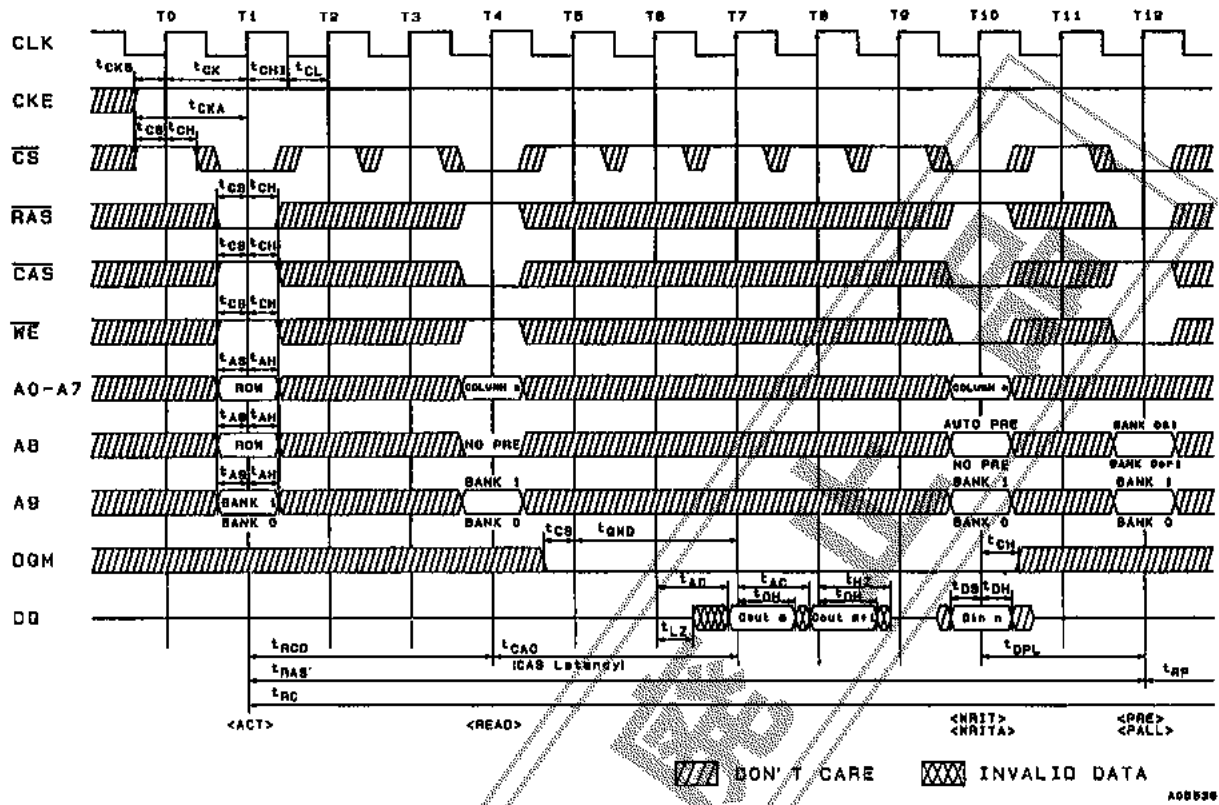
ライトサイクル/プリチャージターミネーション
CASレイテンシ=3, バースト長=4



/// DON'T CARE XXX INVALID DATA

A08894

リードサイクル, ライトサイクル/バーストリード, シングルライト
 CASレイテンシ=3, バースト長=2



■この資料の情報(掲載回路および回路定数を含む)は一例を示すもので、■産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると値信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。

■本書記載製品が、外国為替および外国貿易管理法に定める戦略物資(役務を含む)に該当する場合、輸出する際に同法に基づく輸出許可が必要です。

■本書記載の製品は、生命維持装置等、人命にかかわるような、極めて高度の信頼性を要する用途に対応する仕様にはなっていません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。

■本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。